



**Eeschema**

**22 grudnia 2020**

---

# Spis treści

<b>1</b>	<b>Wprowadzenie do Eeschema</b>	<b>1</b>
1.1	Opis	1
1.2	Opis techniczny	2
<b>2</b>	<b>Podstawowe polecenia</b>	<b>3</b>
2.1	Polecenia związane z myszą	4
2.1.1	Podstawowe polecenia	4
2.1.2	Operacje na blokach	4
2.2	Klawisze skrótów	5
2.3	Siatka	7
2.4	Wybór powiększenia - Zoom	7
2.5	Wyświetlanie pozycji kursora	8
2.6	Pasek menu	8
2.7	Górny pasek narzędzi	8
2.8	Prawy pasek narzędzi	10
2.9	Lewy pasek narzędzi	11
2.10	Menu kontekstowe i szybka edycja komponentów	11
<b>3</b>	<b>Menu główne</b>	<b>14</b>
3.1	Menu Plik	14
3.2	Menu Ustawienia	15
3.2.1	Zarządzaj bibliotekami symboli	15
3.2.1.1	Dodanie nowej biblioteki	16
3.2.1.2	Usunięcie biblioteki	16
3.2.1.3	Właściwości biblioteki	16

---

3.2.2	Opcje podstawowe . . . . .	17
3.2.2.1	Wyświetlanie . . . . .	17
3.2.2.2	Edycja . . . . .	18
3.2.2.3	Zachowanie . . . . .	18
3.2.2.4	Kolory . . . . .	19
3.2.2.5	Pola domyślne . . . . .	20
3.3	Menu Pomoc . . . . .	20
<b>4</b>	<b>Główny pasek narzędziowy</b>	<b>21</b>
4.1	Zarządzanie ustawieniami arkuszy/stron . . . . .	21
4.2	Znajdź oraz Znajdź i zamień . . . . .	21
4.3	Narzędzie Lista sieci . . . . .	22
4.4	Numeracja komponentów . . . . .	23
4.5	Kontrola reguł projektowych - ERC . . . . .	24
4.5.1	Główne okno narzędzia ERC . . . . .	25
4.5.2	Opcje sprawdzania ERC . . . . .	26
4.6	Narzędzia list materiałowych - BOM . . . . .	27
4.7	Narzędzie do edycji pól . . . . .	29
4.7.1	Sposoby uproszczenia edycji pól . . . . .	30
4.8	Narzędzie importu dla numeracji wstecznej . . . . .	31
4.8.1	Dostęp: . . . . .	31
<b>5</b>	<b>Zarządzanie bibliotekami symboli</b>	<b>32</b>
5.1	Tabele Bibliotek Symboli . . . . .	32
5.1.1	Globalna tabela bibliotek symboli . . . . .	33
5.1.2	Tabela bibliotek zależnych od projektu . . . . .	33
5.1.3	Konfiguracja początkowa . . . . .	33
5.1.4	Dodawanie wpisów w tabeli . . . . .	34
5.1.5	Substytucja zmiennych środowiskowych . . . . .	34
5.1.6	Zakres stosowania . . . . .	35
5.1.7	Remapowanie projektów z poprzednich wersji . . . . .	35

---

<b>6 Tworzenie i edycja schematu</b>	<b>37</b>
6.1 Wprowadzenie	37
6.2 Uwagi ogólne	37
6.3 Proces tworzenia	38
6.4 Wstawianie i edycja komponentów	38
6.4.1 Wyszukiwanie i wstawianie komponentów	38
6.4.2 Porty zasilania	40
6.4.3 Edycja / modyfikacja elementów (umieszczonych na schemacie)	40
6.4.3.1 Modyfikacja symboli	40
6.4.3.2 Modyfikacja pól tekstowych elementów	40
6.5 Połączenia, Magistrale, Etykiety i Symbole zasilania	41
6.5.1 Wprowadzenie	41
6.5.2 Połączenia (Łączy i etykiety)	42
6.5.3 Połączenia - Magistrale	43
6.5.3.1 Składniki magistral	43
6.5.3.2 Połączenia pomiędzy składnikami magistral	43
6.5.3.3 Globalne połączenia pomiędzy magistralami	44
6.5.4 Połączenia z symbolami zasilania	45
6.5.5 Flaga "Nie połączone"	46
6.6 Elementy uzupełniające	46
6.6.1 Komentarze	46
6.6.2 Tabelka	46
6.7 Odzyskiwanie symboli z pamięci cache	47
<b>7 Schematy o strukturze hierarchicznej</b>	<b>49</b>
7.1 Wprowadzenie	49
7.2 Nawigacja wewnątrz hierarchii	50
7.3 Etykiety lokalne, hierarchiczne i globalne	50
7.3.1 Właściwości	50
7.4 Podsumowanie	51
7.5 Symbole arkuszy podrzędnych	51
7.6 Połączenia - Piny hierarchiczne	52
7.7 Etykiety hierarchiczne	53

---

7.7.1	Etykiety, etykiety hierarchiczne, etykiety globalne oraz piny ukryte . . . . .	54
7.7.1.1	Zwykłe etykiety . . . . .	54
7.7.1.2	Etykiety hierarchiczne . . . . .	54
7.7.1.3	Ukryte piny zasilania . . . . .	55
7.7.2	Etykiety globalne . . . . .	55
7.8	Hierarchia złożona . . . . .	55
7.9	Hierarchia płaska . . . . .	56
<b>8</b>	<b>Narzędzie do numeracja komponentów</b>	<b>59</b>
8.1	Wprowadzenie . . . . .	59
8.2	Przykłady . . . . .	60
8.2.1	Zmiany porządku numeracji . . . . .	60
8.2.2	Wybór numeracji . . . . .	61
<b>9</b>	<b>Kontrola reguł projektowych - Electrical Rules Check</b>	<b>64</b>
9.1	Wprowadzenie . . . . .	64
9.2	Używanie narzędzia testu ERC . . . . .	65
9.3	Przykład testu ERC . . . . .	66
9.4	Wyświetlanie informacji o znaczniku błędu . . . . .	66
9.5	Piny zasilania i flagi zasilania . . . . .	67
9.6	Konfiguracja . . . . .	68
9.7	Plik raportu ERC . . . . .	69
<b>10</b>	<b>Generowanie list sieci</b>	<b>70</b>
10.1	Przegląd zagadnień . . . . .	70
10.2	Format listy sieci . . . . .	71
10.3	Przykłady list sieci . . . . .	71
10.4	Uwagi odnośnie list sieci . . . . .	74
10.4.1	Zalecane środki ostrożności . . . . .	74
10.4.2	Listy sieci PSPICE . . . . .	74
10.5	Inne formaty . . . . .	76
10.5.1	Inicjowanie okna dialogowego . . . . .	76
10.5.2	Format linii poleceń . . . . .	77
10.5.3	Konwerter i arkusz stylów (wtyczka) . . . . .	77
10.5.4	Format pośredniej listy sieci . . . . .	77

---

<b>11 Drukowanie i rysowanie schematów na drukarkach lub ploterach</b>	<b>78</b>
11.1 Wprowadzenie	78
11.2 Polecenia wspólne	78
11.3 Rysuj w formacie PostScript	78
11.4 Rysuj w formacie PDF	79
11.5 Rysuj w formacie SVG	80
11.6 Rysuj w formacie DXF	80
11.7 Rysowanie w formacie HPGL	80
11.7.1 Wybór rozmiaru arkusza	81
11.7.2 Ustawienie przesunięcia strony	81
11.8 Drukowanie	82
<b>12 Edycja bibliotek symboli</b>	<b>83</b>
12.1 Podstawowe informacje na temat bibliotek	83
12.2 Biblioteki symboli - Przegląd	83
12.3 Edytor bibliotek symboli - Przegląd	84
12.3.1 Główny pasek menu	84
12.3.2 Pasek narzędzi edycji symbolu	86
12.3.3 Pasek opcji	87
12.4 Wybór bibliotek i zarządzanie nimi	87
12.4.1 Wybór i zapis symbolu	87
12.4.1.1 Wybór symbolu	87
12.4.1.2 Zapisywanie symbolu	88
12.4.1.3 Przenoszenie symbolu do innej biblioteki	88
12.4.1.4 Porzucanie zmian w symbolu	89
12.5 Tworzenie symboli bibliotecznych	89
12.5.1 Tworzenie nowego symbolu	89
12.5.2 Tworzenie nowego symbolu na podstawie innego	90
12.5.3 Właściwości symbolu	91
12.5.4 Symbole wieloczęściowe i podwójna reprezentacja	92
12.6 Elementy graficzne symbolu	93
12.6.1 Przynależność elementów graficznych	93
12.6.2 Tekst jako grafika w symbolu	95

---

12.7 Symbole wieloczęściowe, podwójna reprezentacja symboli . . . . .	95
12.7.1 Przykład elementu posiadającego kilka części z różną reprezentacją graficzną: . . . . .	96
12.7.1.1 Elementy geometryczne w symbolach . . . . .	97
12.8 Tworzenie i edycja wyprowadzeń (pinów) . . . . .	98
12.8.1 Wyprowadzenia - Informacje podstawowe . . . . .	98
12.8.2 Właściwości wyprowadzeń . . . . .	99
12.8.3 Style graficzne pinów . . . . .	99
12.8.4 Typy elektryczne . . . . .	100
12.8.5 Masowa zmiana wyprowadzeń . . . . .	101
12.8.6 Określanie pinów w symbolach wieloczęściowych i podwójna reprezentacja . . . . .	101
12.9 Pola symboli . . . . .	102
12.9.1 Edycja pól symboli . . . . .	102
12.10 Tworzenie symboli zasilania . . . . .	103
<b>13 Edytor bibliotek LibEdit - Symbole</b>	<b>105</b>
13.1 Przegląd zagadnień . . . . .	105
13.2 Pozycja punktu zaczepienia . . . . .	106
13.3 Aliasy . . . . .	106
13.4 Pola specjalne . . . . .	107
13.5 Dokumentowanie symboli . . . . .	108
13.5.1 Słowa kluczowe symbolu . . . . .	109
13.5.2 Dokumentacja symbolu . . . . .	109
13.5.3 Dołączony plik dokumentacji (Nazwa pliku z dokumentacją) . . . . .	110
13.5.4 Filtrowanie footprintów dla CvPcb . . . . .	110
13.6 Biblioteka wzorców . . . . .	111
13.6.1 Eksport/Tworzenie wzorca . . . . .	112
13.6.2 Importowanie wzorca . . . . .	112
<b>14 Przeglądanie bibliotek symboli</b>	<b>113</b>
14.1 Wprowadzenie . . . . .	113
14.2 Ekran główny . . . . .	114
14.3 Pasek narzędzi Przeglądarki Bibliotek Symboli . . . . .	115

---



<b>15 Tworzenie własnych list sieci i plików BOM</b>	<b>117</b>
15.1 Plik pośredniej listy sieci . . . . .	117
15.1.1 Przykładowy schemat . . . . .	117
15.1.2 Przykład pośredniej listy sieci . . . . .	118
15.2 Konwersja na nowy format listy sieci . . . . .	121
15.3 Konwerter XSLT . . . . .	122
15.3.1 Przykład tworzenia pliku z listą sieci PADS-PCB . . . . .	122
15.3.2 Przykład tworzenia listy sieci programu Cadstar . . . . .	124
15.3.3 Tworzenie listy sieci programu OrcadPCB2 . . . . .	128
15.3.4 Używanie systemu wtyczek Eeschema . . . . .	133
15.3.4.1 Inicjowanie okna dialogowego . . . . .	133
15.3.4.2 Ustawienia nowych wtyczek . . . . .	134
15.3.4.3 Generowanie list sieci za pomocą linii poleceń . . . . .	134
15.3.4.4 Format linii poleceń: przykład z xsltproc . . . . .	135
15.3.5 Generowanie list materiałowych (BOM) . . . . .	135
15.4 Format polecenia: Przykład skryptu Python . . . . .	136
15.5 Plik pośredni listy sieci . . . . .	136
15.5.1 Struktura ogólna . . . . .	138
15.5.2 Sekcja nagłówka . . . . .	138
15.5.3 Sekcja komponentów . . . . .	138
15.5.3.1 Uwagi na temat odcisków czasowych dla komponentów . . . . .	139
15.5.4 Sekcja elementów bibliotecznych . . . . .	139
15.5.5 Sekcja bibliotek . . . . .	140
15.5.6 Sekcja sieci . . . . .	140
15.6 Więcej informacji na temat xsltproc . . . . .	141
15.6.1 Wprowadzenie . . . . .	141
15.6.2 Synopsis . . . . .	142
15.6.3 Opcje linii poleceń . . . . .	142
15.6.4 Zwracane wartości . . . . .	144
15.6.5 Więcej informacji na temat xsltproc . . . . .	144

---

<b>16 Symulator</b>	<b>145</b>
16.1 Przypisywanie modeli . . . . .	145
16.1.1 Pasywne . . . . .	146
16.1.2 Model . . . . .	148
16.1.3 Źródła . . . . .	149
16.2 Dyrektywy Spice . . . . .	149
16.3 Symulacja . . . . .	149
16.3.1 Menu . . . . .	150
16.3.1.1 Menu Plik . . . . .	150
16.3.1.2 Symulacja . . . . .	150
16.3.1.3 Menu Widok . . . . .	150
16.3.2 Pasek narzędziowy . . . . .	151
16.3.3 Panel wykresu . . . . .	151
16.3.4 Konsola wyjściowa . . . . .	151
16.3.5 Lista sygnałów . . . . .	151
16.3.6 Lista kursorów . . . . .	152
16.3.7 Panel dostrajania . . . . .	152
16.3.8 Narzędzie Dostrajanie . . . . .	152
16.3.9 Narzędzie Sonda . . . . .	152
16.3.10 Ustawienia symulacji . . . . .	153

*Podręcznik użytkownika*

## **Prawa autorskie**

Copyright © 2010-2018. Ten dokument jest chroniony prawem autorskim. Lista autorów znajduje się poniżej. Możesz go rozpowszechniać oraz modyfikować na zasadach określonych w GNU General Public License (<http://www.gnu.org/licenses/gpl.html>), wersja 3 lub późniejsza, albo określonych w Creative Commons Attribution License (<http://creativecommons.org/licenses/by/3.0/>), wersja 3.0 lub późniejsza.

Wszystkie znaki towarowe użyte w tym dokumencie należą do ich właścicieli.

## **Współtwórcy**

Jean-Pierre Charras, Fabrizio Tappero.

## **Tłumaczenie**

Kerusey Karyu <[keruseykaryu@o2.pl](mailto:keruseykaryu@o2.pl)>, 2014-2015.

## **Kontakt**

Wszelkie zauważone błędy, sugestie lub nowe wersje dotyczące tego dokumentu prosimy kierować do:

- W sprawie dokumentacji: <https://gitlab.com/kicad/services/kicad-doc/issues>
- W sprawie oprogramowania: <https://gitlab.com/kicad/code/kicad/issues>
- W sprawie tłumaczeń interfejsu użytkownika: <https://gitlab.com/kicad/code/kicad-i18n/issues>

## **Data publikacji i wersja oprogramowania**

Opublikowano 30 Maj 2015.

---

# Rozdział 1

## Wprowadzenie do Eeschema

### 1.1 Opis

Eeschema to oprogramowanie przeznaczone do rysowania schematów elektronicznych będące częścią pakietu KiCad EDA i jest dostępne dla następujących systemów operacyjnych:

- Linux
- Apple macOS
- Windows

Niezależnie jaki system został użyty, generowane przez program pliki są w pełni kompatybilne pomiędzy systemami.

Eeschema to zintegrowane oprogramowanie gdzie wszystkie funkcje jakie oferuje: rysowanie, kontrola poprawności, zarządzanie bibliotekami i dostęp do oprogramowania do tworzenia PCB są dostępne z poziomu Eeschema.

Program przeznaczony jest do współpracy z Pcbnew, które jest oprogramowaniem do projektowania obwodów drukowanych. Potrafi eksportować pliki z listą sieci (Netlist), które opisują elektryczne połączenia dla pozostałych elementów pakietu.

Eeschema zawiera Edytor Bibliotek Symboli, za pomocą którego można tworzyć nowe symbole oraz zarządzać bibliotekami. Zawiera również następujące narzędzia dodatkowe, stanowiące jednak niezbędny element nowoczesnego oprogramowania do tworzenia schematów:

- Sprawdzanie poprawności projektu (DRC) dla zautomatyzowanego procesu kontroli poprawności połączeń, czy testowania niepołączonych wejść elementów.
  - Generowanie wydruków w różnych formatach (Postscript, PDF, HPGL oraz SVG).
  - Tworzenie list materiałowych (za pomocą skryptów Python lub XSLT, które pozwalają na różnorodną jej konfigurację).
-

## 1.2 Opis techniczny

Złożoność schematu w Eeschema jest ograniczona tylko przez ilość dostępnej pamięci w systemie. Nie posiada realnych ograniczeń co do ilości elementów, liczby wyprowadzeń, połączeń lub arkuszy. Eeschema pozwala na budowanie również wieloarkuszowych schematów tworzących hierarchię.

Eeschema w przypadku schematów wieloarkuszowych pozwala na budowanie:

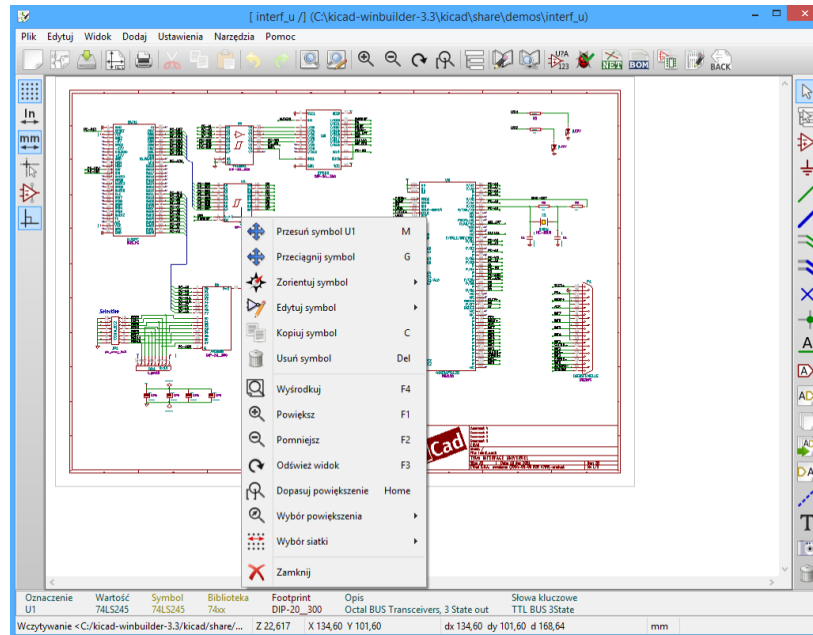
- Hierarchii prostych (każdy schemat jest użyty tylko jeden raz),
- Hierarchii złożonych (niektóre ze schematów są użyte wielokrotnie),
- Hierarchii płaskich (niektóre schematy nie są wyraźnie połączone na głównym schemacie).

## Rozdział 2

# Podstawowe polecenia

Polecenia można wywoływać za pomocą:

- Kliknięcia w pasek menu (na górze ekranu).
  - Kliknięcia w pasek ikon na górze ekranu (podstawowe polecenia).
  - Kliknięcia w pasek ikon po prawej stronie ekranu (podstawowe polecenia lub narzędzia”).
  - Kliknięcia w pasek ikon z lewej strony ekranu (opcje wyświetlania).
  - Kliknięcia za pomocą klawisza myszy (najważniejsze polecenia). W praktyce kliknięcie prawym klawiszem otwiera menu kontekstowe, zależne od tego jaki element znajduje się na pozycji kursora (powiększenie, siatka oraz edycja elementów).
  - Klawisze funkcyjne (F1, F2, F3, F4, Insert oraz spacja). Przykładowo: Klawisz `Esc`” pozwala na zaniechanie obecnie wykonywanego polecenia. Klawisz `Insert`” pozwala na powielenie ostatnio utworzonego elementu.
  - Naciskając klawisze skrótów, które zwykle wykonują wybrane operacje natychmiastowo i na bieżącej pozycji kursora. By poznać listę aktywnych skrótów, zobacz polecenie z menu **Pomoc** → **Lista skrotow klawiszowych** lub naciśnij klawisz `Ctrl+F1`.
-



## 2.1 Polecenia związane z myszą

### 2.1.1 Podstawowe polecenia

#### Lewy klawisz

- Pojedynczy klik: pokazuje dane charakterystyczne elementu lub tekstu znajdującego się pod kursorem w pasku statusu.
- Podwójny klik: edycja (jeśli element można edytować) tego elementu lub tekstu.

#### Prawy klawisz

- Otwarcie menu kontekstowego.

### 2.1.2 Operacje na blokach

Można przesuwać, przeciągać, kopiować oraz usuwać wybrane obszary w każdym z menu Eeschema.

Bloki można zaznaczać przeciągając myszą z wciśniętym lewym klawiszem myszy.

Trzymając dodatkowo jeden z klawiszy "SHIFT", "CTRL" lub "SHIFT

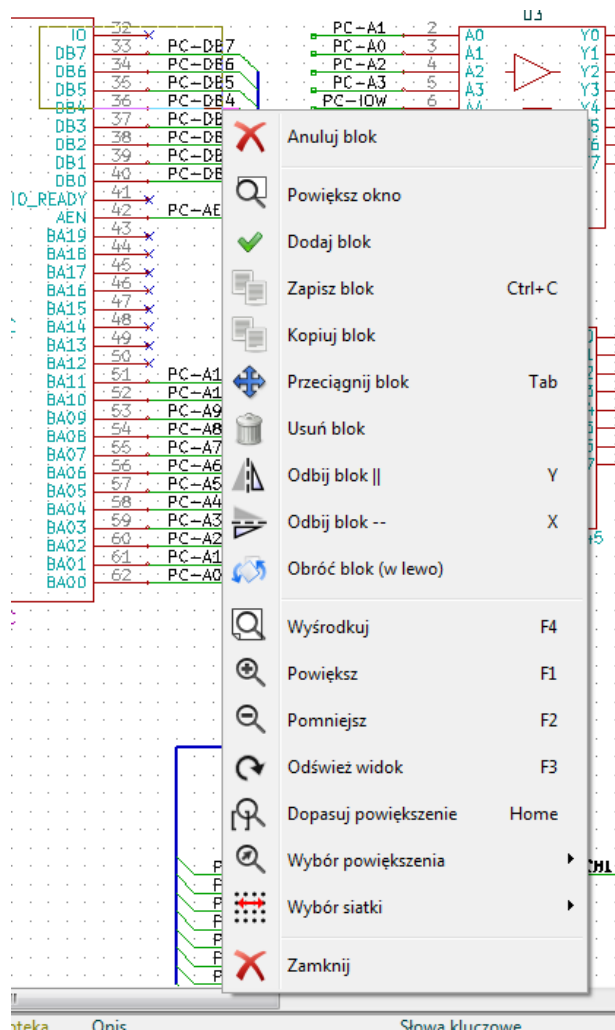
CTRL" podczas zaznaczania, w rezultacie wykonujesz kopiowanie, przeciąganie lub kasowanie wybranego obszaru:

Lewy przycisk myszy	Przesunięcie zaznaczenia.
Shift + Lewy przycisk myszy	Skopiowanie zaznaczenia.
Ctrl + Lewy przycisk myszy	Przeciąganie zaznaczenia.
Ctrl + Shift + Lewy przycisk myszy	Usunięcie zaznaczenia.

Podczas przeciągania lub kopiowania można:

- Kliknąć ponownie by umieścić elementy.
- Kliknąć prawym klawiszem lub nacisnąć ESC by przerwać operację.

Jeśli operacja blokowa została rozpoczęta, można wybrać inną operację blokową z menu kontekstowego (myszą, prawym klawiszem):



## 2.2 Klawisze skrótów

- Klawisz **Ctrl+F1** pokazuje bieżącą listę klawiszy skrótów.
- Skróty klawiszowe mogą być zmieniane w zakładce **Żachowanie** w oknie dialogowym **Ópcje edytora schematów** (menu **Ustawienia → Ópcje główne**).

Tutaj znajduje się lista domyślnych skrótów:



Pomoc (to okno)	Ctrl+F1
Powiększenie	F1
Pomniejszenie	F2
Przerysowanie widoku	F3
Centrowanie powiększenia	F4
Dopasowanie powiększenia	Home
Powiększenie wyboru	@
Zerowanie lokalnych współrzędnych	Space
Edycja elementu	E
Usunięcie elementu	Del
Obrót elementu	R
Przeciągnięcie elementu	G
Cofnięcie akcji	Ctrl+Z
Przywrócenie akcji	Ctrl+Y
Kliknięcie myszą	Return
Dwukrotne kliknięcie myszą	End
Zapisanie schematu	Ctrl+S
Załadowanie schematu	Ctrl+O
Wyszukiwanie	Ctrl+F
Wyszukiwanie następnego	F5
Wyszukiwanie następnego znacznika DRC	Shift+F5
Zamiana	Ctrl+Alt+F
Powtórzenie ostatniego elementu	Ins
Przesuwanie → Przeciąganie bloku	Tab
Kopiowanie bloku	Ctrl+C
Wklejanie bloku	Ctrl+V
Wycięcie bloku	Ctrl+X
Przesunięcie elementu	M
Zduplikowanie symbolu lub etykiety	C
Dodanie symbolu	A
Dodanie symbolu zasilania	P
Lustro X	X
Lustro Y	Y
Resetowanie orientacji symbolu	N
Edycja wartości symbolu	V
Edycja odnośnika symbolu	U
Edycja footprintu symbolu	F
Edycja za pomocą edytora symboli	Ctrl+E
Rozpoczęcie łącza	W
Rozpoczęcie magistrali	B
Zakończenie linii magistrali	K
Dodanie etykiety	L
Dodanie etykiety hierarchicznej	H

Dodanie etykiety globalnej	Ctrl+L
Dodanie węzła	J
Dodanie flagi Nie Połączone	Q
Dodanie arkusza	S
Dodanie wejścia arkusza	Z
Dodanie wejścia do magistrali	/
Dodanie linii graficznej	I
Dodanie tekstu graficznego	T
Aktualizacja PCB na podstawie schematu	F8
Automatyczne rozmieszczanie pól	O
Opuszczenie arkusza podrzędnego	Alt+BkSp
Usunięcie węzła	BkSp
Podświetlenie połączenia	Ctrl+X

Wszystkie skróty klawiszowe można także zdefiniować poprzez wbudowany edytor (menu "Ustawienia → Opcje główne → [Zachowanie](#)").

Istnieje również możliwość importu/eksportu ustawień klawiszy skrótów używając polecenia w menu "Ustawienia → Opcje skrótów klawiszowych → Importuj/eksportuj listę skrótów".

## 2.3 Siatka

W programie Eeschema kursor edycyjny porusza się zawsze po siatce. Parametry siatki mogą zostać zmienione:

- Można zmienić rozmiar siatki za pomocą menu kontekstowego lub w menu **Ustawienia → Opcje edytora schematów**.
- Można zmienić kolor w zakładce "Kolory" w oknie dialogowym "Opcje edytora schematów" (menu "Ustawienia → Opcje główne").
- Widoczność siatki może być przełączana na lewym pasku narzędzi.

Domyślnym rozmiarem siatki jest 50 milsów (0.050 cala) lub inaczej 1,27 milimetrów.

Taki skok siatki jest zalecany przy rozmieszczaniu symboli na schemacie i prowadzenia połączeń, jak również przy rozkładaniu pinów w trakcie projektowania symboli za pomocą Edytora bibliotek symboli".

Można pracować z siatką 25mil lub 10mil. Jednak siatka o takich rozmiarach jest przeznaczona do rysowania symboli i rozmieszczania tekstów, i nie jest zalecana przy wstawianiu pinów lub prowadzenia połączeń.

## 2.4 Wybór powiększenia - Zoom

By zmienić powiększenie (Zoom):

- Należy kliknąć prawym klawiszem by otworzyć menu kontekstowe i wybrać potrzebne powiększenie.

- Lub użyć klawiszy funkcyjnych:
  - F1: Zoom in
  - F2: Zoom out
  - F4 or simply click on the middle mouse button (without moving the mouse): Center the view around the cursor pointer position
- Powiększanie widoku:
  - Mouse wheel: Zoom in/out
  - Shift+Mouse wheel: Pan up/down
  - Ctrl+Mouse wheel: Pan left/right

## 2.5 Wyświetlanie pozycji kursora

Jednostki w jakich wyświetlana jest pozycja to cale albo milimetry. Jednakże Eeschema zawsze wewnątrz przelicza wszystko na jednostki w tysięcznych cali (1/1000", mil/thou).

Informacje wyświetlane na dole okna od prawej strony są następujące:

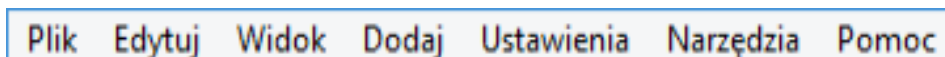
- Poziom powiększenia
- Pozycja absolutna kursora
- Względna pozycja kursora

Punkt początkowy dla pozycji względnej może być ustalony klawiszem spacji. Jest to przydatne przy pomiarach odległości pomiędzy dwoma punktami.

Z 8	X 5,400 Y 6,650	dx 5,400 dy 6,650 d 8,566	cale
-----	-----------------	---------------------------	------

## 2.6 Pasek menu

Menu główne pozwala na otwieranie i zapisywanie schematów, ustawianie konfiguracji programu, a także zawiera dostęp do pomocy.

















## 2.7 Górny pasek narzędzi

Ten pasek umożliwia dostęp do głównych funkcji programu Eeschema.

Gdy Eeschema jest uruchomiony jako samodzielna aplikacja, pasek narzędzi wygląda następująco:


















Należy pamiętać, że przy pracy programu KiCad w trybie aktywnego projektu, dwa pierwsze polecenia nie są dostępne, gdyż odnoszą się do pracy nad pojedynczymi plikami.






	Create a new schematic (only in standalone mode).
	Open a schematic (only in standalone mode).
	Save complete schematic project.
	Select the sheet size and edit the title block.
	Open print dialog.
	Paste a copied/cut item or block to the current sheet.
	Undo: Revert the last change.
	Redo: Revert the last undo operation.
	Show the dialog to search symbols and texts in the schematic.
	Show the dialog to search and replace texts in the schematic.
	Refresh screen; zoom to fit.
	Zoom in and out.
	View and navigate the hierarchy tree.
	Leave the current sheet and go up in the hierarchy.
	Call the symbol library editor to view and modify libraries and symbols.
	Browse symbol libraries.
	Annotate symbols.
	Electrical Rules Checker (ERC), automatically validate electrical connections.
	Call CvPcb to assign footprints to symbols.
	Export a netlist (Pcbnew, SPICE and other formats).
	Edit symbol fields.
	Generate the Bill of Materials (BOM).
	Call Pcbnew to perform a PCB layout.
	Back-import footprint assignment (selected using CvPcb or Pcbnew) into the "footprint" fields.

## 2.8 Prawy pasek narzędzi

Ten pasek zawiera narzędzia do:







- Wstawiania symboli, połączeń, magistral, etykiet, tekstu, itp.
- Tworzenie podrzędnych arkuszy hierarchicznych oraz łączenie symboli.

	Cancel the active command or tool.
	Highlight a net by marking its wires and net labels with a different color. If KiCad runs in project mode then copper corresponding to the selected net will be highlighted in Pcbnew as well.
	Display the symbol selector dialog to select a new symbol to be placed.
	Display the power symbol selector dialog to select a power symbol to be placed.
	Draw a wire.
	Draw a bus.
	Draw wire-to-bus entry points. These elements are only graphical and do not create a connection, thus they should not be used to connect wires together.
	Draw bus-to-bus entry points.
	Place a "No Connect" flag. These flags should be placed on symbol pins which are meant to be left unconnected. It is done to notify the Electrical Rules Checker that lack of connection for a particular pin is intentional and should not be reported.
	Place a junction. This connects two crossing wires or a wire and a pin, when it can be ambiguous (i.e. if a wire end or a pin is not directly connected to another wire end).
	Place a local label. Local label connects items located <b>in the same sheet</b> . For connections between two different sheets, you have to use global or hierarchical labels.
	Place a global label. All global labels with the same name are connected, even when located on different sheets.
	Place a hierarchical label. Hierarchical labels are used to create a connection between a subsheet and the parent sheet that contains it.
	Place a hierarchical subsheet. You must specify the file name for this subsheet.
	Import a hierarchical pin from a subsheet. This command can be executed only on hierarchical subsheets. It will create hierarchical pins corresponding to hierarchical labels placed in the target subsheet.

	Place a hierarchical pin in a subsheet. This command can be executed only on hierarchical subsheets. It will create arbitrary hierarchical pins, even if they do not exist in the target subsheet.
	Draw a line. These are only graphical and do not connect anything.
	Place a text comment.
	Place a bitmap image.
	Delete selected element.

## 2.9 Lewy pasek narzędzi

Ten pasek narzędzi zarządza opcjami wyświetlania:

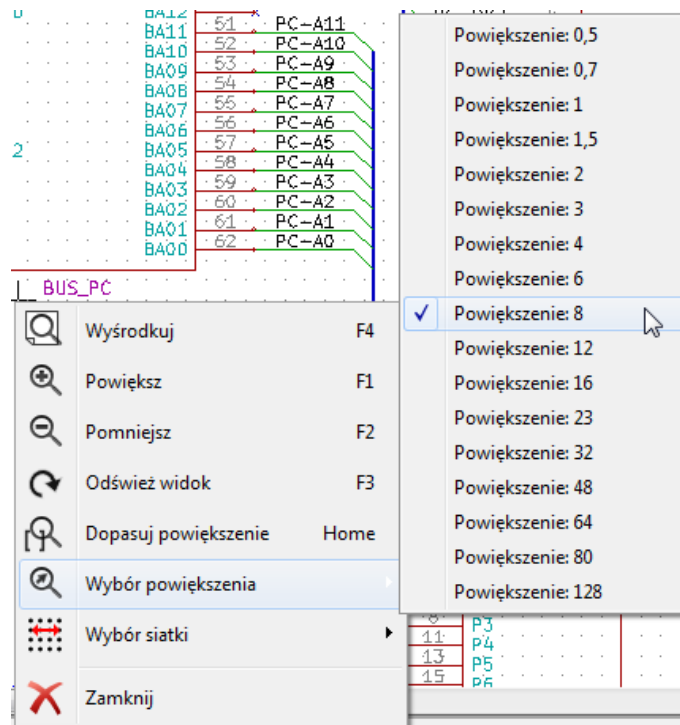
	Toggle grid visibility.
	Switch units to inches.
	Switch units to millimeters.
	Choose the cursor shape (full screen/small).
	Toggle visibility of "invisible" pins.
	Toggle free angle/90 degrees wires and buses placement.

## 2.10 Menu kontekstowe i szybka edycja komponentów

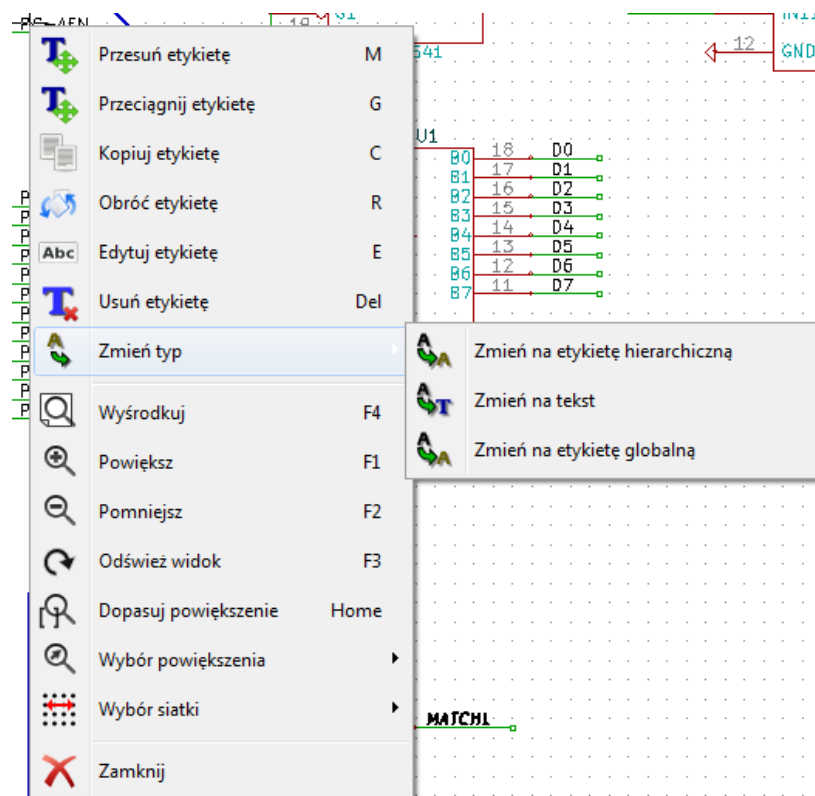
Kliknięcie prawym klawiszem otwiera menu kontekstowe dla wybranego elementu. Zawiera ono:

- Rozmiar powiększenia.
- Ustawienie siatki.
- Główne opcje edycyjne dla wybranego elementu.

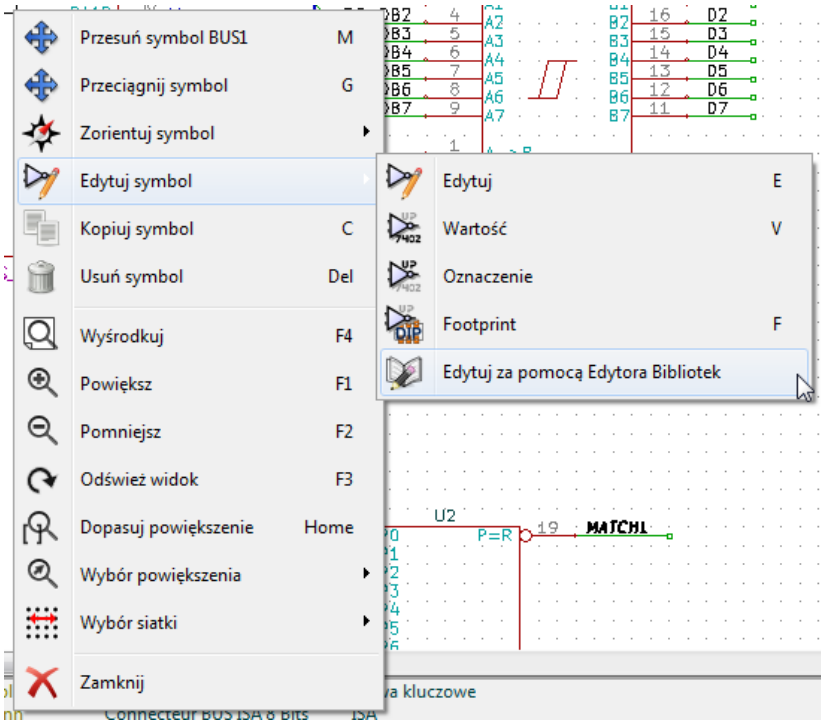
Menu podręczne bez wybranego elementu.



Edycja etykiety.



Edycja symbolu.

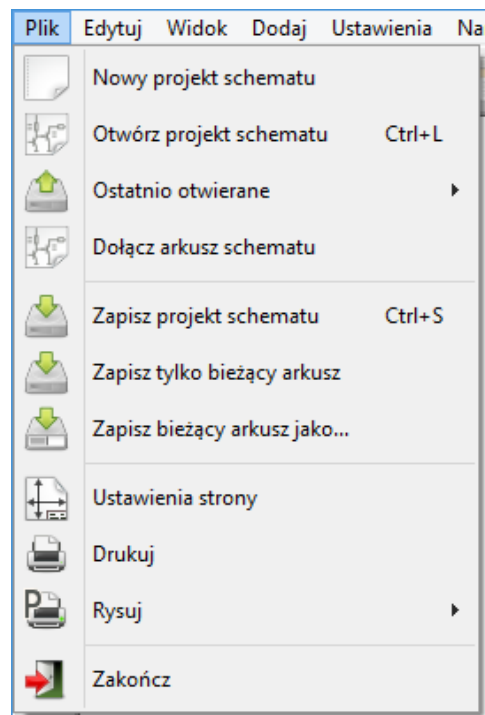




## Rozdział 3

# Menu główne

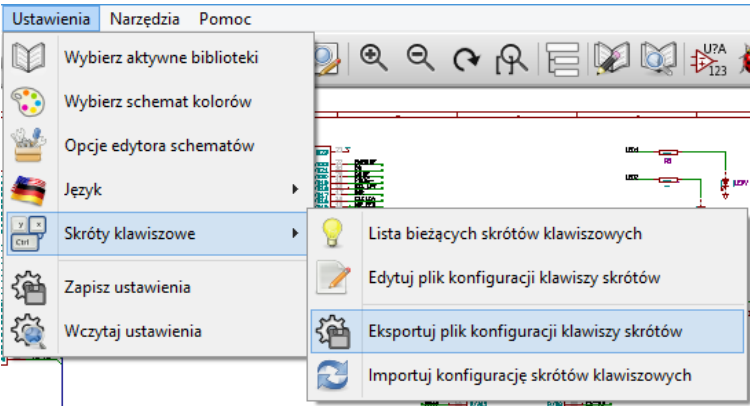
### 3.1 Menu Plik



New	Close current schematic and start a new one (only in standalone mode).
Open	Load a schematic project (only in standalone mode).
Open Recent	Open a schematic project from the list of recently opened files (only in standalone mode).
Append Schematic Sheet	Insert the contents of another sheet into the current one.
Import Non-Kicad Schematic File	Imports a schematic project saved in another file format.
Save	Save current sheet and all its subsheets.
Save Current Sheet	Save only the current sheet, but not others in the project.

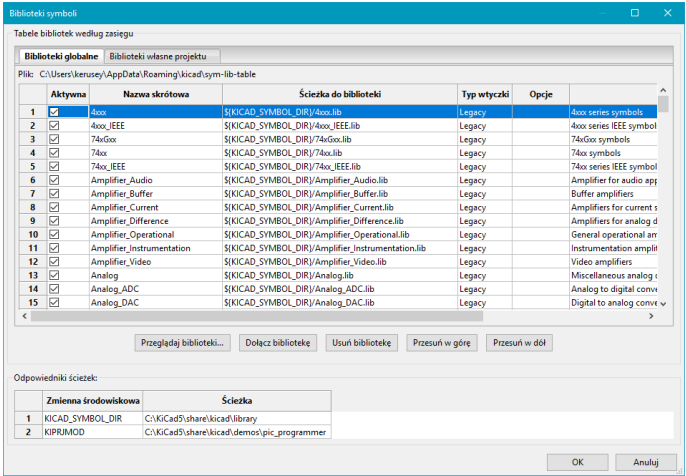
Save Current Sheet As...	Save the current sheet under a new name.
Page Settings	Configure page dimensions and title block.
Print	Print schematic project (See also chapter <a href="#">Plot and Print</a> ).
Plot	Export to PDF, PostScript, HPGL or SVG format (See chapter <a href="#">Plot and Print</a> ).
Close	Terminate the application.

3.2 Menu Ustawienia



Zarządzaj bibliotekami symboli	Dodaje/usuwa dostępne biblioteki symboli.
Konfiguracja ścieżek	Ustala domyślne ścieżki wyszukiwania.
Opcje główne	Preferencje (jednostki, skok siatki, nazwy pól, itp.).
Ustaw język	Wybiera język aplikacji.
Opcje ikon	Ustawienia widoczności ikon.
Import oraz Eksport	Przenosi ustawienia z lub do pliku projektu.

3.2.1 Zarządzaj bibliotekami symboli



Eeschema używa dwóch tabel bibliotek do zapisania listy dostępnych bibliotek symboli. Tabele różnią się zasięgiem:

- Globalne biblioteki

Biblioteki umieszczone na liście globalnej są dostępne dla każdego otwieranego projektu przez wybranego użytkownika. Lista ta jest zapisywana w pliku `sym-lib-table` znajdującym się w przestrzeni danego użytkownika (domyślna ścieżka jest zależna od systemu operacyjnego; można ją sprawdzić w nagłówku tabeli). Trzeba koniecznie zauważyć, iż każdy z użytkowników może posiadać swoją własną zawartość tej tabeli! W przypadku projektów przenośnych lepszym rozwiązaniem jest korzystanie z tabeli zależnej od projektu.

- Biblioteki zależne od projektu

Biblioteki umieszczone na liście bibliotek zależnych od projektu są dostępne wyłącznie dla tego projektu. Lista ta jest zapisywana w pliku `sym-lib-table` w folderze projektu - przenosi się razem z projektem (aktualna ścieżka jest pokazywana w nagłówku tabeli).

Można przeglądać obie listy przełączając się za pomocą zakładek "Biblioteki globalne" i "Biblioteki własne projektu".

### 3.2.1.1 Dodanie nowej biblioteki

Można dodać bibliotekę zarówno klikając na przycisk **Przeglądaj biblioteki**... gdzie wybieramy plik za pomocą standardowego okna systemowego, jak i przez kliknięcie w przycisk "Dołącz bibliotekę", i wpisanie ręczne wszystkich danych o bibliotece. Nowa biblioteka zostanie dopisana do aktualnie wybranej listy.

### 3.2.1.2 Usunięcie biblioteki

Usuwanie polega na zaznaczeniu jednej lub kilku wierszy na liście i kliknięciu na **Usuń bibliotekę**.

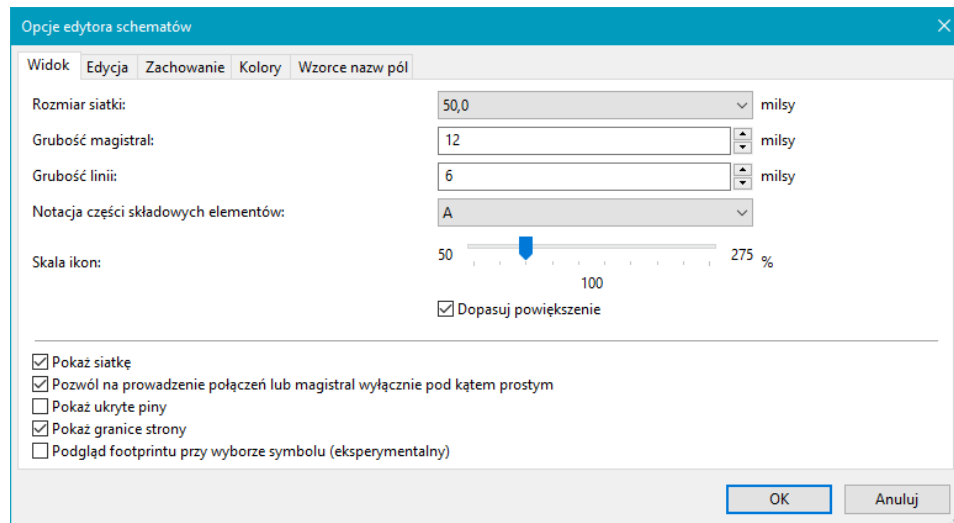
### 3.2.1.3 Właściwości biblioteki

Każdy wiersz w tabeli zawiera kilka pól określających bibliotekę:

Aktywna	Aktywuje/dezaktywuje bibliotekę. Opcja jest przydatna do tymczasowej redukcji ilości ładowanych bibliotek do pamięci.
Nazwa skrótna	Nazwa skrótna to krótka i unikalna w danej tabeli nazwa biblioteki. Używana jest jako część identyfikatora symbolu. Symbole są teraz identyfikowane parą <i>&lt;Nazwa skrótna&gt;:&lt;Nazwa symbolu&gt;</i> .
Ścieżka	Ścieżka określa położenie biblioteki w systemie plików.
Typ wtyczki	Określa w jakim formacie jest zapisana biblioteka i jakiej wtyczki należy użyć by ją odczytać.
Opcje	Przechowuje specjalne opcje dla biblioteki gdy są używane przez wtyczkę.
Opis	Krótki opis określający np. zawartość biblioteki.

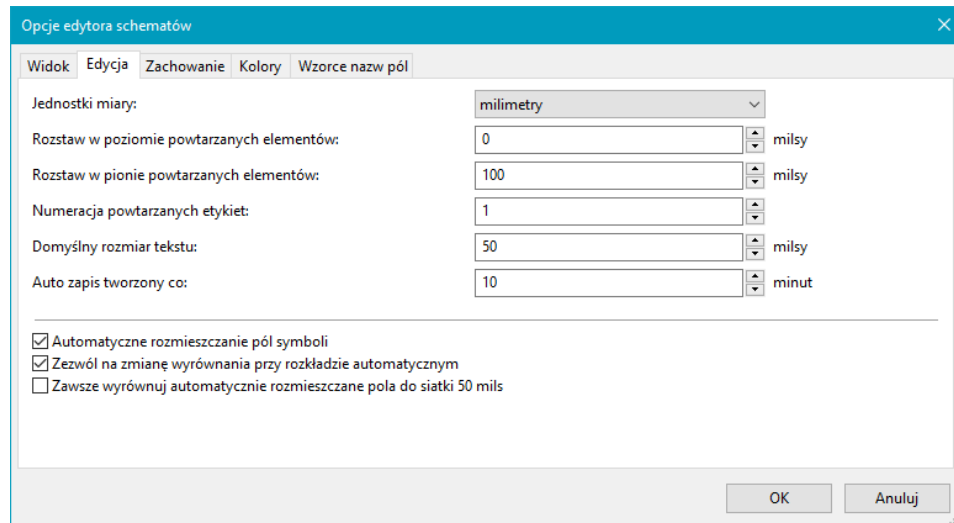
## 3.2.2 Opcje podstawowe

### 3.2.2.1 Wyświetlanie



Grid Size	Grid size selection. It is <b>recommended</b> to work with normal grid (0.050 inches or 1,27 mm). Smaller grids are used for component building.
Bus thickness	Pen size used to draw buses.
Line thickness	Pen size used to draw objects that do not have a specified pen size.
Part ID notation	Style of suffix that is used to denote symbol units (U1A, U1.A, U1-1, etc.)
Icon scale	Adjust toolbar icons size.
Show Grid	Grid visibility setting.
Restrict buses and wires to H and V orientation	If checked, buses and wires are drawn only with vertical or horizontal lines. Otherwise buses and wires can be placed at any orientation.
Show hidden pins:	Display invisible (or <i>hidden</i> ) pins, typically power pins.
Show page limits	If checked, shows the page boundaries on screen.
Footprint previews in symbol chooser	Displays a footprint preview frame and footprint selector when placing a new symbol. <b>Note:</b> it may cause problems or delays, use at your own risk.

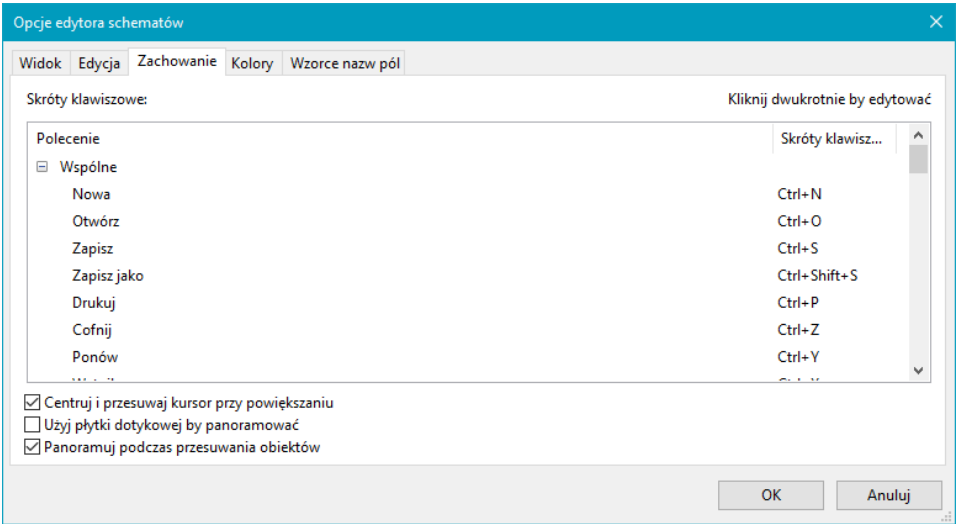
### 3.2.2.2 Edycja



Measurement units	Select the display and the cursor coordinate units (inches or millimeters).
Horizontal pitch of repeated items	Increment on X axis during element duplication (default: 0) (after placing an item like a symbol, label or wire, a duplication is made by the <i>Insert</i> key)
Vertical pitch of repeated items	Increment on Y axis during element duplication (default: 0.100 inches or 2,54 mm).
Increment of repeated labels	Increment of label value during duplication of texts ending in a number, such as bus members (usual value 1 or -1).
Default text size	Text size used when creating new text items or labels.
Auto-save time interval	Time in minutes between saving backups.
Automatically place symbol fields	If checked, symbol fields (e.g. value and reference) in newly placed symbols might be moved to avoid collisions with other items.
Allow field autoplace to change justification	Extension of <i>Automatically place symbol fields</i> option. Enable text justification adjustment for symbol fields when placing a new part.
Always align autoplaced fields to the 50 mil grid	Extension of <i>Automatically place symbol fields</i> option. If checked, fields are autoplaced using 50 mils grid, otherwise they are placed freely.

### 3.2.2.3 Zachowanie

Określa skróty klawiszowe oraz ustawia pewne opcje zachowania się interfejsu użytkownika.



Wybierz nowy skrót klawiszowy przez podwójne kliknięcie na pole akcji lub kliknij prawym na polu akcji by wywołać menu podręczne:

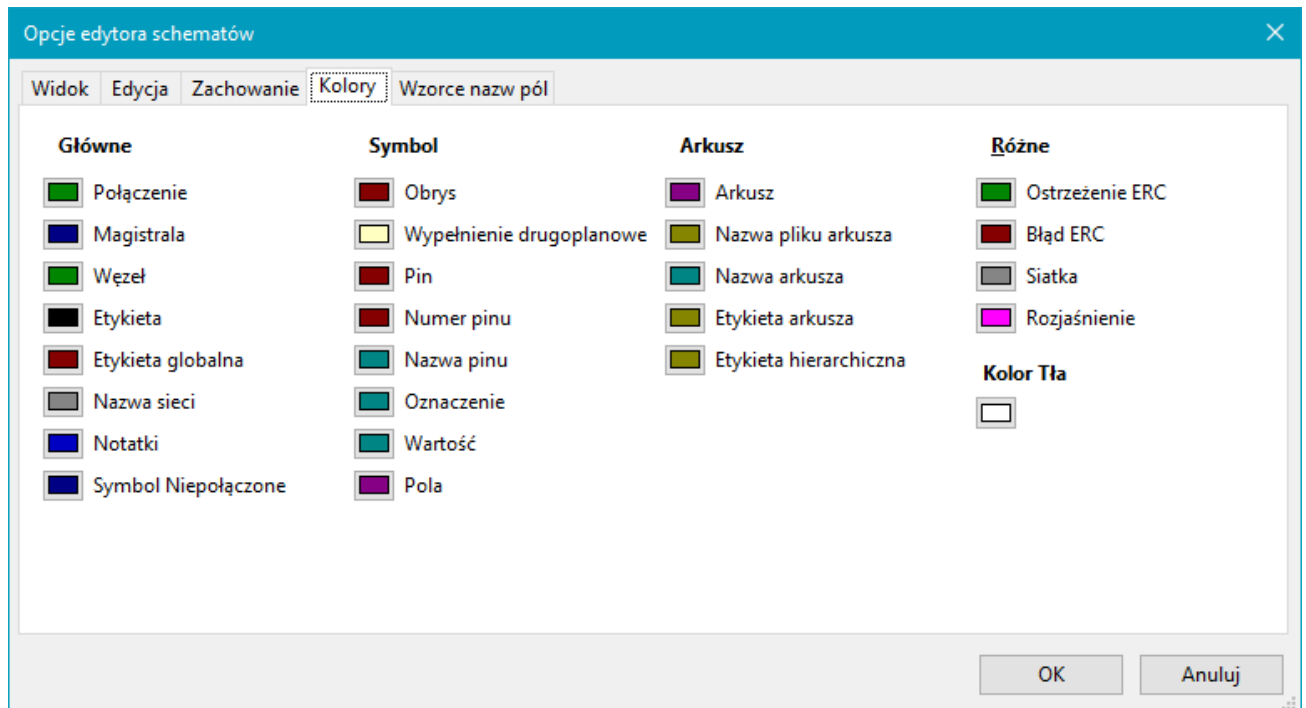
Edytuj...	Określa nowy skrót klawiszowy dla danej akcji (to samo co podwójne kliknięcie).
Anuluj zmiany	Cofa ostatnią zmianę skrótu dla akcji.
Przywróć domyślne	Przywraca domyślny skrót klawiszowy dla danej akcji.
Anuluj wszystkie zmiany	Przywraca wszystkie ostatnie wykonane zmiany dla poszczególnych akcji.
Przywróć wszystkie do domyślnych	Przywraca domyślne skróty klawiszowe dla wszystkich akcji.

Dodatkowe opcje:

Center and warp cursor on zoom	If checked, the pointed location is warped to the screen center when zooming in/out.
Use touchpad to pan	When enabled, view is panned using scroll wheels (or touchpad gestures) and to zoom one needs to hold Ctrl. Otherwise scroll wheels zoom in/out and Ctrl/Shift are the panning modifiers.
Pan while moving object	If checked, automatically pans the window if the cursor leaves the window during drawing or moving.

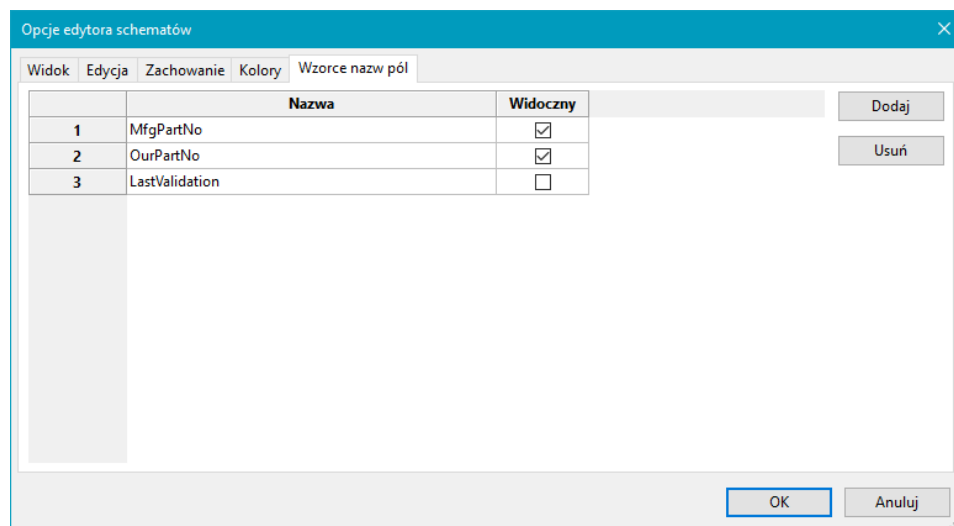
3.2.2.4 Kolory

Za pomocą tej zakładki można wybrać kolorystykę wyświetlania poszczególnych elementów oraz koloru tła z dwóch dostępnych: biały (domyślny) i czarny.



### 3.2.2.5 Pola domyślne

Definiuje dodatkowe pola niestandardowe i odpowiadające im wartości, które pojawiają się w nowo wstawionych symbolach.



## 3.3 Menu Pomoc

Udostępnia pomoc on-line (ten dokument). Można również z poziomu tego menu otworzyć krótki samouczek, który w kilkunastu krokach wyjaśnia proces tworzenia kompletnego projektu.

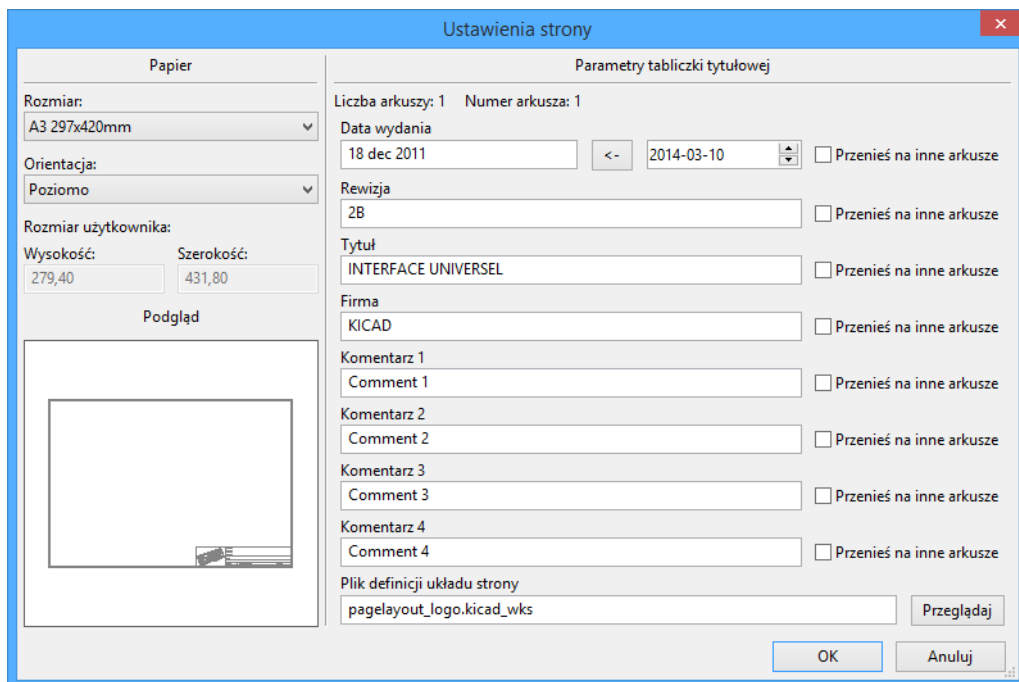
Polecenie "Kopiuj informacje o wersji" jest przydatne przy zgłaszaniu błędów w programie w celu lepszej identyfikacji.

## Rozdział 4

# Główny pasek narzędziowy


### 4.1 Zarządzanie ustawieniami arkuszy/stron

Narzędzie "Ustawienia strony"() pozwala na zdefiniowanie rozmiaru arkusza oraz zawartości tabelki w prawym dolnym rogu.

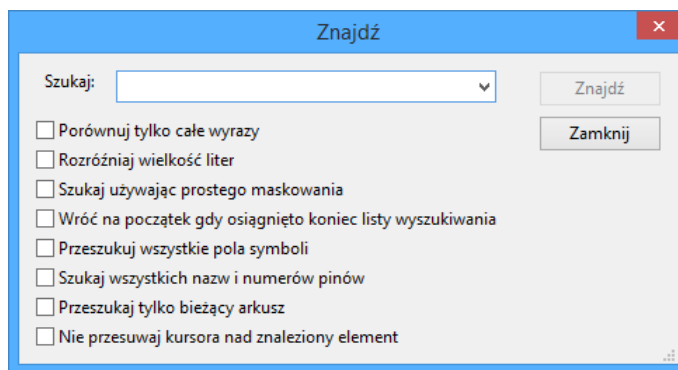


Numeracja arkuszy jest odświeżana automatycznie. Można ustawić datę na datę bieżącą klikając na przycisk ze strzałką, lecz data ta nie będzie się zmieniała automatycznie.

### 4.2 Znajdź oraz Znajdź i zamień

Ikona Wyszukiwania () pozwala na dostęp do narzędzia do wyszukiwania.





Za jego pomocą można wyszukać na schemacie nazwy umieszczonych tam komponentów, jego wartość lub dowolny tekst jaki znajduje się na bieżącym schemacie czy w całej jego hierarchii. Po odnalezieniu jednego z w/w elementów kursor przeskakuje do miejsca jego umieszczenia.

## 4.3 Narzędzie Lista sieci

Ikona „Lista sieci” () otwiera okno dialogowe z narzędziem do tworzenia listy sieci.

Narzędzie to tworzy listę sieci opisującą wszystkie połączenia w całej hierarchii schematów.

W hierarchii, dowolna zwykła etykieta jest widoczna tylko dla arkusza do którego należy. Dlatego etykieta LABEL1z arkusza 3 różni się od etykiety LABEL1z arkusza 5 (jeśli ich połączenie nie było celowo wprowadzone). Wynika to z faktu, że numer arkusza jest powiązany z lokalną etykietą.

---

### Notatka

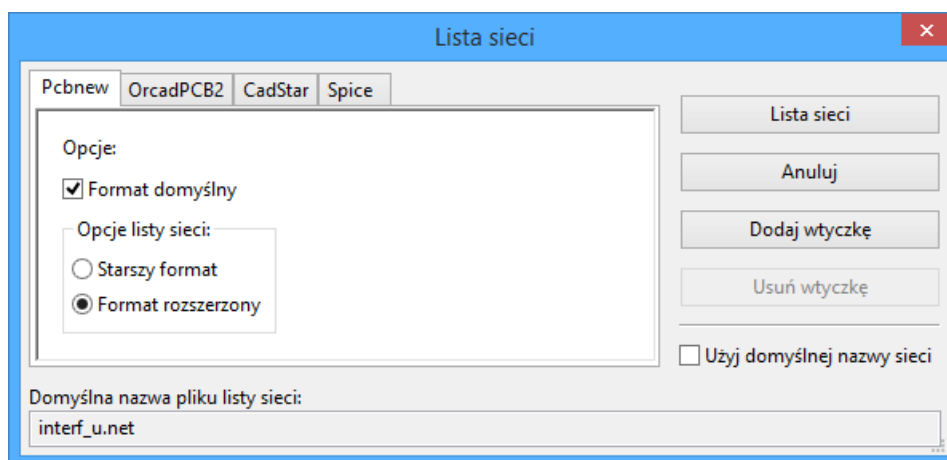
Nawet jeśli nie ma ograniczenia długości tekstu dla etykiet w Eeschema, należy wziąć pod uwagę, że inne programy odczytujące wygenerowaną listę mogą mieć takie ograniczenia.

---

### Notatka

Unikaj spacji w nazwach etykiet, bo zostaną one zinterpretowane jako dwa różne słowa. Nie jest to ograniczenie narzucane przez Eeschema, lecz wiele z formatów listy sieci nie dopuszcza do ich stosowania.

---



Opcje:

Format domyślny	Zaznacz tę opcję jeśli ten format listy sieci ma być domyślny dla nowo tworzonych list sieci.
-----------------	---

Można też wygenerować netlistę w innych formatach:

- Orcad PCB2
- CadStar
- Spice (dla symulatorów)

Za pomocą zewnętrznych wtyczek można uruchamiać konwersje do innych formatów (Tu dodano wtyczkę PADSPCB).

Więcej informacji na temat tworzenia list sieci można znaleźć w rozdziale [Tworzenie list sieci](#).

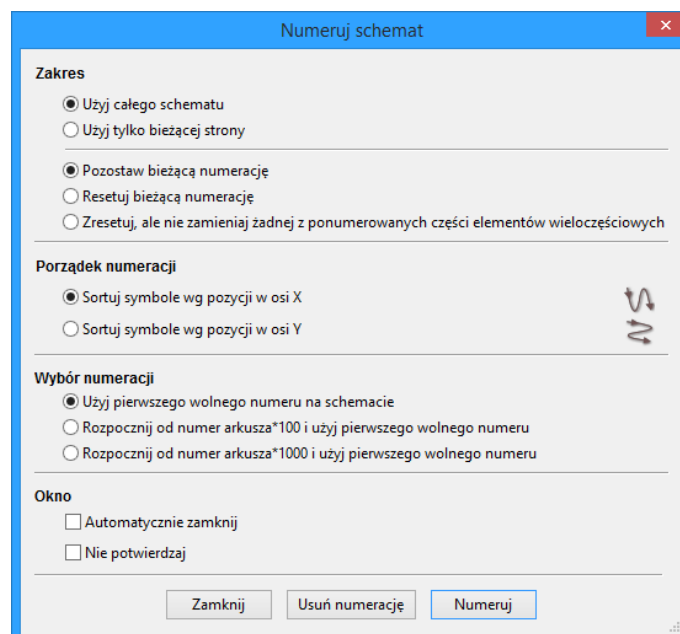
## 4.4 Numeracja komponentów



Ikona  wywołuje narzędzie do numerowania schematu. To narzędzie przypisuje komponentom unikalne odnośniki.

Dla komponentów, które składają się z kilku części (jak na przykład 7400 TTL który posiada 4 takie same 4 bramki), przyrostek oznaczający poszczególne części także będzie zachowany (w przypadku 7400 TTL przypisana nazwa U3 będzie podzielona na U3A, U3B, U3C oraz U3D).

Można bezwarunkowo ponumerować wszystkie elementy, bądź tylko te, które są nowe na schemacie, tzn. takie, które dotychczas nie zostały jeszcze ponumerowane.



### Zakres

Use the entire schematic	All sheets are re-annotated (default).
Use the current page only	Only the current sheet is re-annotated (this option is to be used only in special cases, for example to evaluate the amount of resistors in the current sheet.).
Keep existing annotation	Conditional annotation, only the new components will be re-annotated (default).
Reset existing annotation	Unconditional annotation, all the components will be re-annotated (this option is to be used when there are duplicated references).
Reset, but do not swap any annotated multi-unit parts	Keeps all groups of multiple units (e.g. U2A, U2B) together when reannotating.


### Porządek numeracji

Wybiera kierunek w jakim poruszać się będzie numeracja komponentów (poziomo lub pionowo).

### Wybór numeracji

Wybiera format w jakim są przypisywane oznaczenia.

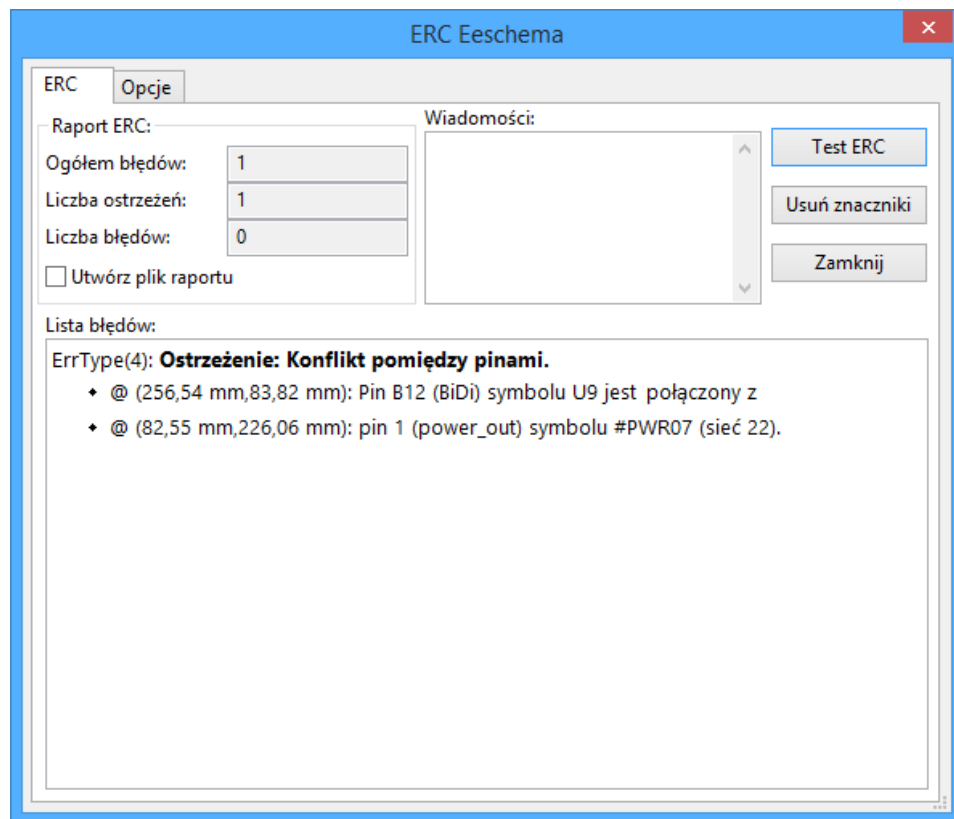
## 4.5 Kontrola reguł projektowych - ERC

Ikona  pozwala na dostęp do narzędzia sprawdzania reguł projektowych schematu (zwanego ERC).

Funkcja ta generalnie służy do wykrywania złych lub nieistniejących połączeń lub innych niespójności schematu.

Eeschema po przeprowadzeniu testu ERC umieszcza na schemacie znaczniki w okolicy wyprowadzeń lub etykiet by wskazać miejsce wykrytego problemu. Opis problemu może zostać wyświetlony klikając lewym klawiszem myszy na znaczniku ERC. Można także wygenerować plik z listą błędów do dalszej analizy zaznaczając odpowiednią opcję.

### 4.5.1 Główne okno narzędzia ERC



Podsumowanie ilości błędów lub ostrzeżeń jest wyświetlane w oknie dialogowym:

- Ogółem błędów - to całkowita liczba znalezionych nieprawidłowości.
- Liczba błędów - to liczba wykrytych błędów.
- Ogółem ostrzeżeń - to liczba wykrytych ostrzeżeń.

Opcje:

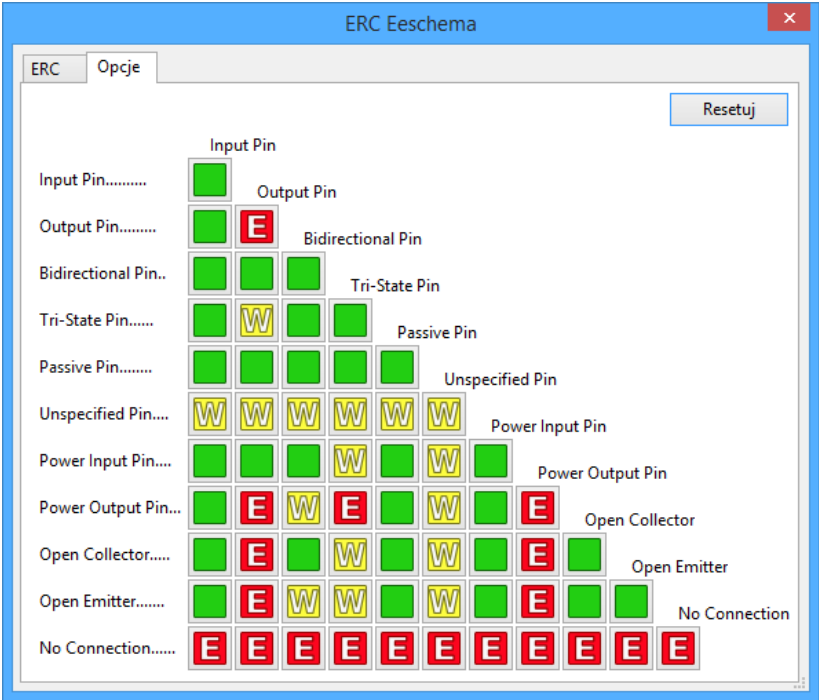
Utwórz plik raportu	Jeśli chcemy dodatkowo wygenerować plik z listą błędów należy zaznaczyć tę opcję.
---------------------	---

Polecenia:

Usuń znaczniki	Usuwa bieżące znaczniki błędów/ostrzeżeń.
Uruchom	Rozpoczyna proces sprawdzenia.
Zamknij	Zamyka okno.

- Gdy kliknie się w komunikat o błędzie na liście, kursor przeskakuje do miejsca gdzie znajduje się znacznik tego błędu.

4.5.2 Opcje sprawdzania ERC



Ta zakładka pozwala na określenie, jaki błąd powinien zostać wygenerowany po zestawieniu ze sobą dwóch typów wyprowadzeń. Można wybrać jedną z 3 opcji zgłoszenia dla danego przypadku:

- Brak błędu
- Ostrzeżenie
- Błąd

Każde pole na matrycy błędów i ostrzeżeń może być zmienione klikając w nie. Zmiany są wykonywane cykliczne. W każdej chwili można przywrócić ustawienia domyślne za pomocą przycisku “Zresetuj do domyślnych”.

Opcje:


Testuj na podobność etykiet	Raportuje etykiety różniące się tylko wielkością liter (np. label/Label/LaBeL). W nazwach sieci rozróżniana jest wielkość liter, dlatego takie etykiety są traktowane jako oddzielne sieci.
Testuj na unikalność etykiet globalnych	Raportuj o etykietach globalnych, które występują tylko raz dla danej sieci. Normalnie, wymagane jest aby co najmniej dwie takie etykiety tworzyły połączenie.

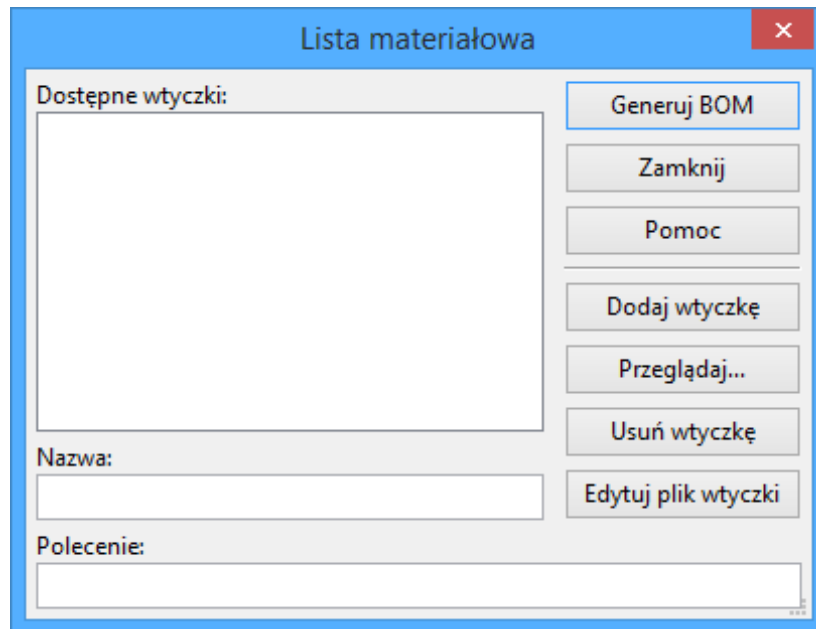
Polecenia:

Resetuj do domyślnych	Przywraca domyślne ustawienia.
-----------------------	--------------------------------

## 4.6 Narzędzia list materiałowych - BOM



Ikona  prowadzi do narzędzia, które pozwala na wygenerowanie pliku z listą elementów i/lub ich połączeniami w hierarchii (za pomocą etykiet globalnych).



Generator list materiałowych w Eeschema pozwala na użycie zewnętrznych wtyczek, zwykle XLST lub Python. Niektóre z wtyczek są dołączane do programu KiCad wewnątrz folderu z plikami wykonywalnymi.

Przydatny zestaw właściwości elementów używany zwykle do tworzenia list materiałowych to:

- *Wartość* - unikalna nazwa dla każdego z użytych elementów,
- *Obudowa* - zarówno wpisana ręcznie lub za pomocą numeracji wstecznej (zobacz następny punkt),
- *Pole1* - nazwa producenta,
- *Pole2* - nazwa elementu według producenta,
- *Pole3* - nazwa elementu według jego dystrybutora.

Przykładowo:

Właściwości symbolu

Symbol

Część: 1

Orientacja (stopnie):  
☐ 0  
☐ +90  
☐ 180  
☒ -90

Odbicie:  
☒ Normalny  
☐ Odbij poziomo ---  
☐ Odbij pionowo |

Nazwa elementu: R

☐ Skonwertowany

Resetuj do standardu biblioteki

Znacznik czasowy: 32307EAA

Pola

Nazwa	Wartość
Oznaczenie	R2
Wartość	1K
Footprint	R3
Dokumentacja	
Pole1	Yageo
Pole2	RC085JR-0733KR
Pole3	331-33KARTC-NO

Dodaj pole  
Usuń pole  
Przesuń w górę

Wyrównanie w poziomie:  
☐ Lewo  
☒ Wyśrodkuj  
☐ Prawo

Wyrównanie w pionie:  
☐ Dolna  
☒ Wyśrodkuj  
☐ Górna

Widoczność:  
☐ Pokaz  
☒ Obrót

Styl:  
☒ Normalny  
☐ Kursywa  
☐ Pogrubiony  
☐ Pogrubiona kursywa

Nazwa pola: Pole3

Wartość pola: 331-33KARTC-NO

Pokaz w przeglądarce

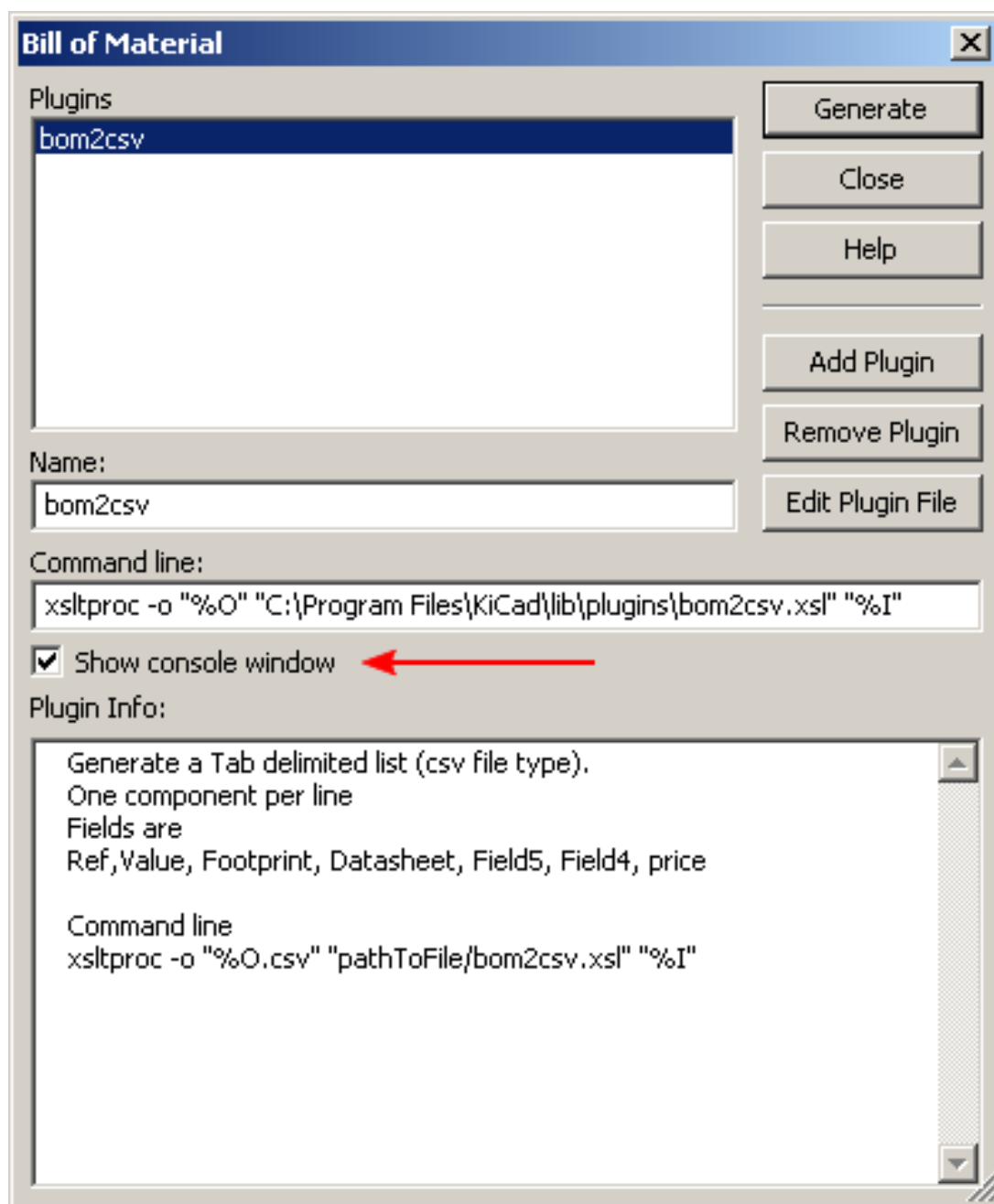
Rozmiar: 1,524 mm

Poz. X: 0,000 mm


Poz. Y: 0,000 mm

OK Anuluj

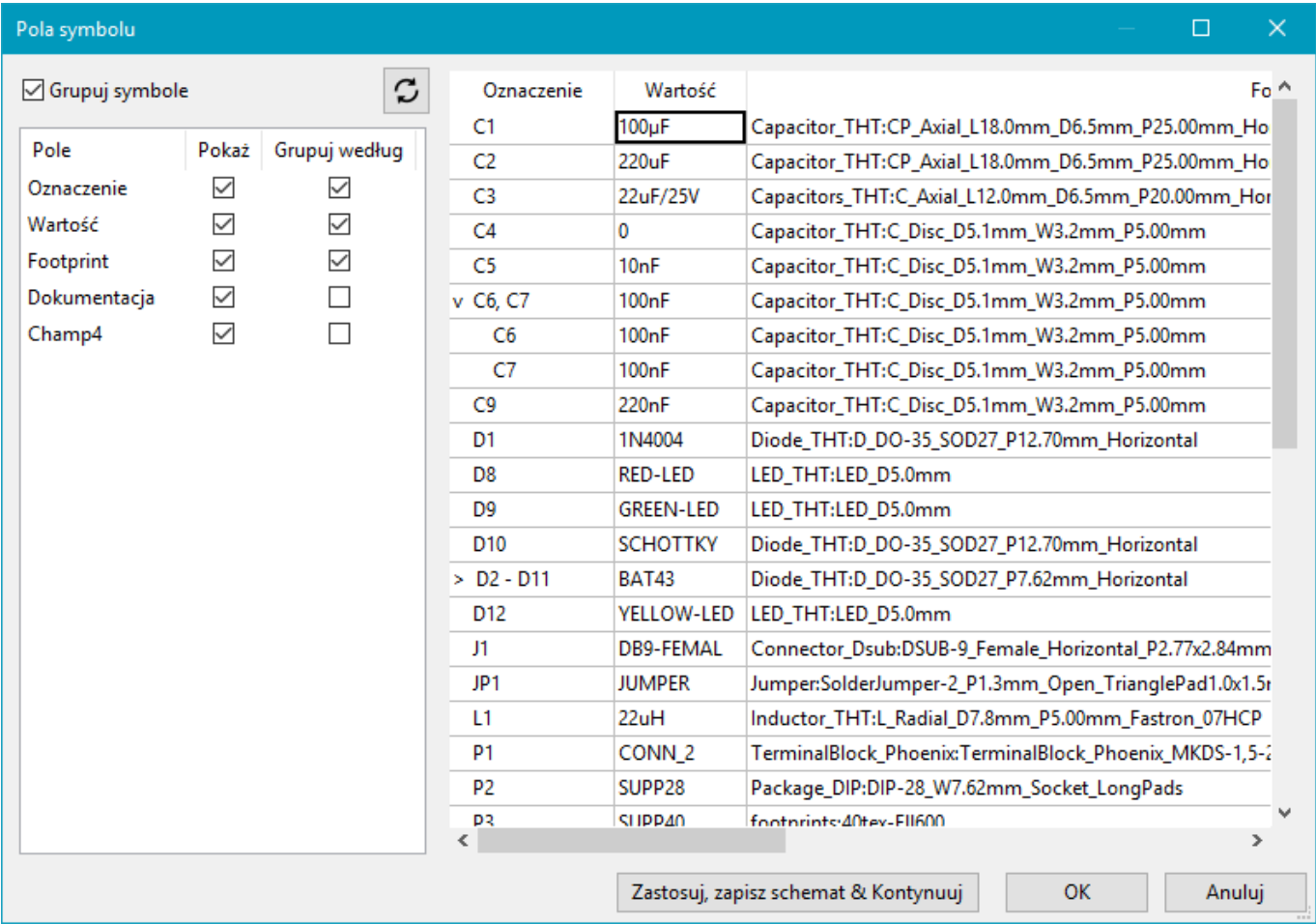
W systemach **MS Windows**, generator list BOM posiada specjalną opcję (wskazaną strzałką), która kontroluje widoczność zewnętrznego okna wtyczek. + Domyślnie, polecenia uruchamiane są w ukrytym oknie konsoli i dane z niego są przekazywane do pola *Informacje*. Zaznacz tę opcję by okno konsoli było pokazywane podczas pracy polecenia. Może to być konieczne gdy wtyczka posiada interfejs użytkownika.



## 4.7 Narzędzie do edycji pól

Za pomocą ikony  można otworzyć prosty arkusz, w którym można modyfikować wszystkie pola symboli.





Po zmodyfikowaniu wartości pól musisz zaakceptować zmiany, klikając przycisk *Zastosuj* lub cofnąć je, klikając przycisk *Przywróć*.

4.7.1 Sposoby uproszczenia edycji pól

W tabelach okien dialogowych możliwe jest użycie kilka specjalnych metod ich kopiowania/wklejania. Mogą być one przydatne przy wprowadzaniu wartości pól powtarzanych dla kilku komponentów.

These methods are illustrated below.

Copy (Ctrl+C)	Selection	Paste (Ctrl+V)


Copy (Ctrl+C)	Selection	Paste (Ctrl+V)																																													
<table><tr><td>11</td><td>12</td><td>13</td></tr><tr><td>21</td><td>22</td><td>23</td></tr><tr><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td></tr></table>	11	12	13	21	22	23										<table><tr><td>11</td><td>12</td><td>13</td></tr><tr><td>21</td><td>22</td><td>23</td></tr><tr><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td></tr></table>	11	12	13	21	22	23										<table><tr><td>11</td><td>12</td><td>13</td></tr><tr><td>21</td><td>22</td><td>23</td></tr><tr><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td></tr></table>	11	12	13	21	22	23									
11	12	13																																													
21	22	23																																													
11	12	13																																													
21	22	23																																													
11	12	13																																													
21	22	23																																													

**Notatka**

Te techniki są również dostępne w innych oknach dialogowych zawierających tabele.

**4.8 Narzędzie importu dla numeracji wstecznej**

**4.8.1 Dostęp:**

Za pomocą ikony  **BACK** uruchamia narzędzie do numeracji wstecznej.

Narzędzie to pozwala na uaktualnienie danych o footprintach, które zostały zmienione w programie Pcbnew, z powrotem do schematu, tak by nie było rozbieżności pomiędzy oboma dokumentami.

## Rozdział 5

# Zarządzanie bibliotekami symboli

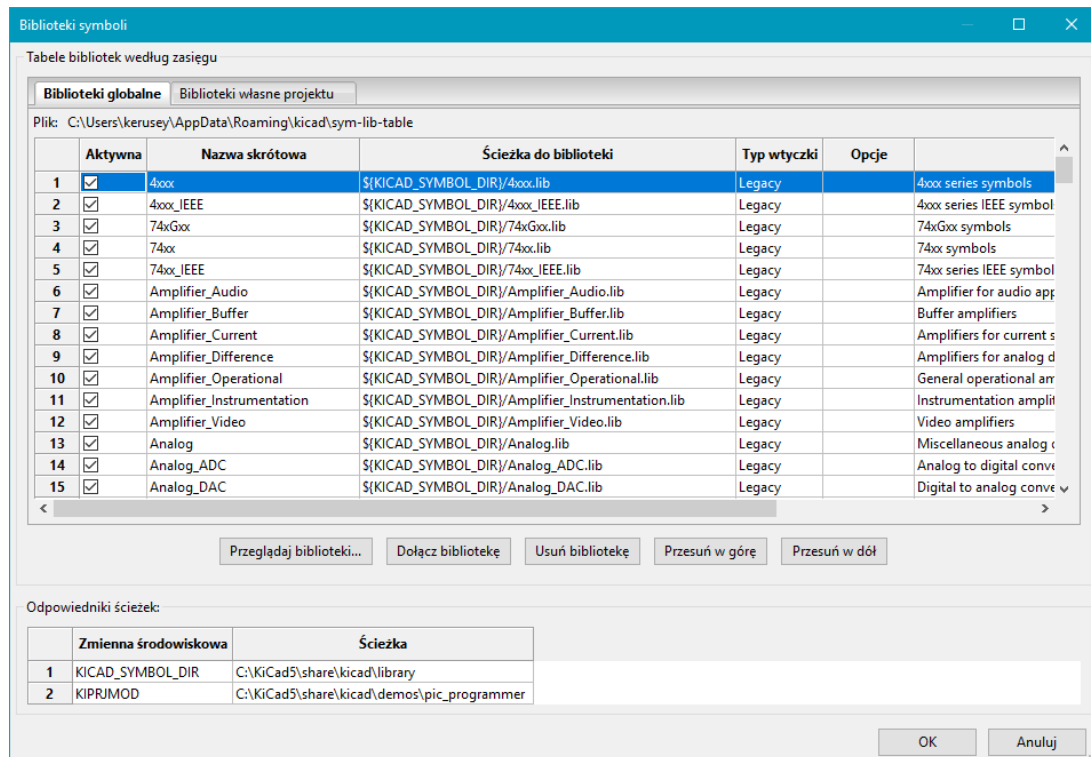
Biblioteki symboli przechowują zbiory symboli używanych podczas tworzenia schematów. Każdy symbol na schemacie jest jednoznacznie identyfikowany za pomocą pełnej nazwy, która składa się z nazwy skrótowej biblioteki i nazwy symbolu. Przykładowo `Audio:AD1853`.

### 5.1 Tabele Bibliotek Symboli

Tabela biblioteki symboli zawiera listę wszystkich plików bibliotecznych które są dostępne dla programu KiCad. Tabela bibliotek symboli jest zbudowana z pliku globalnej tabeli bibliotek symboli i pliku tabeli bibliotek symboli specyficznych dla projektu.

Po załadowaniu symbolu, Eeschema używa nazwy skrótowej biblioteki `Audio` by wyszukać lokalizację biblioteki w tablicy bibliotek symboli.

Poniższy obrazek przedstawia okno dialogowe edycji tabeli bibliotek symboli, które można otworzyć wywołując polecenie `Żarządzaj bibliotekami symboli` w menu `"Ustawienia"`.



### 5.1.1 Globalna tabela bibliotek symboli

Globalna tabela bibliotek symboli zawiera listę bibliotek, które są zawsze dostępne, niezależnie od aktualnie załadowanego pliku projektu. Tabela jest zapisywana w pliku `sym-lib-table` w folderze konfiguracji użytkownika. Lokalizacja tego folderu zależy od używanego systemu operacyjnego.

### 5.1.2 Tabela bibliotek zależnych od projektu

Tablica bibliotek symboli zależnych od projektu zawiera listę bibliotek, które są dostępne wyłącznie dla aktualnie załadowanego pliku projektu. Tabelę bibliotek symboli zależnych od projektu można edytować tylko wtedy gdy jest załadowana wraz z plikiem projektu. Jeśli nie załadowano żadnego projektu lub nie ma pliku z tabelą bibliotek symboli w bieżącej ścieżce projektu tworzona jest pusta tabela, którą można edytować a następnie zapisać wraz z plikiem projektu.

### 5.1.3 Konfiguracja początkowa

Przy pierwszym uruchomieniu Eeschema gdy nie można znaleźć pliku globalnej tablicy symboli `sym-lib-table`, Eeschema spróbuje skopiować domyślny plik tej tabeli przechowywany w folderze z szablonami programu KiCad w miejsce pliku `sym-lib-table` w folderze konfiguracji użytkownika. Jeśli nie można znaleźć domyślnego pliku szablonu `sym-lib-table`, okno dialogowe poprosi o alternatywną lokalizację dla tego pliku. Jeśli dalej nie zostanie znaleziona tabela globalna lub okno dialogowe zostanie odrzucone, zostanie utworzona pusta tabela biblioteki w folderze konfiguracji użytkownika. W takim przypadku użytkownik może ręcznie skopiować plik tabeli globalnej lub skonfigurować ją samodzielnie.

---

**Notatka**

Domyślna tabela bibliotek symboli zawiera wszystkie biblioteki symboli które są instalowane jako jeden ze składników programu KiCad. Takie podejście może być pożądane lub nie w zależności od zastosowań i szybkości systemu. Ilość czasu potrzebna do załadowania bibliotek symboli jest proporcjonalna do ich liczby w tabeli. Jeśli czas ładowania bibliotek symboli jest zbyt duży, należy usunąć rzadko lub nigdy nie używane biblioteki z globalnej tabeli bibliotek i dodać je w szczególnych przypadkach do tabeli bibliotek projektu.

---

### 5.1.4 Dodawanie wpisów w tabeli

Aby skorzystać z biblioteki symboli, należy ją najpierw dodać do tabeli globalnej lub tabeli specyficznej dla projektu. Tabela specyficzna dla projektu ma zastosowanie tylko wtedy, gdy otwarty jest plik projektu.

**Każda pozycja musi mieć unikatową nazwę skrótową w danej tabeli.**

Nazwa ta nie musi być w żaden sposób powiązana z rzeczywistą nazwą pliku biblioteki lub jej ścieżką dostępu. Nie można tylko używać znaków : i / w żadnym miejscu tej nazwy. Każda pozycja musi mieć również poprawną ścieżkę i/ lub nazwę pliku w zależności od typu biblioteki. Ścieżki można definiować jako bezwzględne, względne lub z substytucją zmiennych środowiskowych (patrz sekcja poniżej).

Aby biblioteka została poprawnie odczytana, należy wybrać odpowiedni typ wtyczki. KiCad obsługuje obecnie tylko wtyczkę Legacy dla plików bibliotek symboli w dotychczasowym formacie.

Istnieje również pole opisu, w którym można dodać opis dla każdej pozycji. Pole z opcjami nie jest obecnie używane więc dodawanie opcji nie będzie miało żadnego wpływu na ładowanie bibliotek.

- Pamiętaj, że nie może być duplikatów nazw skrótowych bibliotek w tej samej tabeli. Można jednak duplikować nazwy skrótoe pomiędzy tabelą globalną i tabelą specyficzną dla projektu.
- Pozycja w tabeli specyficznej dla projektu będzie miała pierwszeństwo przed pozycją w tabeli globalnej, gdy wystąpią takie same nazwy skrótoe w obu tabelach.
- Gdy wpisy zostaną zdefiniowane w tabeli specyficznej dla projektu, plik z `sym-lib-table` zawierający te wpisy zostanie zapisany w folderze aktualnie otwartego projektu.

### 5.1.5 Substytucja zmiennych środowiskowych

Jedną z najpotężniejszych funkcji tablicy bibliotek symboli jest mechanizm substytucji zmiennych środowiskowych. Pozwala to na zdefiniowanie niestandardowych ścieżek do miejsc przechowywania bibliotek symboli w tych zmiennych. Podstawianie nazw zmiennych środowiskowych jest obsługiwane za pomocą składni: `${NAZWA_ZMIENNEJ}` którą to umieszcza się w ścieżce do biblioteki.

Domyślnie, KiCad samodzielnie definiuje **dwie zmienne**:

- zmienna `KIPRJMOD` wskazuje zawsze na bieżący folder gdzie zapisano aktywny projekt. `KIPRJMOD` nie może być modyfikowana.
  - zmienna `KICAD_SYMBOL_DIR` wskazuje ścieżkę gdzie znajdują się domyślne biblioteki symboli instalowane razem z programem KiCad.
-

Możesz nadpisać zmienną `KICAD_SYMBOL_DIR` definiując jej zawartość samodzielnie w menu **Preferencje** → **Skonfiguruj ścieżki dostępu**, co pozwala na zastąpienie bibliotek domyślnych programu KiCad własnymi.

`KIPRJMOD` pozwala na przechowywanie bibliotek w folderze projektu bez definiowania bezwzględnej ścieżki (która nie zawsze jest znana).

### 5.1.6 Zakres stosowania

Biblioteki symboli można definiować globalnie lub dla aktualnie załadowanego projektu. Biblioteki symboli zdefiniowane w globalnej tabeli użytkownika są dostępne zawsze i są przechowywane w pliku `sym-lib-table` w folderze domowym użytkownika. Tablica bibliotek symboli specyficznych dla projektu jest aktywna tylko dla aktualnie otwartego pliku projektu.

Każda z tych metod ma swoje wady i zalety. Zdefiniowanie wszystkich bibliotek w tabeli globalnej oznacza, że będą one zawsze dostępne w razie potrzeby. Wadą tego rozwiązania jest to, że czas ich ładowania znacznie wzrośnie.

Definiowanie wszystkich bibliotek symboli w ustawieniach konkretnego projektu oznacza, że ładowane są tylko biblioteki wymagane dla projektu co zmniejsza ich czas ładowania. Wadą jest to, że zawsze należy pamiętać o skonfigurowaniu wymaganych bibliotek dla każdego projektu.

Jednym ze sposobów użycia mogłoby być zdefiniowanie powszechnie używanych bibliotek globalnie, a bibliotek wymaganych tylko dla projektu w tabelach bibliotek specyficznych dla projektu. Nie pod tym względem żadnych ograniczeń.

### 5.1.7 Remapowanie projektów z poprzednich wersji

Podczas ładowania schematu utworzonego przed implementacją tablicy biblioteki symboli, program Eeschema spróbuje zmapować łącza biblioteki symboli na schemacie z odpowiednimi symbolami w tablicy bibliotek. Sukces tego procesu zależy od kilku czynników:

- oryginalne biblioteki użyte w schemacie są nadal dostępne i niezmienione od momentu dodania symbolu do schematu.
- wszystkie operacje ratunkowe zostały wykonane po wykryciu potrzeby utworzenia biblioteki ratunkowej lub aktualizacji istniejącej biblioteki ratunkowej.
- integralność symboli bibliotecznych w pamięci podręcznej projektu nie została naruszona.



#### Ostrzeżenie

Remapowanie spowoduje utworzenie kopii zapasowej wszystkich plików, które zostały zmienione podczas ponownego mapowania w folderze `rescue-backup` w folderze projektu. Zawsze należy utworzyć kopie zapasowe projektu przed zmianą przypisać na wypadek gdyby coś poszło nie tak.



#### Ostrzeżenie

Operacja odzyskiwania jest wykonywana nawet jeśli została wyłączona, aby zabezpieczyć poprawność symboli do procesu ponownego mapowania. Nie powinno się anulować tej operacji, inaczej ponowne mapowanie się nie powiedzie. Wszelkie uszkodzone łącza symboliczne muszą wtedy zostać naprawione ręcznie.

---

---

**Notatka**

Jeśli oryginalne biblioteki zostały usunięte, a akcja odzyskiwania nie została wykonana, może w ostateczności być użyta biblioteka z pamięcią podręczną symboli w celu ich odzyskiwania. Aby z takiej opcji skorzystać należy skopiować bibliotekę pamięci podręcznej pod nową nazwą i dodać ją jako nowy plik biblioteki na początek listy bibliotek przy użyciu poprzedniej wersji programu Eeschema, sprzed implementacji tabeli bibliotek symboli.

---

## Rozdział 6

# Tworzenie i edycja schematu

### 6.1 Wprowadzenie

Schemat może zostać przedstawiony na jednym arkuszu, ale głównie będzie to jednak wymagać kilku arkuszy.

Schemat prezentowany na kilku arkuszach jest zwany schematem hierarchicznym, a wszystkie te arkusze (każdy reprezentowany przez własny plik) stanowi dla Eeschema projekt. Operacje na arkuszach hierarchicznych będą opisane w rozdziale [Schematy hierarchiczne](#).

### 6.2 Uwagi ogólne

Schemat zaprojektowany za pomocą Eeschema jest czymś więcej niż tylko prostą reprezentacją graficzną urządzenia elektronicznego. Zwykle jest punktem wyjścia dla łańcucha rozwoju, który umożliwia:

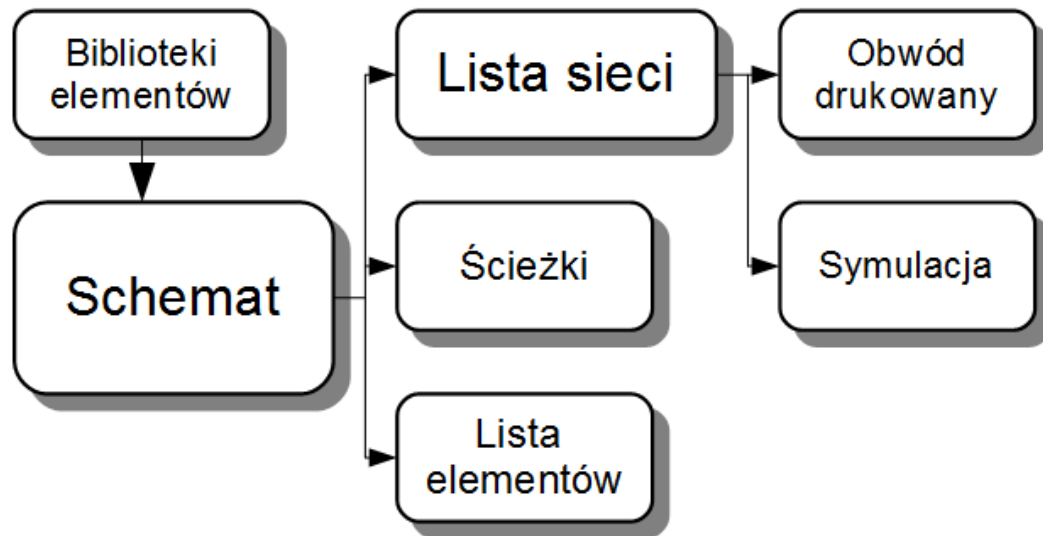
- Walidację za pomocą zbioru reguł ([ERC](#)) by wykryć proste błędy oraz braki na schemacie.
- Automatyczne wygenerowanie listy materiałowej ([BOM](#)).
- [Generowanie listy sieci](#) dla oprogramowania do symulacji, takiego jak Spice.
- [Generowanie listy sieci](#) dla oprogramowania do projektowania obwodów drukowanych PCB.

Schemat składa się głównie z elementów, połączeń między nimi, etykiet, węzłów, magistral i portów zasilania. Dla zwiększenia czytelności schematu, można umieścić elementy graficzne takie jak: wejścia do magistral, komentarze i linie przerywane do budowy ramek.

---




## 6.3 Proces tworzenia

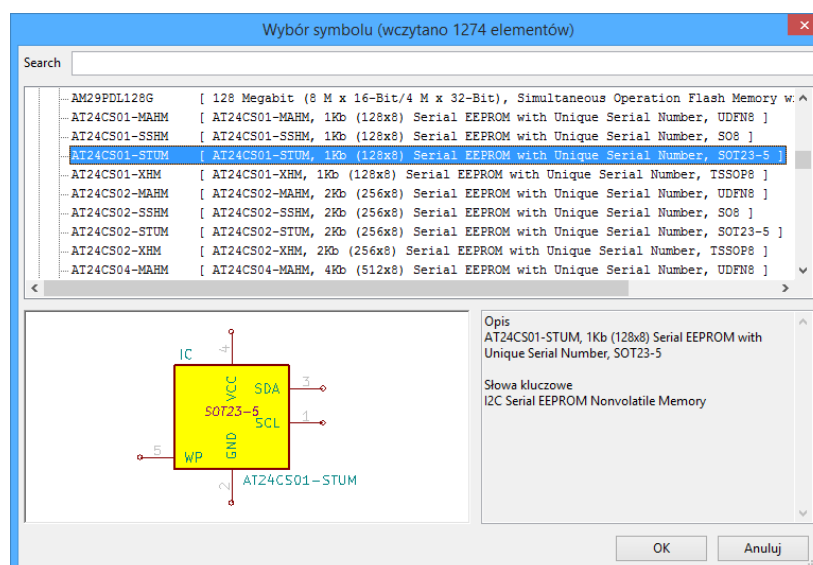


Komponenty są dodawane do schematu z bibliotek symboli. Po utworzeniu schematu, generowana jest lista sieci, która jest później używana w celu importu zbioru połączeń oraz footprintów do Pcbnew.

## 6.4 Wstawianie i edycja komponentów

### 6.4.1 Wyszukiwanie i wstawianie komponentów

Aby umieścić komponent na schemacie należy użyć narzędzia wywoływanego za pomocą ikony . Pojawi się okienko dialogowe, które pozwoli na wybranie komponentu.



Okno dialogowe wyboru symbolu filtruje symbole po nazwie, słowach kluczowych lub opisu w zależności od tego co zostanie wpisane w pole wyszukiwania. Można też użyć zaawansowanych filtrów wpisując je:

- **Symbole wieloznaczne:** użycie znaków ? oraz \* oznacza odpowiednio "dowolny znak" oraz "dowolny ciąg znaków".
- **Operatory relacji:** jeśli opisy elementów lub słowa kluczowe zawierają tagi w formacie "Klucz:123", można wyszukiwać względnie wpisując "Klucz>123"(większe niż), "Klucz<123"(mniejsze niż), itd. Liczby mogą zawierać także jeden z następujących sufiksów:

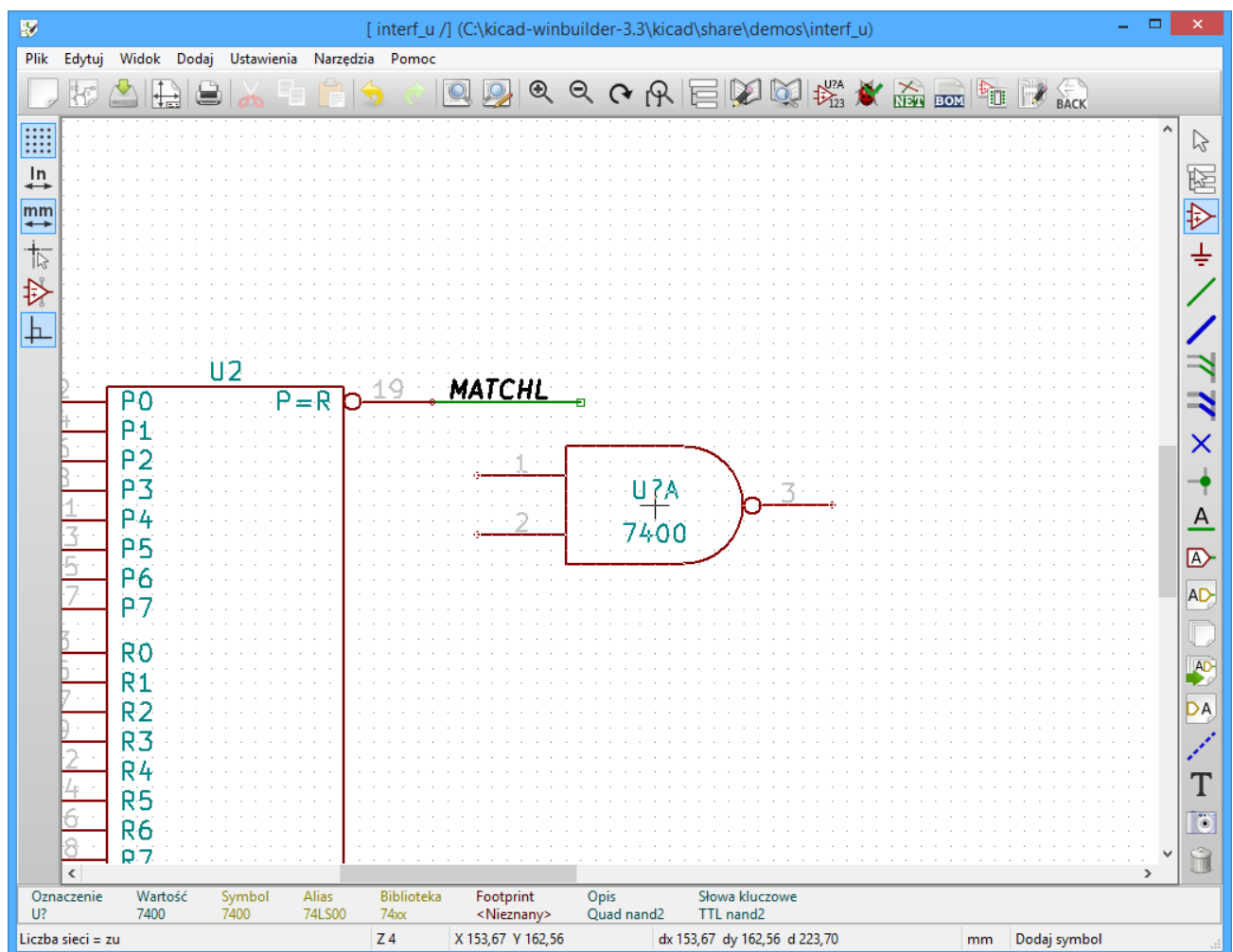
p	n	u	m	k	meg	g	t
$10^{-12}$	$10^{-9}$	$10^{-6}$	$10^{-3}$	$10^3$	$10^6$	$10^9$	$10^{12}$

ki	mi	gi	ti
$2^{10}$	$2^{20}$	$2^{30}$	$2^{40}$


- **Wyrażenie regularne:** Jeśli znasz wyrażenia regularne, można je również wykorzystać. Użyty styl wyrażen regularnych to **Zaawansowany styl wyrażen regularnych wxWidgets**, który jest podobny do wyrażen regularnych Perl-a.

Przed umieszczeniem symbolu na schemacie można go obracać, odbijać oraz modyfikować jego pola, zarówno z użyciem klawiszy skrótów jak i menu kontekstowego wywoływanego prawym klawiszem myszy. Wszystkie te operacje można też wykonać już po umieszczeniu symbolu.

Poniższy obrazek pokazuje symbol podczas operacji wstawiania go do schematu:



## 6.4.2 Porty zasilania

Port zasilania to także element (symbole te zostały zgrupowane w bibliotece `power.lib`), wobec czego można go umieszczać tak samo jak inne elementy. Jednakże, ponieważ są to elementy używane dość często, dostępne jest specjalne narzędzie wywoływane za pomocą ikony . Narzędzie to jest podobne do poprzednio przedstawionego, z tą różnicą, że odwołuje się bezpośrednio do biblioteki `power`, skracając czas potrzebny na przeszukanie bibliotek.

## 6.4.3 Edycja / modyfikacja elementów (umieszczonych na schemacie)

Są dwie możliwości edycji symbolu:

- Modyfikacja samego elementu: położenie, orientacja, wybór części dla elementu wieloczęściowego.
- Modyfikacja jednego z pól elementu: *Oznaczenie*, *Wartość*, *Footprint*, lub inne.

Gdy element został właśnie umieszczony na schemacie, może zaistnieć potrzeba zmiany jego wartości (szczególnie dla rezystorów, kondensatorów, itp.), ale nie ma sensu natychmiastowego przypisania temu elementowi jego oznaczenia, lub wyboru części składowej dla elementów wieloczęściowych (poza symbolami z zablokowanymi częściami składowymi, które trzeba określić ręcznie). Wybór elementów składowych może być wykonany automatycznie podczas procesu numeracji schematu.

### 6.4.3.1 Modyfikacja symboli

W tym celu należy umieścić kursor myszy na elemencie, a następnie:

- Kliknąć dwukrotnie na elemencie aby otworzyć okno dialogowe z właściwościami elementu z opcjami jego pełnej edycji.
- Kliknąć prawym przyciskiem myszy, aby otworzyć menu podręczne, i użyć jednego z wyświetlonych poleceń: "Prze-suń", "Źorientuj", "Edytuj", "Usuń", itp.

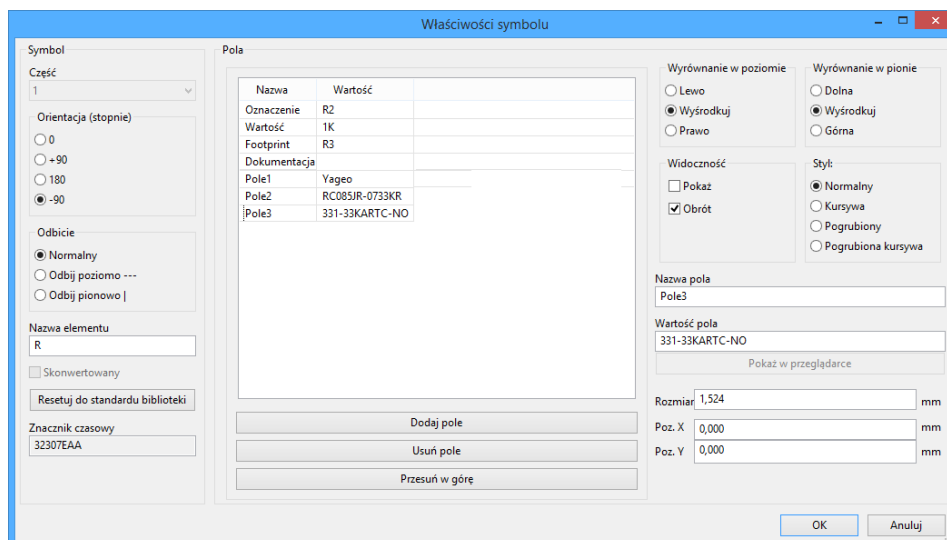
### 6.4.3.2 Modyfikacja pól tekstowych elementów

Można dokonać modyfikacji oznaczeń, wartości, pozycji, orientacji, rozmiaru i widoczności pól:

- Kliknąć dwukrotnie na pole tekstowe aby go zmienić.
- Kliknąć prawym przyciskiem myszy, aby otworzyć menu podręczne, i użyć jednego z wyświetlonych poleceń: "Prze-suń", "Źorientuj", "Edytuj", "Usuń", itp.

W celu edycji bardziej zaawansowanej, lub w celu stworzenia pola; należy kliknąć dwukrotnie na element, by otworzyć okno dialogowe "Właściwości elementu".

---



Każde pole może być widoczne lub nie oraz wyświetlane poziomo lub pionowo. Wyświetlana pozycja jest zawsze pokazywana dla normalnie wyświetlanego elementu (bez obrotu lub lustra) i odnosi się do punktu aktywnego elementu.

Przycisk „Zresetuj do standardu biblioteki” przywraca element do zerowej orientacji, oraz przywraca domyślne opcje, wielkość i położenie każdego z pól. Jednakże, zawartość pól nie jest modyfikowana, gdyż mogłoby to doprowadzić do przekłamań na schemacie.

## 6.5 Połączenia, Magistrale, Etykiety i Symbole zasilania

### 6.5.1 Wprowadzenie

Wszystkie te elementy rysunkowe mogą zostać umieszczone na schemacie za pomocą narzędzi z prawego pionowego paska narzędziowego.

Te elementy to:

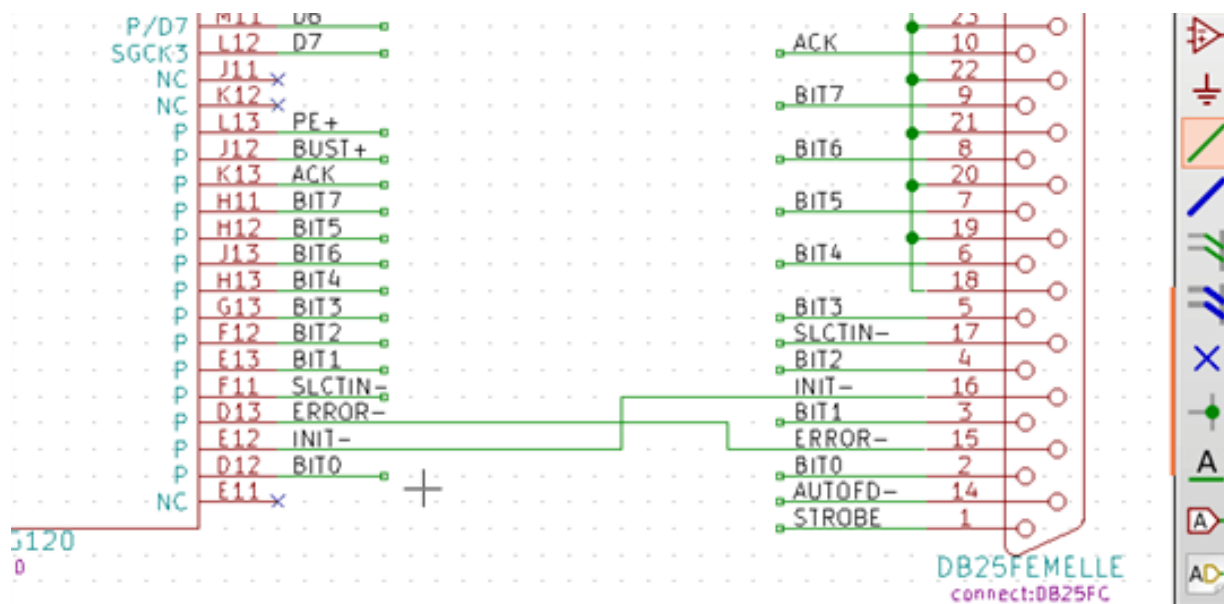
- **Połączenia:** zwykle do łączenia elementów bezpośrednio.
- **Magistrale:** do łączenia sygnałów w magistrale.
- **Linie łamane:** dla graficznych prezentacji.
- **Węzły:** by wymusić połączenia pomiędzy przecinającymi się połączeniami lub magistralami.
- **Wejścia magistral:** by pokazać, że dane połączenie wchodzi w skład magistrali.
- **Etykiety:** do nadawania nazw połączeniom w aktywnym arkuszu.
- **Etykiety globalne:** do połączeń pomiędzy arkuszami.
- **Teksty** do umieszczania komentarzy lub adnotacji.
- Symbol **Ńie połączone** by wskazać pin, który nie wymaga żadnego połączenia.
- **Arkusze hierarchiczne**, oraz ich wyprowadzenia.

## 6.5.2 Połączenia (Łączy i etykiety)

Są dwie możliwości tworzenia połączeń:

- Połączenia bezpośrednie pomiędzy wyprowadzeniami.
- Połączenia z pomocą etykiet.

Poniższy obrazek pokazuje obie te metody:



### Uwaga 1:

Punktem "kontaktu"(lub podpięcia) etykiet to dolny lewy narożnik pierwszej litery z lewej strony. Punkt ten jest wyróżniony małym prostokątem gdy nie ma połączenia.

Aby etykieta była brana pod uwagę, punkt ten musi być w kontakcie z połączeniem lub nakładać się na styku połączenia z wyprowadzeniem.

### Uwaga 2:

By nawiązać połączenie, jeden z segmentów połączenia musi być dołączony swoim końcem do innego zakończenia segmentu lub do punktu aktywnego u wyprowadzenia elementu.

Jeśli połączenie się nakłada na wyprowadzenie (gdy połączenie przechodzi przez wyprowadzenie ale nie trafia w jego punkt aktywny), wtedy takie połączenie nie jest prawidłowym połączeniem.

### Uwaga 3:

Połączenia przecinające się nie są domyślnie łączone. W takich przypadkach konieczne jest manualne połączenie ich za pomocą węzła.

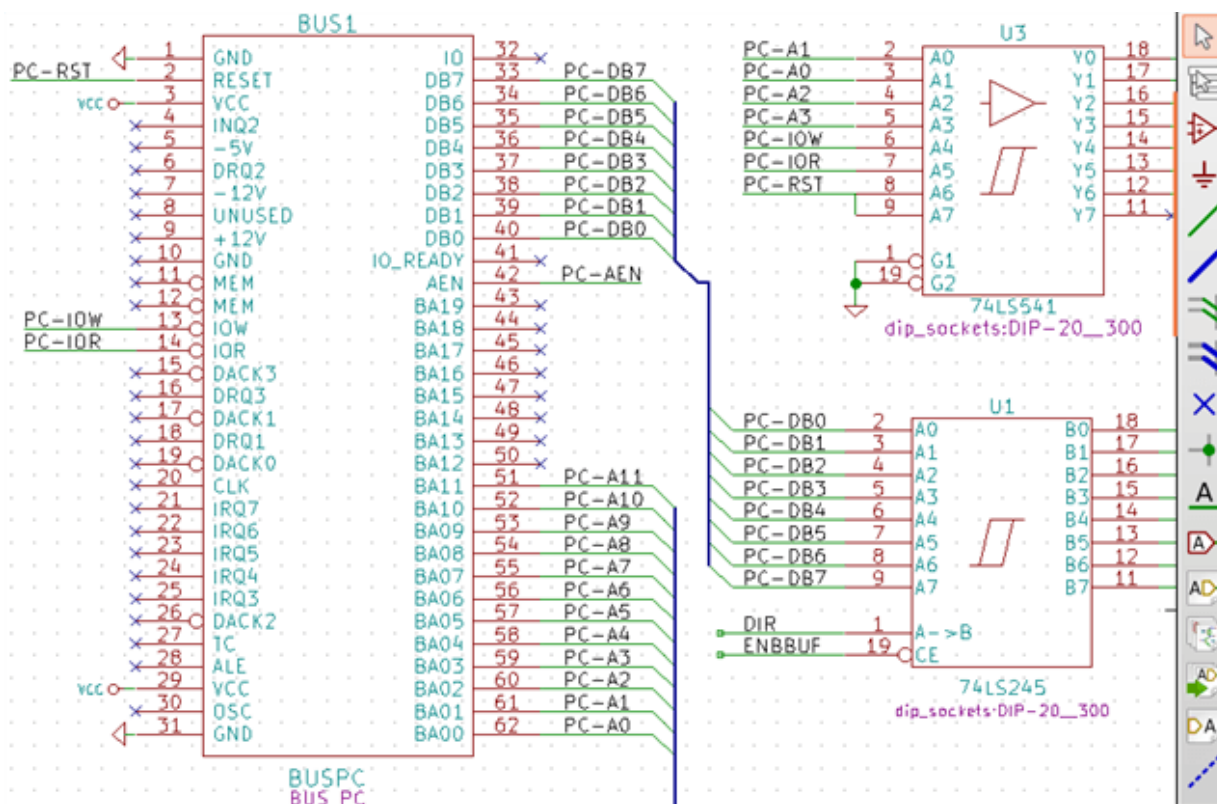
Poprzedni rysunek (połączenia doprowadzone do szpilek 22, 21, 20, 19 złącza DB25FEMALE) ukazuje taki przypadek połączeń za pomocą węzła.

### Uwaga 4:

Jeśli dwie różne etykiety są umieszczone na tym samym połączeniu, zostają one połączone ze sobą i stają się równoważne: wszystkie inne elementy związane z jedną lub drugą etykietą zostają połączone razem.

### 6.5.3 Połączenia - Magistrale

Na poniższym schemacie, wiele pinów jest połączonych z magistralami.



#### 6.5.3.1 Składniki magistral

Z punktu widzenia schematu, magistrala jest zbiorem sygnałów, począwszy od wspólnego prefiksu, a skończywszy na liczbie. Przykładowo, PCA0, PCA1, PCA2 są członkami magistrali PCA.

Cała magistrala jest zwana PCA[N...m], gdzie N i m to pierwszy i ostatni numer połączenia tej magistrali. Zatem, jeśli PCA posiada 20-tu członków od 0 do 19, kompletna magistrala to PCA [0..19]. Ale zbiór sygnałów, takich jak PCA0, PCA1, PCA2, WRITE, READ nie może być zawarty w magistrali.

#### 6.5.3.2 Połączenia pomiędzy składnikami magistral

Wyprowadzenia między tymi samymi członkami magistrali muszą być połączone poprzez etykiety. Nie jest możliwe bezpośrednie połączenie pinu z magistralą; ponieważ takie połączenia będą ignorowane przez Eeschema.

W powyższym przykładzie, połączenia wykonane są za pomocą etykiet umieszczonych na połączeniach podłączonych do wyprowadzeń. Połączenia poprzez wejścia do magistral (odcinki połączeń pod kątem 45 stopni) mają wyłącznie wartość estetyczną, i nie są konieczne na poziomie czystego schematu.

W rzeczywistości, ze względu na polecenie powtórzenia (klawisz *Insert*), połączenia mogą być bardzo szybko wykonane tym sposobem, jeśli wyprowadzenia elementu są ustawione w porządku rosnącym (częsty przypadek w praktyce, na przykład w pamięciach, procesorach...):

- Najpierw należy umieścić pierwszą etykietę (np. PCA0)
- Użyć polecenia powtórzenia tyle razy ile potrzeba, aby umieścić kolejne etykiety. Eeschema automatycznie utworzy następne etykiety (PCA1, PCA2 ...) pionowo, teoretycznie w miejscu innych wyprowadzeń.
- Narysować połączenie pod pierwszą z etykiet. Następnie użyć polecenia powtarzania umieszczając dalsze połączenia pod etykietami.
- W razie potrzeby umieścić wejścia do magistrali w ten sam sposób (Umieścić pierwsze wejście, a następnie użyć polecenia powtarzania).

---

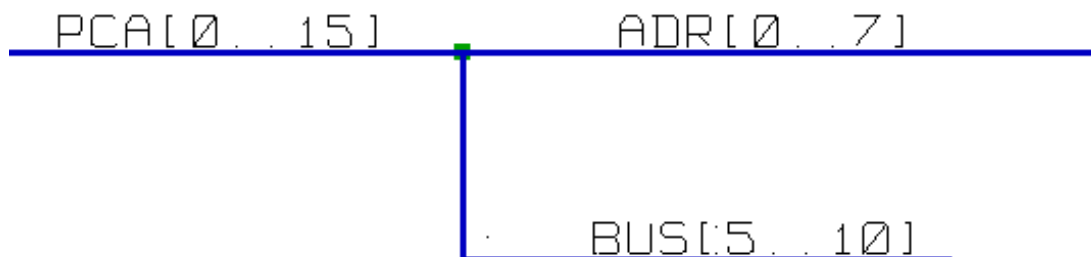
**Notatka**

W menu **Ustawienia** → **Opcje edytora schematów**, można ustalić parametry powtarzania:

- Przeskok w pionie.
  - Przeskok w poziomie.
  - Przyrost etykiety (który może być dodatni np. 2, 3. lub ujemny -2, -3).
- 

### 6.5.3.3 Globalne połączenia pomiędzy magistralami

Konieczne może być też połączenie pomiędzy magistralami, w celu połączenia dwóch magistral o różnych nazwach, lub w przypadku hierarchii, do tworzenia połączeń między różnymi arkuszami. Można dokonać tych połączeń w następujący sposób.



Magistrale PCA [0..15], ADR [0..7] oraz BUS [5..10] są ze sobą połączone (Należy zwrócić uwagę na węzeł, ponieważ segment pionowej magistrali łączy się w środku poziomego segmenty magistrali).

Dokładniej, odpowiedni członkowie każdej z magistral są ze sobą złączeni: PCA0, ADR0 są połączone (tak samo jak PCA1 i ADR1 ...PCA7 i ADR7).

Ponadto PCA5, BUS5 i ADR5 są podłączone (tak jak PCA6, BUS6 i ADR6 jak PCA7, BUS7 i ADR7).

A także PCA8 i BUS8 są podłączone (podobnie jak PCA9 i BUS9, PCA10 i BUS10).

---

### 6.5.4 Połączenia z symbolami zasilania

Gdy wyprowadzenia zasilania elementów są widoczne, muszą być podłączone tak, jak inne sygnały.


Symbole takie jak bramki logiczne, przerzutniki mogą posiadać niewidoczne piny zasilania. Należy mieć to na uwadze, ponieważ:

- Nie można ich połączyć, ze względu na ich niewidzialność.
- Nie znamy ich nazw.

Poza tym, złym pomysłem będzie ich uwidocznienie i łączenie tak jak inne wyprowadzenia, bo schemat stanie się nieczytelny, i nie będzie zgody z przyjętą konwencją.

#### Notatka

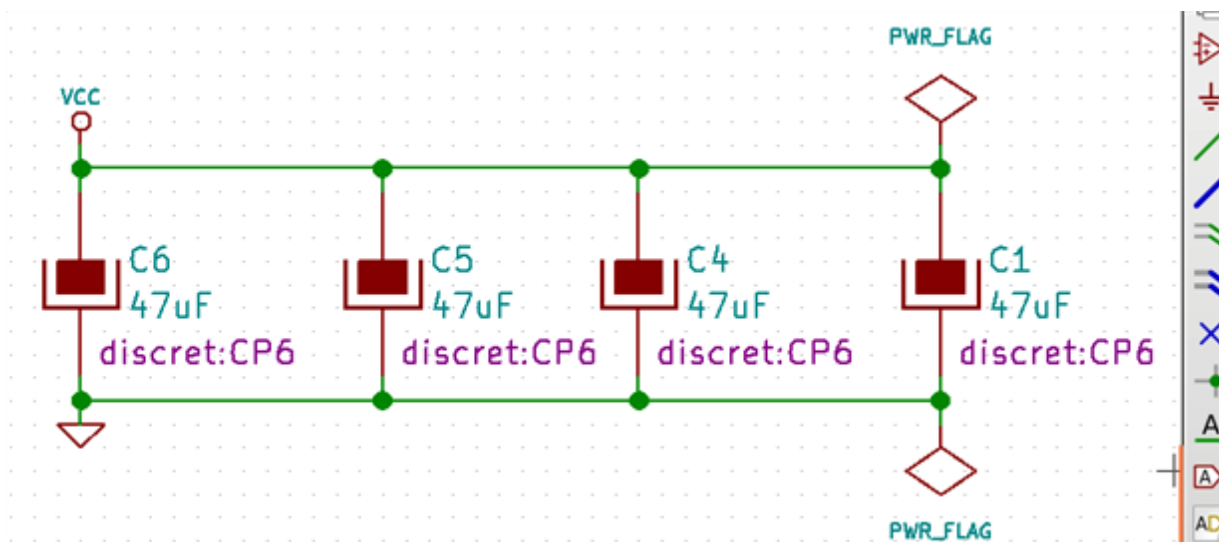
Jeśli chcemy aby były one widoczne, należy zaznaczyć opcję "Pokaż ukryte piny" w oknie dialogowym **Ustawienia** →

**Opcje edytora schematów** dostępnym z głównego menu aplikacji, lub za pomocą ikony  znajdującej się na lewym pasku narzędzi (pasek opcji).

Eeschema automatycznie łączy niewidoczne piny zasilania o tej samej nazwie do sieci o tej samej nazwie. Może być zatem potrzeba jawnego połączenia pinów zasilania o różnych nazwach (np. "GND" w symbolach TTL i "VSS" w symbolach CMOS); za pomocą dwóch portów zasilania.

Nie należy w tym celu używać etykiet, które mają tylko *lokalne* możliwości łączeniowe i nie mogą łączyć niewidocznych wyprowadzeń zasilania.

Poniższy rysunek przedstawia przykład połączenia portów zasilania.



W tym wypadku, masa (GND) jest połączona z portem zasilania o nazwie VSS, a port zasilania VCC jest połączony do VDD.


Widoczne są też dwa symbole PWR\_FLAG. Informują one, że dwa porty zasilania VCC i GND są rzeczywiście podłączone do źródła napięcia zasilania. Bez tych dwóch flag, narzędzie ERC wykaże ostrzeżenie: *Ostrzeżenie: pin podłączony do innych pinów ale brak pinu sterowania.*

Wszystkie te symbole są elementami biblioteki **power**.





### 6.5.5 Flaga “Nie połączone”

Te symbole są bardzo użyteczne by narzędzie do sprawdzania poprawności schematu (ERC) nie zwracało ostrzeżeń. Narzędzie ERC sprawdza m.in. czy występują niepodłączone wyprowadzenia na schemacie.

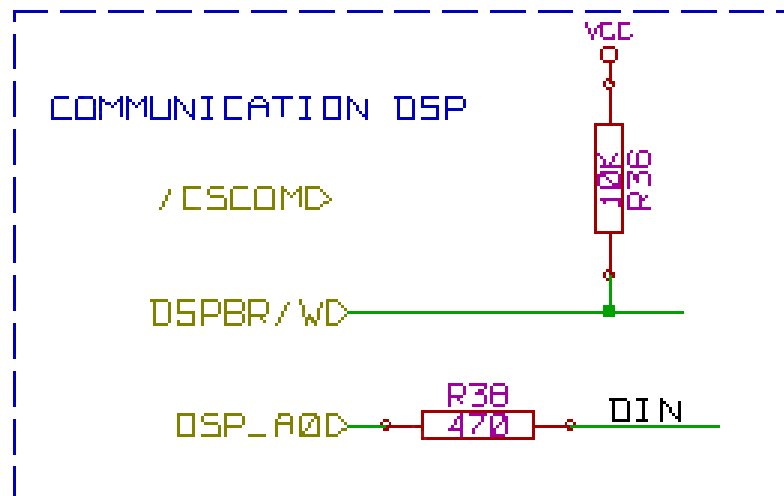
Jeśli wyprowadzenia muszą pozostać niepodłączone, wymagane jest aby dołączyć do tych wyprowadzeń specjalny symbol “Nie połączone” (narzędziem ). Symbole te nie mają żadnego wpływu na tworzone listy połączeń.

## 6.6 Elementy uzupełniające

### 6.6.1 Komentarze

Mogą być bardzo użyteczne (na przykład do pełnego zrozumienia zawartości schematu) w celu umieszczenia na schemacie pól tekstowych i ramek. Do tego celu przeznaczone są Pola tekstowe (narzędzie ) oraz Linie przerywane (narzędzie ) , w przeciwieństwie do etykiet i połączeń, które są elektrycznymi elementami łączącymi.

Przykład ramki z zawartością w postaci tekstu.



### 6.6.2 Tabelka

Ramka tytułowa jest modyfikowana za pomocą narzędzia .

**Ustawienia strony**

Papier	Parametry tabliczki tytułowej
Rozmiar: A3 297x420mm	Liczba arkuszy: 1    Numer arkusza: 1
Orientacja: Poziono	Data wydania 18 dec 2011    <-    2014-03-10 <input type="checkbox"/> Przenieś na inne arkusze
Rozmiar użytkownika: Wysokość: 279,40    Szerokość: 431,80	Rewizja 2B <input type="checkbox"/> Przenieś na inne arkusze
Podgląd	Tytuł INTERFACE UNIVERSEL <input type="checkbox"/> Przenieś na inne arkusze
	Firma KICAD <input type="checkbox"/> Przenieś na inne arkusze
	Komentarz 1 Comment 1 <input type="checkbox"/> Przenieś na inne arkusze
	Komentarz 2 Comment 2 <input type="checkbox"/> Przenieś na inne arkusze
	Komentarz 3 Comment 3 <input type="checkbox"/> Przenieś na inne arkusze
	Komentarz 4 Comment 4 <input type="checkbox"/> Przenieś na inne arkusze
	Plik definicji układu strony pagelayout_logo.kicad_wks <input type="button" value="Przeglądaj"/>
	<input type="button" value="OK"/> <input type="button" value="Anuluj"/>

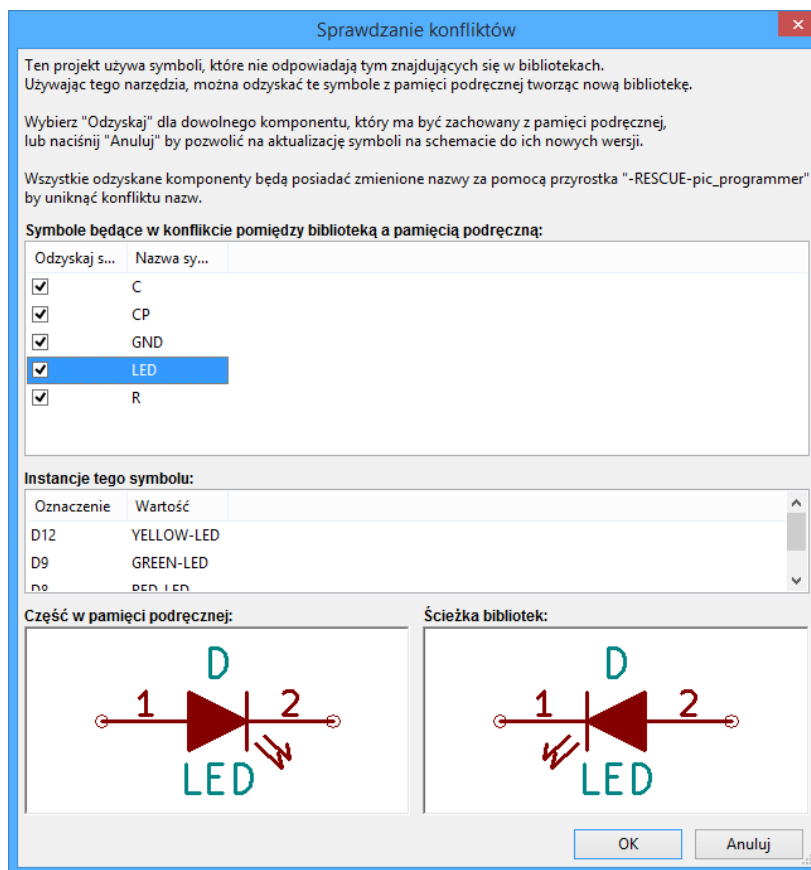
Comment 4		
Comment 3		
Comment 2		
Comment 1		
KICAD		
Arkusz: /		
Plik: interf_u.sch		
<b>Tytuł: UNIVERSAL INTERFACE</b>		
Rozmiar: A3	Data: Sun 22 Mar 2015	<b>Wersja: 2B</b>
KiCad E.D.A. kicad (2015-04-03 BZR 5571)-product	Indeks: 1/1	

Numer arkusza (Sheet X/Y) jest automatycznie aktualizowany.

## 6.7 Odzyskiwanie symboli z pamięci cache

Domyślnie, Eeschema wczytuje symbole z bibliotek jakie znajdują się w ścieżkach przeszukiwań. Może to stanowić problem gdy wczytywany jest bardzo stary projekt: jeśli symbole w bibliotekach użyte na schemacie zostały zmienione od tamtego czasu, istniejące symbole na schemacie byłyby automatycznie zmienione przez ich nowsze wersje. Nowe wersje mogą mieć poprzesuswane lub inaczej zorientowane piny, co doprowadziłoby do przekłamań na schemacie.

Jednakże, w czasie zapisu schematu, razem z nim zapisywana jest pamięć cache z użytymi symbolami. Pozwala to na rozpowszechnianie schematu bez pełnego zestawu bibliotek. Jeśli wczytywany będzie projekt gdzie symbole występują zarówno w pamięci cache i w bibliotekach programu, Eeschema dokona porównania obu wersji symboli. Konflikty pomiędzy nimi zostaną wyszczególnione w poniższym oknie dialogowym:



Na podstawie tego przykładu można zobaczyć, że projekt w oryginale używał diod z katodą skierowaną w prawo, ale biblioteka zawiera już diody z katodą skierowaną w lewo. Ta zmiana mogłaby zrujnować cały projekt! Kliknięcie OK spowoduje, że starsze symbole zostaną zapisane do "biblioteki ratunkowej", i wszystkie komponenty używające tego symbolu zostaną podmienione na te umieszczone w bibliotece ratunkowej.

Jeśli naciśnięty zostanie przycisk Anuluj, żaden proces odzyskiwania nie zostanie przeprowadzony i Eeschema domyślnie załaduje nowe wersje symboli. Jeśli zapiszesz schemat teraz, pamięć cache zostanie nadpisana i starsze wersje symboli staną się niedostępne. Jeśli schemat nie był jeszcze zapisany, można nadal wrócić i uruchomić funkcję odzyskiwania ponownie: wybierając polecenie **Narzędzia** → **Odzyskaj poprzednie komponenty** co ponownie wywoła okno odzyskiwania.

Jeśli użytkownik nie chce by to okno dialogowe się pokazywało, może zaznaczyć opcję **Źle pokazuj ponownie**. Będzie to oznaczało, że operacje porównania nie będą przeprowadzane i nowe symbole będą ładowane domyślnie. Opcję tą można wyłączyć w oknie ustawień bibliotek.

## Rozdział 7


# Schematy o strukturze hierarchicznej

### 7.1 Wprowadzenie

Hierarchiczna reprezentacja jest szczególnie dobrym rozwiązaniem dla projektów większych niż kilka arkuszy. Jeśli chcielibyśmy zarządzać tego rodzaju projektem, niezbędne będzie:

- Użycie dużych arkuszy, co spowoduje problem z drukowaniem i obsługą.
- Wykorzystanie kilku arkuszy, która tym samym doprowadzi do stworzenia hierarchii.

Cały schemat następnie składa się w głównym arkuszu schematu zwanym arkuszem nadrzędnym (głównym) i arkuszy podrzędnych stanowiących hierarchię. Co więcej, umiejętny podział projektu na oddzielne arkusze często poprawia jego czytelność.

Z arkusza głównego, musi być możliwość odnalezienia dowolnego arkusza podrzędnego. Zarządzanie schematem hierarchicznym jest bardzo proste w Eeschema dzięki zintegrowanemu narzędziu jakim jest "Nawigator" dostępnym za pomocą ikony  na górnym i prawym pasku narzędzi.

Istnieją dwa typy hierarchii, które mogą występować jednocześnie: Pierwszy z nich został właśnie opisany i jest ogólnie używany. Drugi polega na stworzeniu elementów w bibliotece, które pojawiają się jak tradycyjne elementy na schemacie, ale które faktycznie odpowiadają schematom, które opisują ich wewnętrzną strukturę.

Ten drugi typ jest raczej wykorzystany do opracowania układów scalonych, ponieważ w tym przypadku należy skorzystać z bibliotek funkcji w schemacie który rysujemy.

Eeschema obecnie nie obsługuje tego drugiego przypadku.

Hierarchia może być:

- prosta: dany arkusz jest używany tylko raz,
  - złożona: dany arkusz jest używany więcej niż raz (przypadek zwielokrotnienia),
  - płaska, która jest prostą hierarchią, ale połączenia między arkuszami nie są rysowane.
-


Eeschema uznaje wszystkie te hierarchie.

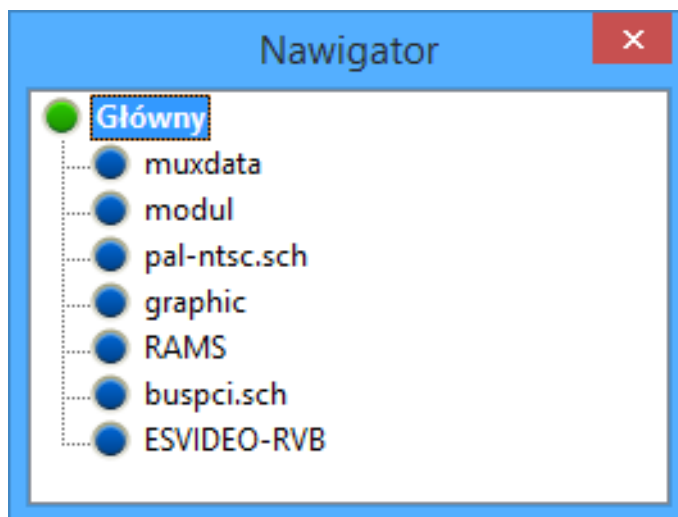
Stworzenie struktury hierarchicznej schematu jest łatwe, gdyż całość hierarchii jest obsługiwana z poziomu schematu głównego, tak jak gdyby był to tylko jeden schemat.

By opanować tworzenie hierarchii należy poznać dwie rzeczy:

- Jak stworzyć arkusz podrzędny.
- Jak zbudować połączenia elektryczne między arkuszami podrzędnymi.

## 7.2 Nawigacja wewnątrz hierarchii

Nawigacja wśród arkuszy podrzędnych jest prosta dzięki narzędziu nawigacji, dostępnego pod ikoną  na głównym pasku narzędzi.






Każdy z arkuszy jest dostępny poprzez kliknięcie w jego nazwę. W celu szybszej nawigacji należy nacisnąć prawym klawiszem na symbolu arkusza i wybrać z menu podręcznego polecenie "Wejdź w arkusz".

By opuścić bieżący arkusz i przejść do arkusza nadrzędnego, należy kliknąć prawym klawiszem myszy w miejscu gdzie nie ma żadnego elementu schematu oraz wybrać polecenie Ópuść arkuszz menu podręcznego lub wykorzystać kombinację klawiszy ALT+Backspace.

## 7.3 Etykiety lokalne, hierarchiczne i globalne

### 7.3.1 Właściwości

Lokalne etykiety, narzędzie  łączą sygnały tylko w bieżącym arkuszu. Hierarchiczne etykiety (narzędzie ) łączą sygnały tylko wewnątrz arkusza z hierarchicznym pinem umieszczonym w arkuszu nadrzędnym.

Etykiety globalne (narzędzie ) łączą sygnały we wszystkich elementach hierarchii. Niewidoczne wyprowadzenia zasilania (typu *wejście zasilania* i *wyjście zasilania*) są traktowane jak globalne etykiety, ponieważ są one postrzegane jako związane między sobą we wszystkich elementach hierarchii.

---

**Notatka**

Wewnątrz hierarchii (prostej lub złożonej) można wykorzystać obie: hierarchiczne jak i globalne etykiety.

---

## 7.4 Podsumowanie


Aby stworzyć hierarchię należy:

- Umieścić w arkuszu głównym symbol zwany symbolem arkusza hierarchicznego”.
- Wejść do nowego schematu (arkusza podrzędnego) za pomocą narzędzi nawigacji i narysować schemat tak jak zwykle.
- Narysować połączenia elektryczne pomiędzy tymi dwoma schematami poprzez umieszczenie Etykiet hierarchicznych w nowym schemacie (arkusza podrzędnym), oraz etykiet zwanych Pinami hierarchicznymi o tej samej nazwie na arkuszu hierarchicznym z arkusza głównego. Te etykiety zostaną dołączone do symbolu w arkuszu głównym jak standardowe wyprowadzenia elementów, tak by móc połączyć je z innymi elementami schematu.

## 7.5 Symbole arkuszy podrzędnych

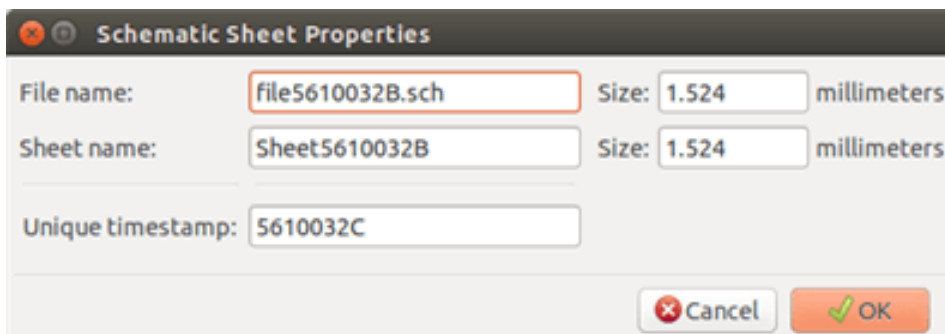
Aby narysować arkusz podrzędny, należy narysować prostokąt symbolizujący arkusz podrzędny.

Rozmiar tego prostokąta musi pozwolić na umieszczenie później etykiet czy pinów hierarchicznych odpowiadających etykiatom hierarchicznym wewnątrz arkusza podrzędnego.

Etykiety te są podobne do zwykłych pinów wyprowadzeń. Należy wybrać narzędzie ukryte pod ikoną .

Kliknąć w miejscu górnego lewego narożnika prostokąta. Kliknąć ponownie w miejscu dolnego prawego narożnika, pozostawiając prostokąt o dostatecznym rozmiarze.

Następnie program poprosi o wpisanie nazwy pliku oraz nazwy arkusza dla tego arkusza podrzędnego (w celu dotarcia do odpowiedniego schematu, z pomocą nawigatora).



Schematic Sheet Properties		
File name:	file5610032B.sch	Size: 1.524 millimeters
Sheet name:	Sheet5610032B	Size: 1.524 millimeters
Unique timestamp:	5610032C	
<div>Cancel OK</div>		

Ostatecznie można podać tylko samą nazwę pliku. Jeśli nie ma nazwy arkusza, nazwa pliku będzie pełniła rolę nazwy arkusza (zwykle tak się robi).

---

## 7.6 Połączenia - Piny hierarchiczne


W tym punkcie stworzone zostaną punkty połączeń (piny hierarchiczne) dla symbolu, który został właśnie utworzony. Te punkty połączeń są podobne do zwykłych wyprowadzeń elementów, jednak z możliwością połączenia kompletnej magistrali za pomocą tylko jednego punktu łączącego.

Są dwie możliwości by wykonać takie połączenia:

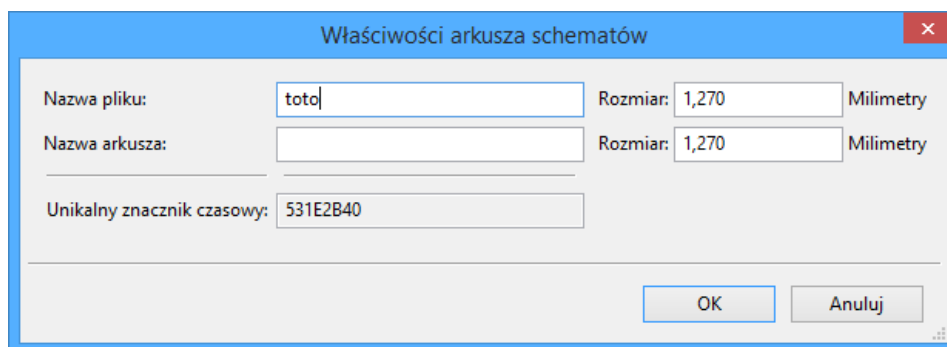
- Umieścić różne piny hierarchiczne w symbolu arkusza przed narysowaniem zawartości arkusza podrzędnego (wstawianie ręczne).
- Umieścić różne piny hierarchiczne po narysowaniu zawartości arkuszy podrzędnych oraz etykiet hierarchicznych (wstawianie półautomatyczne).

Drugie rozwiązanie wydaje się bardziej korzystne.

### Wstawianie ręczne pinów hierarchicznych

- ERC można uruchomić klikając w ikonę .
- Kliknąć na symbolu hierarchicznym gdzie chcielibyśmy utworzyć taki pin.


Poniżej znajduje się przykład tworzenia pinu hierarchicznego nazwanego "CONNECTION":



Można później zdefiniować dodatkowe atrybuty graficzne oraz rozmiar opisu edytując pin hierarchiczny, klikając prawym klawiszem, wybierając polecenie Edycja w podręcznym menu:


Wewnątrz arkusza muszą znaleźć się te same nazwy etykiet hierarchicznych co pinów hierarchicznych. Zapewnienie zgodności pomiędzy nimi musi być przeprowadzone manualnie, dlatego preferowana jest druga metoda opisana niżej.

### Wstawianie półautomatyczne pinów hierarchicznych

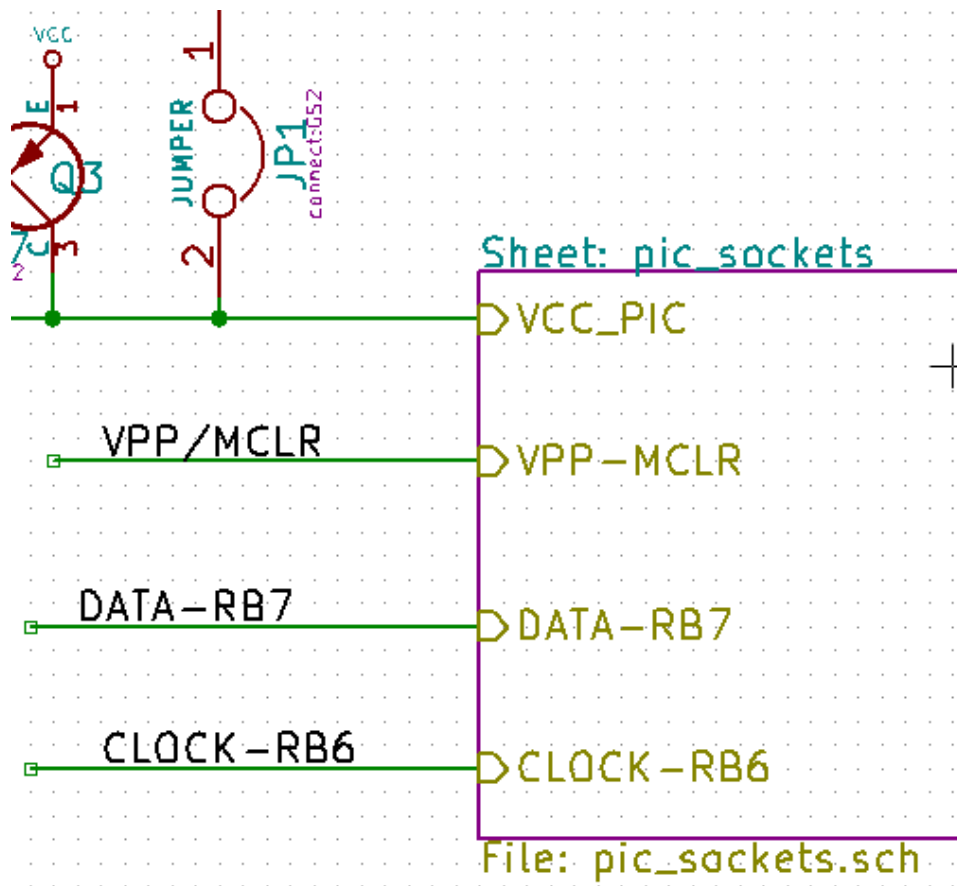
- Wybierz narzędzie .
- Kliknąć na symbol hierarchiczny, z którego chcemy zaimportować piny odpowiadające etykietom hierarchicznym umieszczonym w odpowiednim schemacie. Piny hierarchiczne pojawiają się, jeśli istnieją nowe etykiety, tzn. pominięte zostaną już dodane wcześniej piny.
- Kliknąć w miejscu gdzie taki pin ma się pojawić.

Wszystkie niezbędne piny mogą być więc umieszczone szybko i bez błędów. Przewagą w stosunku do wstawiania ręcznego jest to, że są one zgodne z odpowiednimi etykietami hierarchicznymi jakie istnieją na schemacie.

## 7.7 Etykiety hierarchiczne

Każdy stworzony pin w symbolu arkusza musi odpowiadać etykietie hierarchicznej w arkuszu podrzędnym. Etykiety hierarchiczne są podobne do zwykłych etykiet, ale w przeciwieństwie do nich dostarczają one połączeń pomiędzy arkuszami podrzędnymi a arkuszem głównym (nadrzędnym). Graficzna reprezentacja dwóch etykiet uzupełniających (pinu i etykiety hierarchicznej) jest podobna. Tworzeniem kompletnych etykiet hierarchicznych (piny i HLabel) zajmuje się narzędzie ukryte pod ikoną .

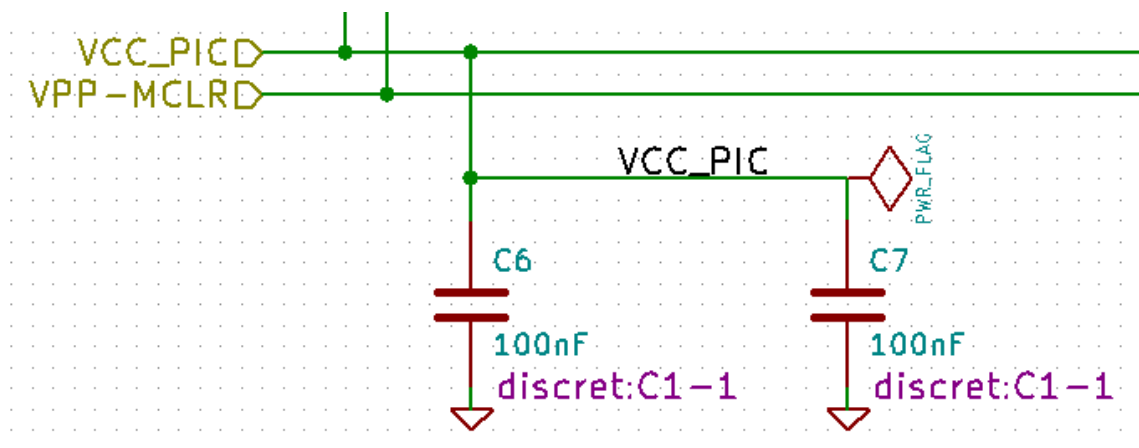
Poniżej znajduje się przykład arkusza głównego:



Należy zwrócić uwagę na pin **VCC\_PIC**, połączony ze złączem **JP1**.

Na następnym rysunku znajdują się odpowiednie połączenia w arkuszu podrzędnym:





Należy zwrócić też uwagę na dwie odpowiadające pinom hierarchicznym etykiety hierarchiczne, pozwalające na zbudowanie połączenia pomiędzy arkuszami hierarchicznymi.

#### Notatka

Za pomocą etykiet hierarchicznych oraz pinów hierarchicznych, istnieje możliwość łączenia dwóch magistral, zgodnie z tym co opisano wcześniej przy opisie ich składników (Magistrala [N. .m]).

### 7.7.1 Etykiety, etykiety hierarchiczne, etykiety globalne oraz piny ukryte

Oto kilka uwag na temat różnych sposobów zapewnienia połączeń innych niż połączenia bezpośrednie.

#### 7.7.1.1 Zwykłe etykiety

Etykiety (zwykłe) mają lokalne możliwości łączeniowe, czyli ograniczone do arkusza schematu w którym się znajdują. Wynika to z faktu, że:

- Każdy arkusz posiada numer arkusza.
- Numer arkusza jest związany z nazwą etykiety.

Dlatego, jeśli umieścimy etykietę "TOTO" na arkuszu nr 3, w rzeczywistości prawdziwa jej nazwa będzie brzmieć "TOTO\_3". Jeśli w arkuszu numer 1 (arkusz główny) również umieścimy etykietę "TOTO" to w rzeczywistości zostanie tam umieszczona etykieta "TOTO\_1", różna od "TOTO\_3". Dzieje się tak zawsze, nawet jeśli istnieje tylko jeden arkusz.

#### 7.7.1.2 Etykiety hierarchiczne

To, co zostało napisane w związku z etykietami prostymi również jest prawdą w stosunku do etykiet hierarchicznych. Zatem w tym samym arkuszu, etykieta hierarchiczna "TOTO" jest uważana za podłączoną do lokalnej etykiety "TOTO", ale nie jest podłączona do etykiety hierarchicznej lub etykiety hierarchicznej o nazwie "TOTO" w innym arkuszu.

Jednak etykieta hierarchiczna jest uważana za podłączoną do odpowiedniego pinu hierarchicznego w symbolu hierarchicznym umieszczonym w arkuszu głównym.

### 7.7.1.3 Ukryte piny zasilania

Jak zostało wcześniej napisane, są one połączone ze sobą gdy posiadają tą samą nazwę. Tak więc wszystkie piny zadeklarowane jako "Ukryte piny zasilania" o nazwie VCC są połączone i tworzą szynę VCC, bez względu na to na którym arkuszu są one umieszczone.

Gdyby etykieta o nazwie VCC została umieszczona na arkuszu podrzędnym, to nie byłaby ona połączona z wyprowadzeniem VCC, ponieważ etykieta byłaby faktycznie VCC\_n, gdzie n to numer arkusza.

Jeśli chcemy, by etykieta VCC była naprawdę podłączona do szyny VCC, będzie trzeba ją jednoznacznie połączyć do ukrytych wyprowadzeń zasilania, dzięki portowi zasilania VCC.

### 7.7.2 Etykiety globalne

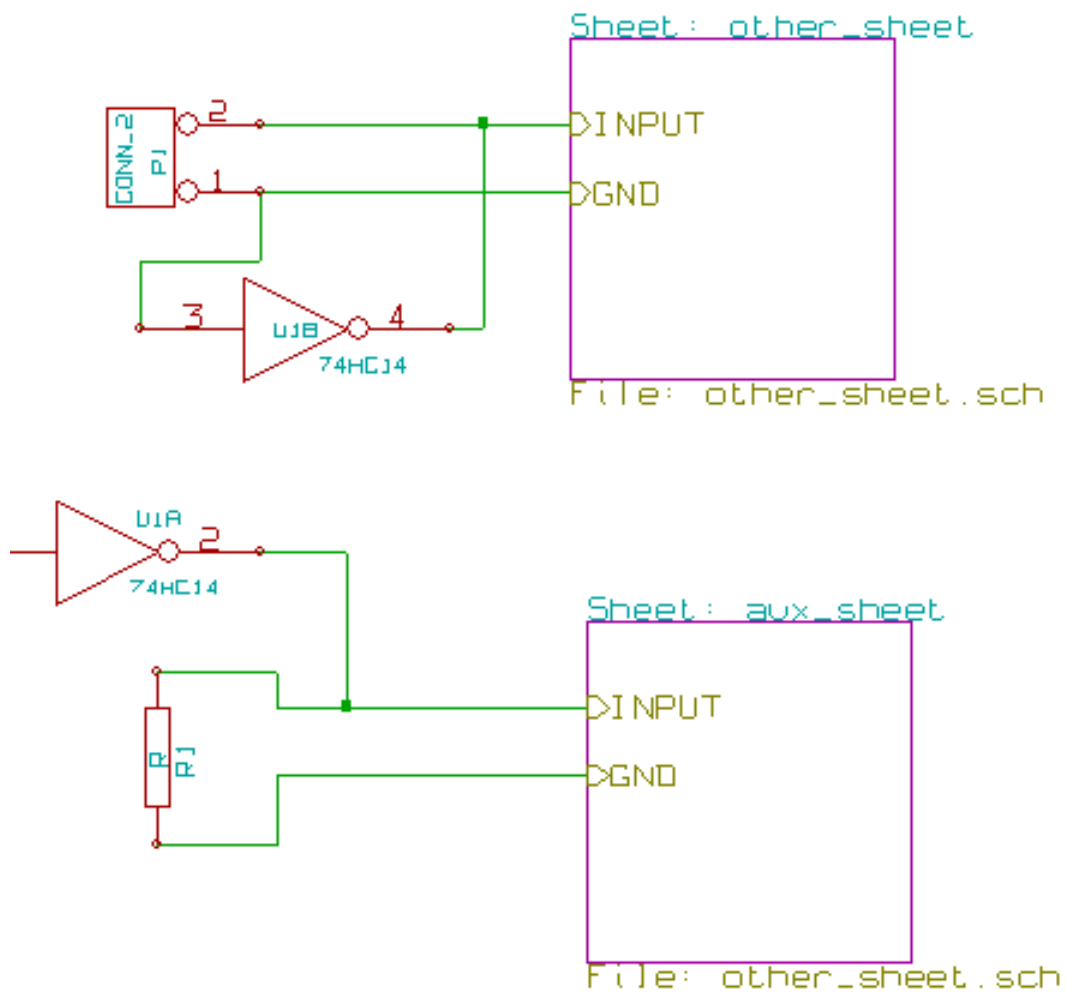
Globalne etykiety, które mają identyczne nazwy połączone są w całej hierarchii.

(Porty zasilania jak np. VCC...są właśnie globalnymi etykietami).

## 7.8 Hierarchia złożona

Przykład takiej hierarchii został zaprezentowany poniżej. Ten sam schemat jest użyty dwukrotnie (dwie instancje). Dwa arkusze współdzielą taki sam schemat, ponieważ nazwa pliku jest taka sama dla dwóch arkuszy (`supply.sch`). Ich nazwy arkuszy jednak muszą pozostać różne.

---



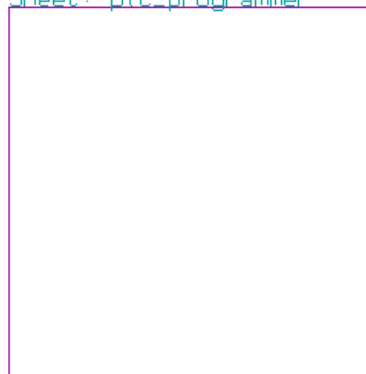
## 7.9 Hierarchia płaska

Można utworzyć projekt z wykorzystaniem wielu arkuszy bez tworzenia połączeń między tymi arkuszami (płaski model hierarchii), jeśli zastosowano następujące reguły:

- Należy stworzyć arkusz główny zawierający inne arkusze, który działa jako łącznik między innymi arkuszami.
- Nie są potrzebne wyraźne połączenia między nimi.
- Wszystkie połączenia między arkuszami zostają wykonane z użyciem etykiet globalnych zamiast etykiet hierarchicznych.

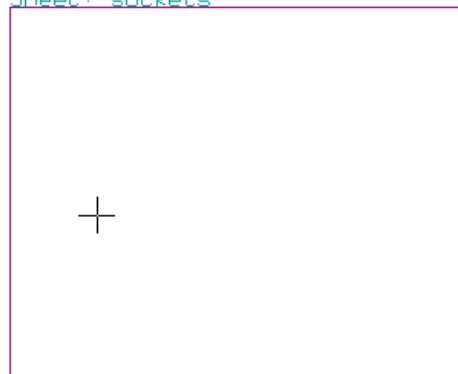
Poniżej znajduje się przykład głównego schematu:

Sheet: pic\_programmer



File: pic\_programmer.sch

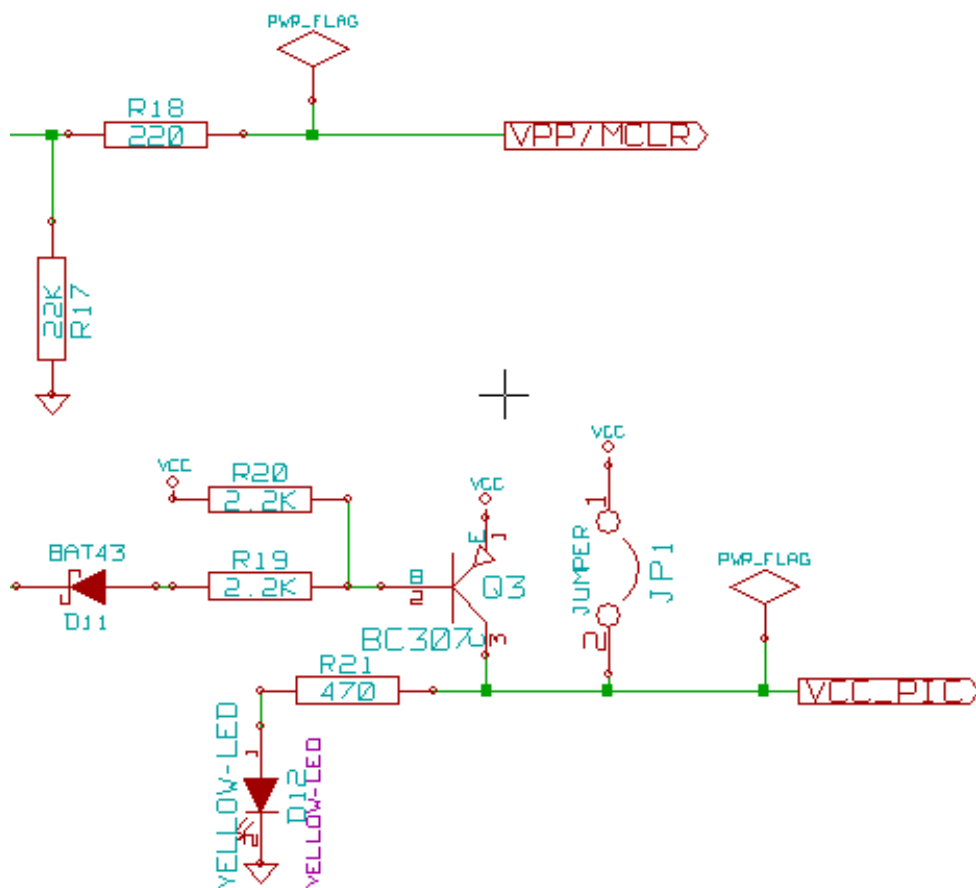
Sheet: sockets



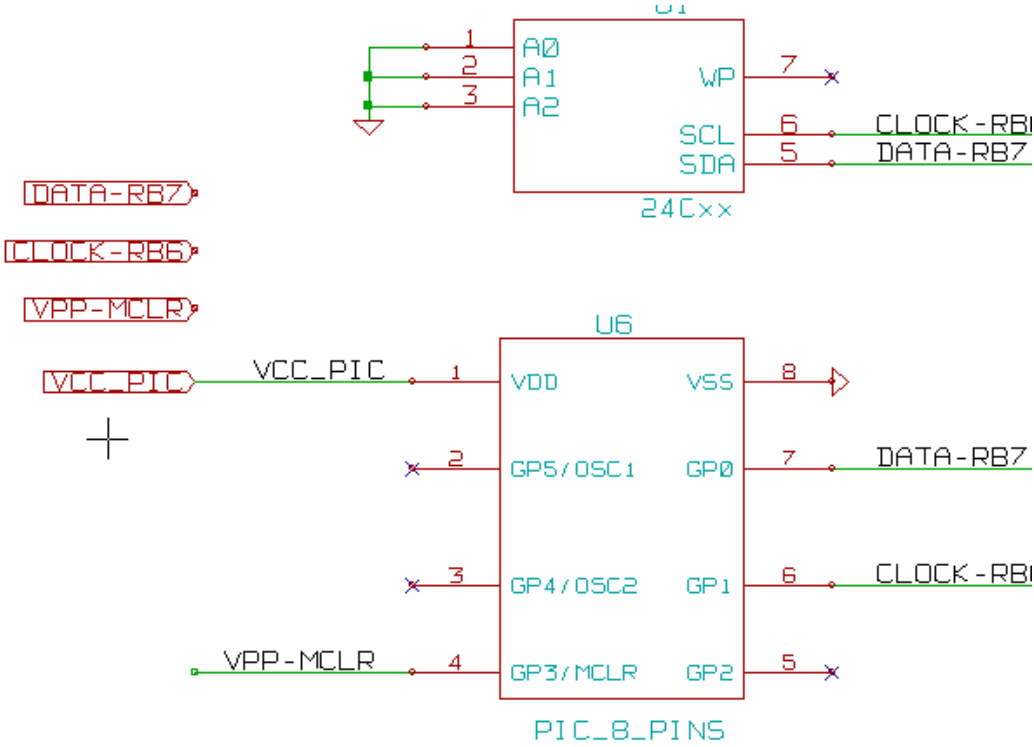
File: pic-sockets.sch

Poniżej znajdują się dwa arkusze, połączone za pomocą etykiet globalnych.

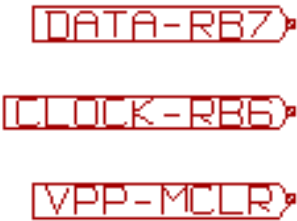
Tutaj znajduje się `pic_programmer.sch`.



Tutaj znajduje się `pic-sockets.sch`.



Widok na etykiety globalne.




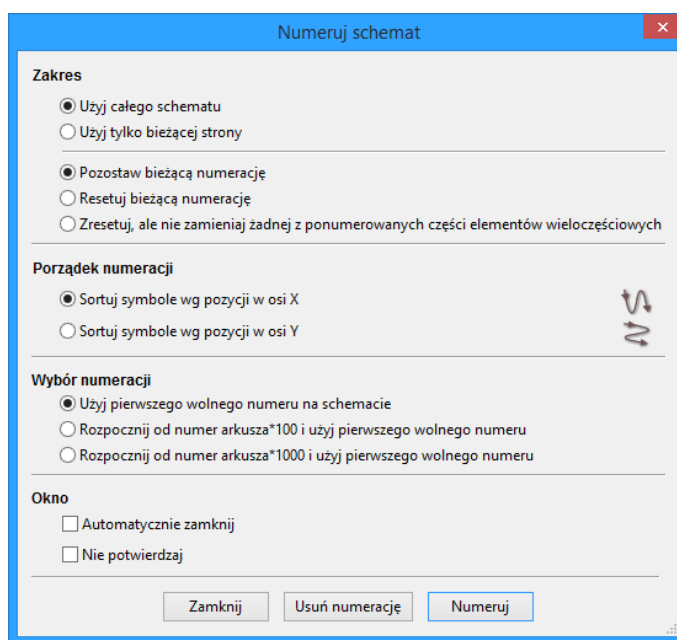
## Rozdział 8

# Narzędzie do numeracji komponentów

### 8.1 Wprowadzenie

Narzędzie do numeracji schematu pozwala na przeprowadzenie procesu automatycznego przypisania oznaczeń elementom, a dla elementów wieloczęściowych także na przypisanie sufiksów, tak by zminimalizować liczbę takich elementów.

Narzędzie to jest dostępne pod ikoną (ikona ). Okienko dialogowe tego narzędzia wygląda w sposób następujący.



Dostępne warianty numeracji:

- Opisywanie wszystkich składników (opcja "Zresetuj bieżącą numerację").
- Opisywanie wszystkich składników, ale bez zmiany uprzednio ponumerowanych części elementów wieloczęściowych.
- Opisywanie wszystkich składników które nie są obecnie ponumerowane. Symbole, które nie posiadają jeszcze numeracji posiadają symbol ? w oznaczeniach.

- Opisywanie całej hierarchii (opcja Użyj całego schematu).
- Opisywanie tylko bieżącego arkusza (opcja Użyj tylko bieżącej strony).

Opcja **Źresetuj**, ale nie zamieniaj żadnej z ponumerowanych części elementów wieloskładowych zachowuje wszystkie istniejące powiązania między częściami w elementach wieloczęściowych. Oznacza to, że jeśli mamy U2A i U2B, to mogą one być przemianowane na U1A i U1B, ale nigdy nie zostaną przemianowane na U1A i U2A, ani U2B i U2A. Jest to przydatne, gdy chcemy mieć pewność, że określone grupy pinów zostaną zachowane jeśli zdecydowano wcześniej, które części najlepiej pasują do danej sytuacji.

Opcje zawarte w grupie **Wybór numeracji** pozwalają wybrać metodę jaka zostanie wykorzystana podczas przypisywania numerów referencyjnych wewnątrz każdego arkusza w hierarchii.

Za wyjątkiem szczególnych przypadków, automatyczna numeracja ma zastosowanie do całego projektu (wszystkie arkusze) oraz tylko do nowych elementów, jeśli nie chcemy modyfikować poprzedniej numeracji.

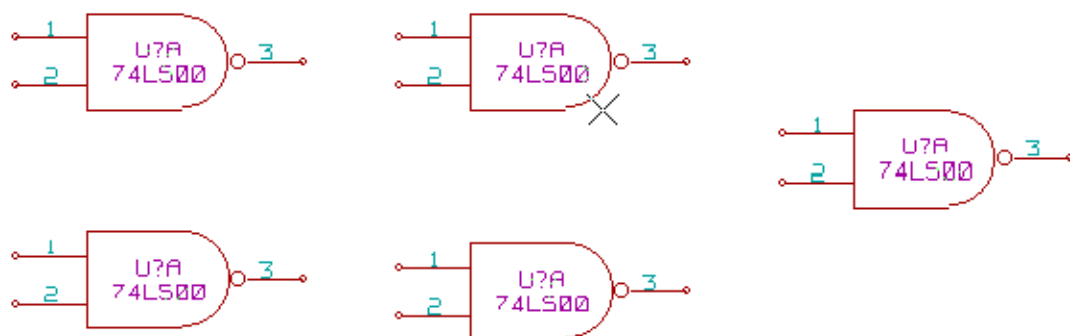
Wybór numeracji daje możliwość wybrania metody użytej podczas obliczania numerów referencyjnych:

- Użyj pierwszego wolnego numeru na schemacie: elementy są notowane od 1 (dla każdego prefiksu odniesienia). Jeżeli istnieje poprzednia numeracja, wybrane zostaną liczby jeszcze nie wykorzystywane.
- Rozpocznij od numer arkusza\*100 i użyj pierwszego wolnego numeru: Numeracja zostanie rozpoczęta od liczby 101 dla arkusza 1, 201 dla arkusza 2, itd... Jeśli istnieje więcej niż 99 pozycji z tym samym prefiksem w nazwie odniesienia (np. U czy R) wewnątrz arkusza 1, numeracja będzie kontynuowana od liczby 200 i dalej, a numeracja w arkuszu 2 rozpocznie się od następnego wolnej liczby.
- Rozpocznij od numer arkusza\*1000 i użyj pierwszego wolnego numeru: Numeracja rozpocznie się od liczby 1001 dla arkusza 1, 2001 dla arkusza 2, itd...

## 8.2 Przykłady

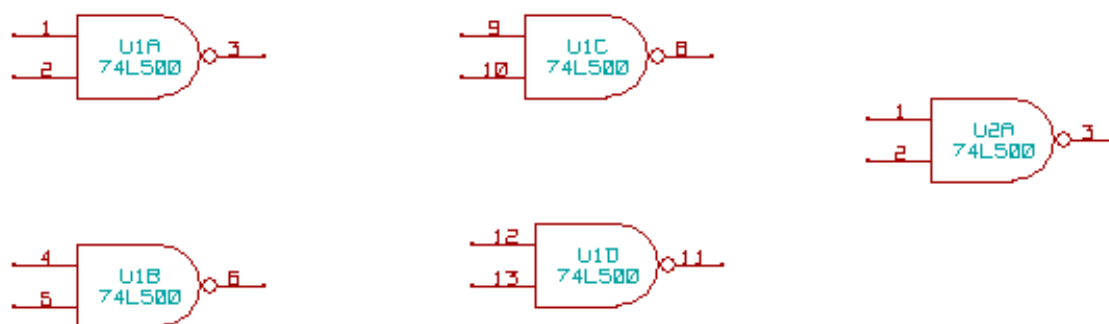
### 8.2.1 Zmiany porządku numeracji

Poniższy obrazek ukazuje 5 umieszczonych elementów, lecz jeszcze nie ponumerowanych.

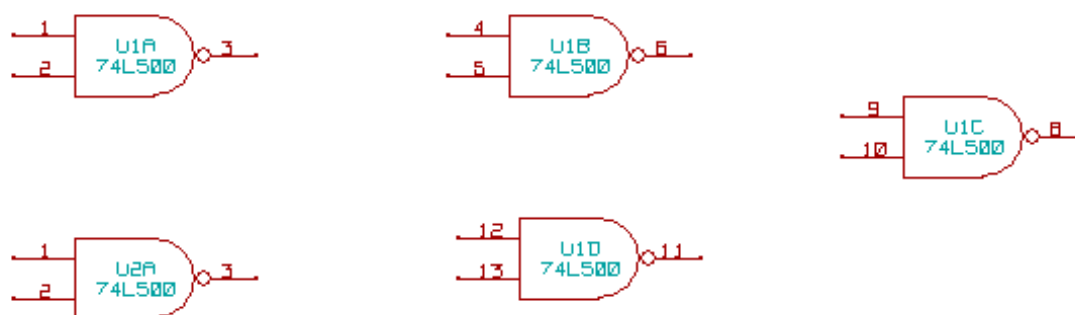


Po przeprowadzeniu automatycznej numeracji:

Z sortowaniem elementów według pozycji w osi X:



Z sortowaniem elementów według pozycji w osi Y:

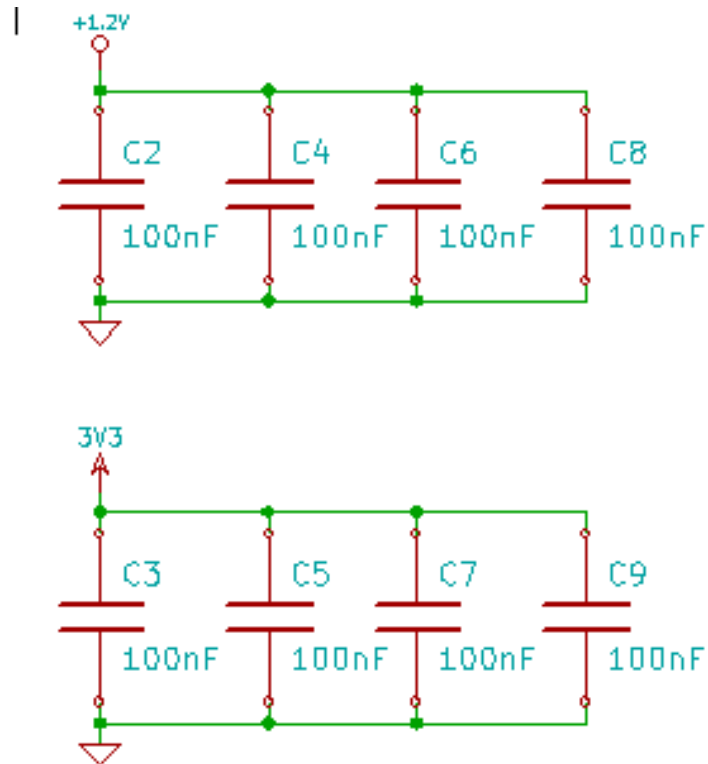


Można zauważyć, że cztery bramki układu 74LS00 zostały zawarte w układzie U1, a piąta bramka została przypisana do następnego układu U2.

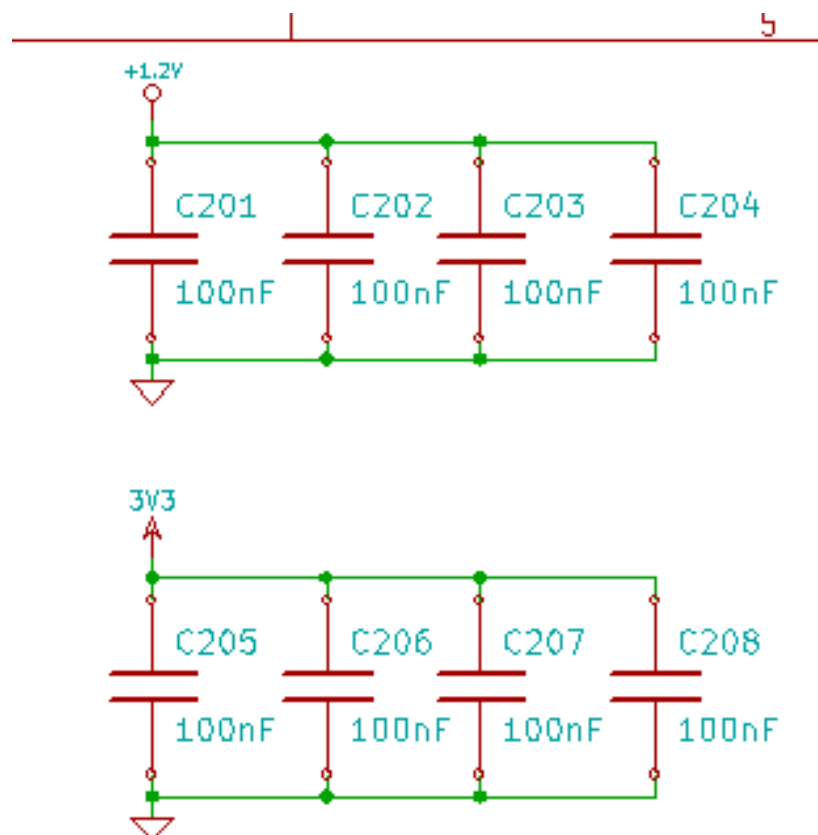
## 8.2.2 Wybór numeracji

Poniżej znajdują się wyniki procesu numeracji dla arkusza numer 2, w zależności od wybranej opcji:

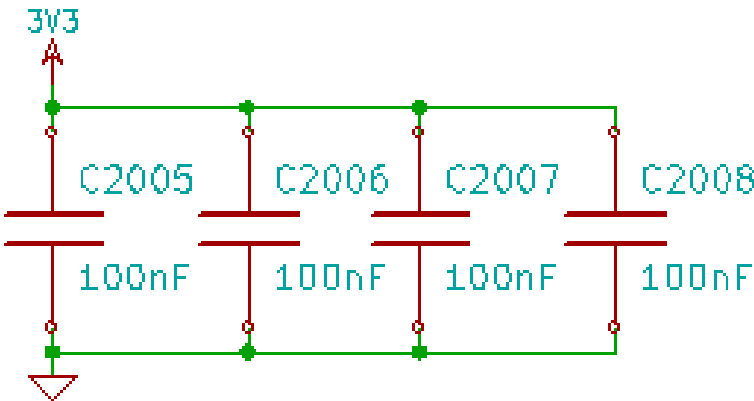
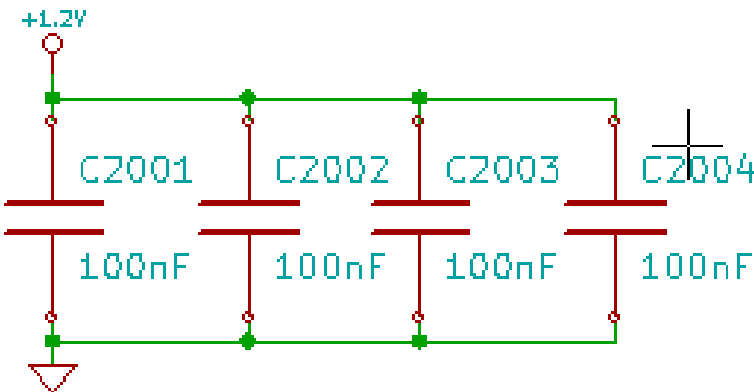




Opcja "Zaczynaj od numer arkusza\*100 i użyj pierwszego wolnego numeru" daje następujący efekt.



Opcja "Zaczynaj od numer arkusza\*1000 i użyj pierwszego wolnego numeru" daje następujący efekt.



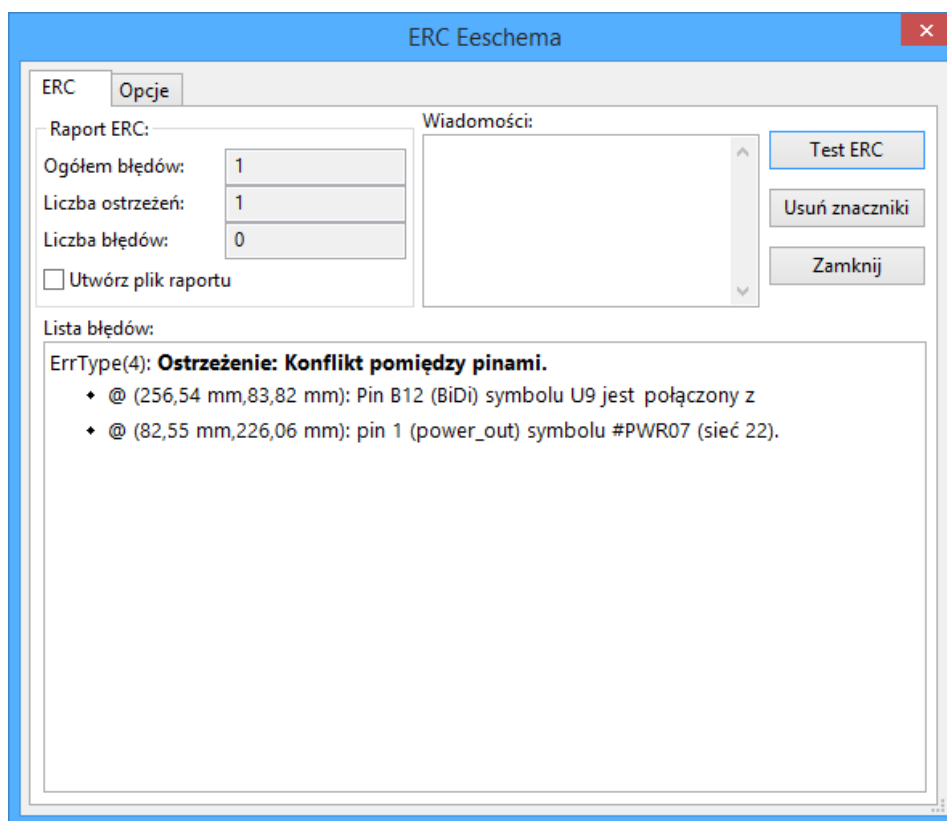
## Rozdział 9

# Kontrola reguł projektowych - Electrical Rules Check


### 9.1 Wprowadzenie

Funkcja Kontrola reguł projektowych ERC przeprowadza automatyczne sprawdzenie poprawności elektrycznej schematu. Wskazuje ona błędy na arkuszu schematu, takie jak: niepodłączone wyprowadzenia, niepodłączone wyprowadzenia w symbolach hierarchicznych, zwarcia pomiędzy wyjściami, itp. Naturalnie, sprawdzanie automatyczne nie jest bezbłędne, a oprogramowanie które mogłoby wykryć wszelkie błędy nie zostało jeszcze napisane. Aczkolwiek zwykła kontrola jest bardzo użyteczna, ponieważ pozwala na wykrycie wielu niedopatrzeń oraz małych błędów.

W zasadzie wszystkie wykryte błędy muszą zostać sprawdzone i poprawione przed kontynuacją dalszej pracy nad projektem. Jakość procesu sprawdzenia jest bezpośrednio zależna od staranności jaka została podjęta podczas tworzenia elementów bibliotecznych, zwłaszcza przy definiowaniu typu wyprowadzeń. Błędy raportowane przez ERC mogą mieć status "błędów" lub "ostrzeżeń" .



## 9.2 Używanie narzędzia testu ERC

ERC można uruchomić klikając w ikonę .

Ostrzeżenia są umieszczane na elementach schematu, które spowodowały błąd ERC (piny lub etykiety).

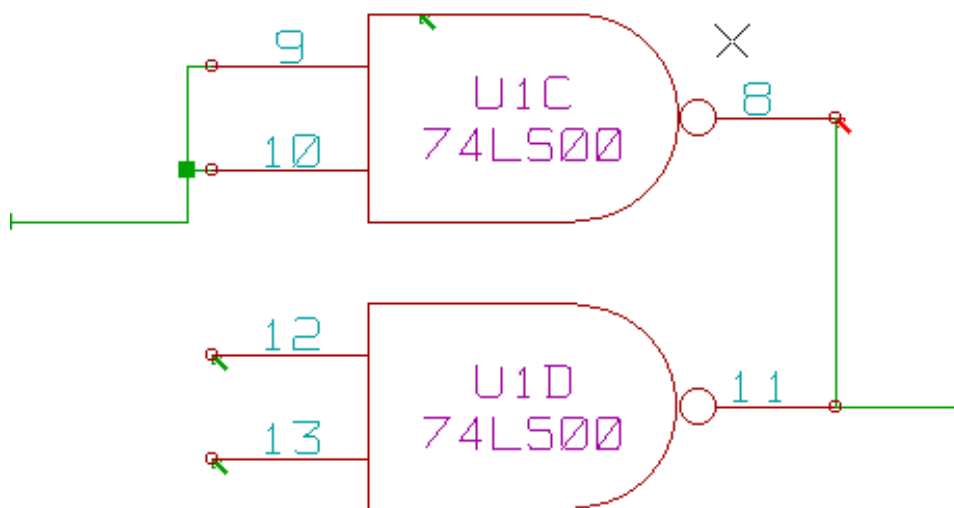
---

### Notatka

- Kliknięcie w informację o błędzie w tym oknie dialogowym spowoduje, że kursor zostanie przeniesiony do miejsca w którym znajduje się znacznik tego błędu na schemacie.
  - Na schemacie, kliknięcie prawym klawiszem na znacznik błędu umożliwia dostęp do informacji o powodzie błędu.
- 

Można także kasować znaczniki ERC z okna dialogowego.

### 9.3 Przykład testu ERC

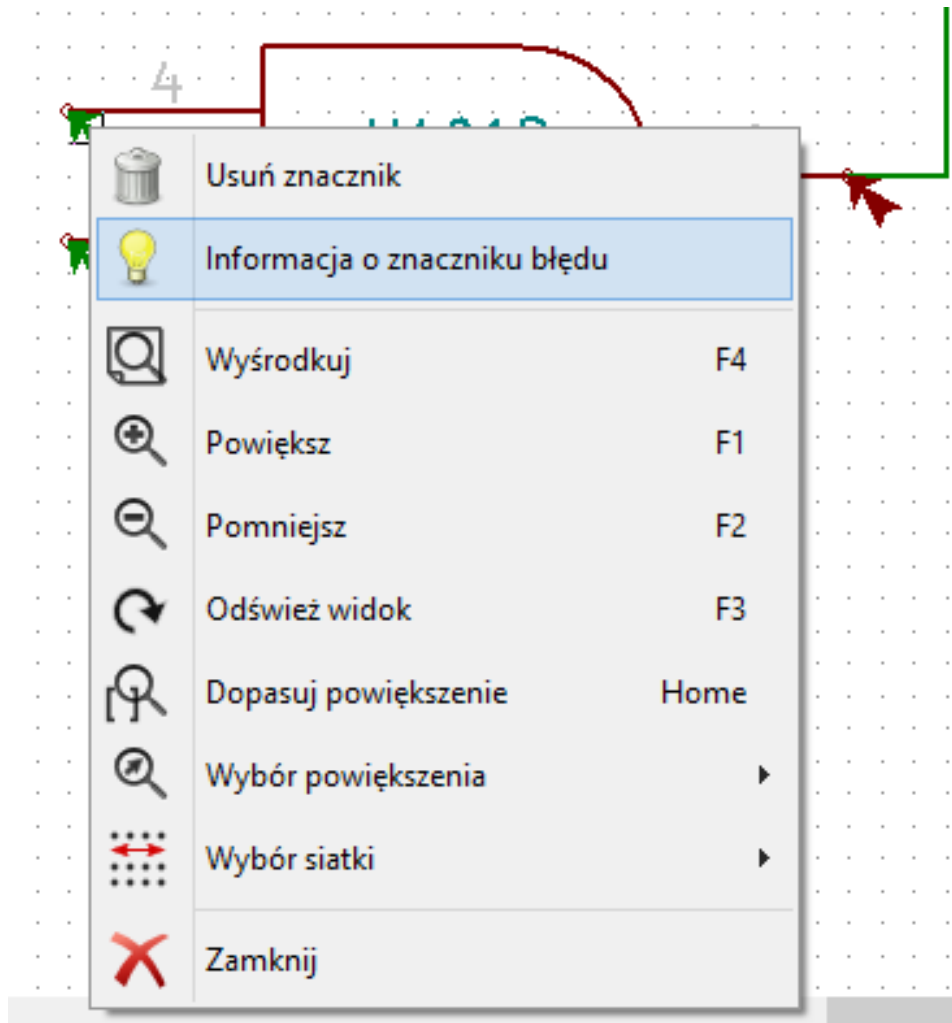


Na powyższym obrazku można zobaczyć cztery błędy:

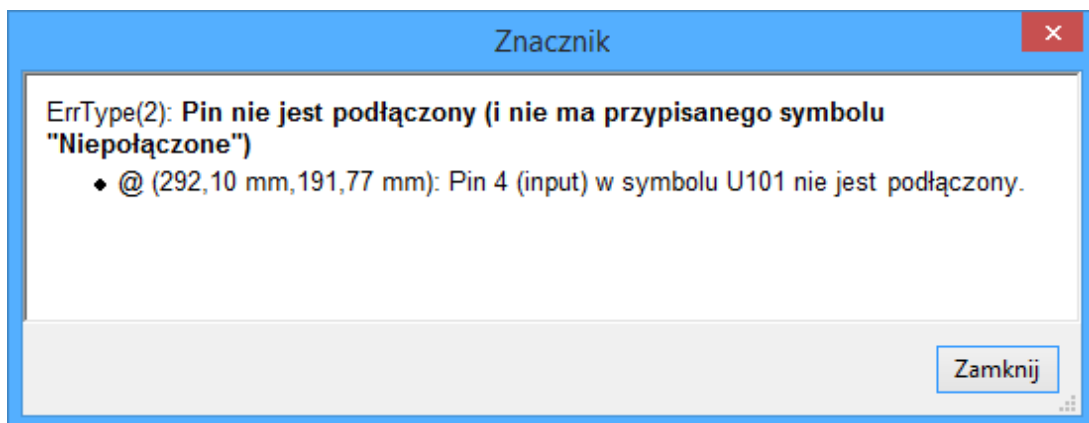
- Dwa wyjścia zostały błędnie połączone razem (czerwona strzałka).
- Dwa wejścia zostały niepodłączone (zielone strzałki).
- Jest też błąd na niewidocznym pinie zasilania, wskazujący na brak flagi zasilania (zielona strzałka na górze).

### 9.4 Wyświetlanie informacji o znaczniku błędu

Klikając prawym klawiszem na znaczniku błędu można z menu podręcznego wywołać okienko z informacją o tym błędzie ERC.



wybierając polecenie "Informacja o znaczniku błędu" można zobaczyć dokładniejszy jego opis.



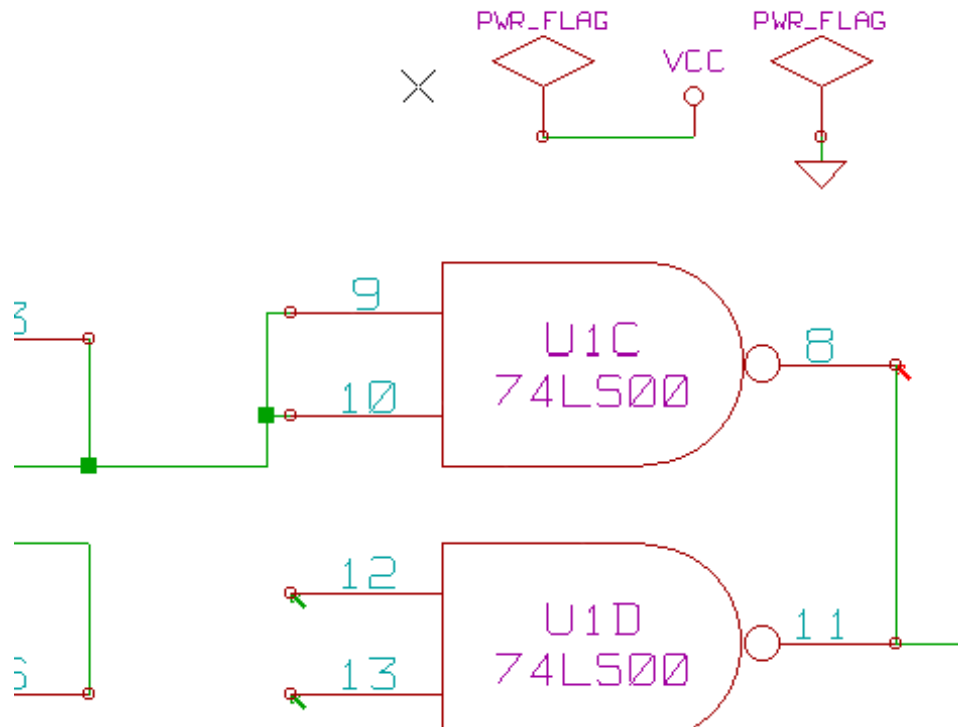
## 9.5 Piny zasilania i flagi zasilania

Dosyć często występuje błąd (ostrzeżenie) na wyprowadzeniach zasilania, podczas gdy na pierwszy rzut oka wszystko wydaje się poprawne (patrz przykład powyżej). To dlatego, że w większości projektów zasilanie jest dostarczane przez

złączki, które nie są źródłami zasilania gdyż ich wyprowadzenia mają funkcje pasywną (nie tak jak na przykład wyjście regulatora napięcia, którego piny są zwykle zadeklarowane jako źródło zasilania).

ERC wobec tego nie znajduje żadnego źródła zasilania do wysterowania takiej sieci i uznaje ją za nie wysterowaną (nie połączoną ze źródłem zasilania).

W takich przypadkach należy do takiej sieci przypiąć specjalny element: flagę "PWR\_FLAG" biblioteki `power.lib`, która sygnalizuje, że ta sieć jest w istocie źródłem zasilania. Spójrz na następujący przykład:

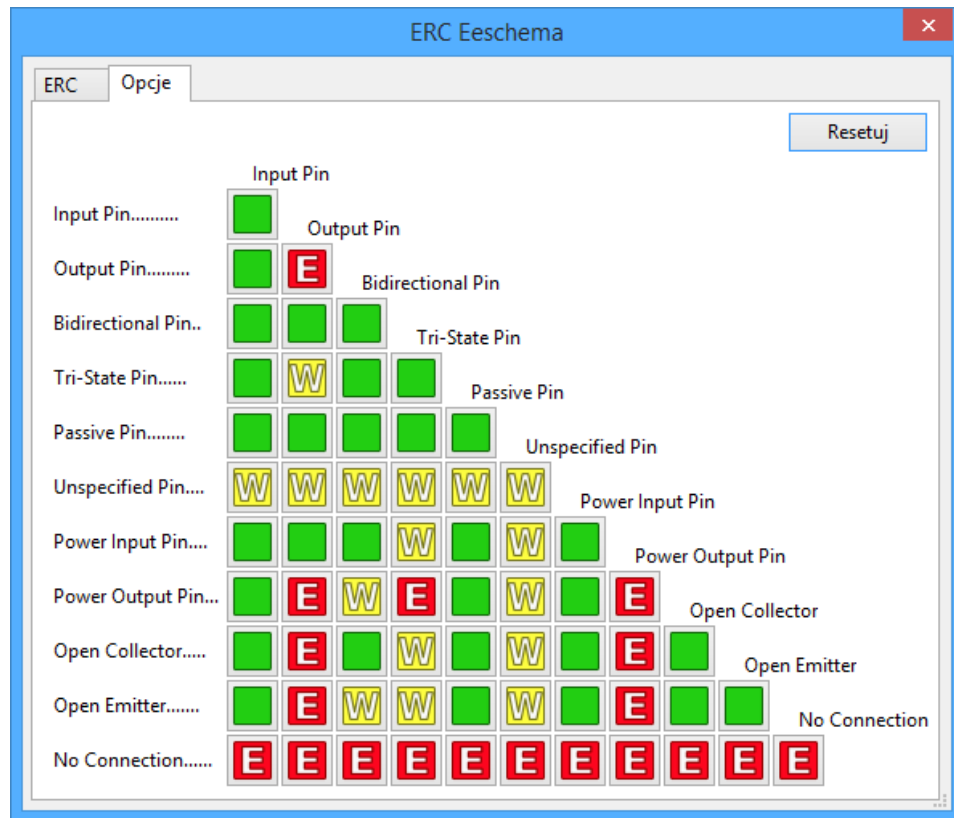


Po umieszczeniu na szynach zasilania tej flagi, błędy związane z brakiem sterowania powinny zniknąć podczas ponownej kontroli ERC.

W większości przypadków, PWR\_FLAG musi zostać podpięta do sieci GND, ponieważ regulatory napięć posiadają co prawda wyjścia zadeklarowane jako źródło zasilania, ale ich wyprowadzenia masy (GND) zwykle nigdy nie są źródłami zasilania (normalny atrybut to Wejście zasilania). Tak więc, masy nigdy nie występują jako źródła zasilania bez podpiętej PWR\_FLAG.

## 9.6 Konfiguracja

*Panel opcji* pozwala na skonfigurowanie reguł jakimi się ma kierować ERC w określonych przypadkach zestawienia połączenia, i czy w danym przypadku ma zostać wygenerowany błąd czy tylko ostrzeżenie, albo też takie zestawienie nie powinno generować błędu.



Poszczególne reguły mogą zostać zmienione poprzez kliknięcie na wybranym polu na powyższej matrycy. Kolejne kliknięcia pozwalają na wybranie: brak błędu (zielony), ostrzeżenie (żółty, W) i błąd (czerwony, E). Zmiany odbywają się w zamkniętym cyklu, zatem aby wrócić do poprzedniego stanu należy ponownie kliknąć (jedno- lub dwukrotnie).

## 9.7 Plik raportu ERC

Plik raportu ERC może zostać wygenerowany i zapisany poprzez zaznaczenie opcji "Utwórz plik raportu". Pliki takie są zapisywane z rozszerzeniem `.erc`. Poniżej znajduje się przykład zawartości takiego pliku:

Raport ERC (2011-09-24 08:46:02)

```
***** Arkusz / (Root)
ErrType(2): Pin nie jest podłączony (i nie ma przypisanego symbolu "Niepołączone")
  @ (3,2500 ",3,0500 "): Element U10, Pin 5 (input) nie jest połączony
ErrType(3): Pin podłączony do innych pinów ale nie ma pinu sterującego
  @ (3,6500 ",2,4000 "): Element U10, pin 7 (power_in) nie jest sterowany (sieć 6)
ErrType(3): Pin podłączony do innych pinów ale nie ma pinu sterującego
  @ (3,6500 ",2,7500 "): Element U10, pin 14 (power_in) nie jest sterowany (sieć 5)
ErrType(5): BŁĄD: Konflikt pomiędzy pinami.
  @ (4,4500 ",2,2000 "): Element U10: Pin 3 (output) połączony z
  @ (4,4500 ",2,9500 "): Element U10: Pin 6 (output) (sieć 2)
ErrType(2): Pin nie jest podłączony (i nie ma przypisanego symbolu "Niepołączone")
  @ (3,2500 ",2,8500 "): Element U10, Pin 4 (input) nie jest połączony
```

>> Błędy ERC: 5



## Rozdział 10

# Generowanie list sieci

### 10.1 Przegląd zagadnień

Lista sieci to plik, który opisuje połączenia pomiędzy elementami na schemacie. Połączenia te tworzą elementy zwane siecią. W liście sieci można znaleźć:

- Listę elementów
- Lista połączeń (lista sieci) pomiędzy symbolami.

Istnieje wiele formatów list sieci. Czasem listę elementów i listę sieci tworzą dwa oddzielne pliki. Lista sieci jest elementem fundamentalnym w przypadku oprogramowania do tworzenia schematów, ponieważ lista sieci to łączy do innego elektronicznego oprogramowania CAD, takiego jak:

- Oprogramowanie do trasowania obwodów drukowanych (PCB).
- Symulatory układów.
- Syntetyzery układów PAL/PLA (oraz innych układów programowalnych).

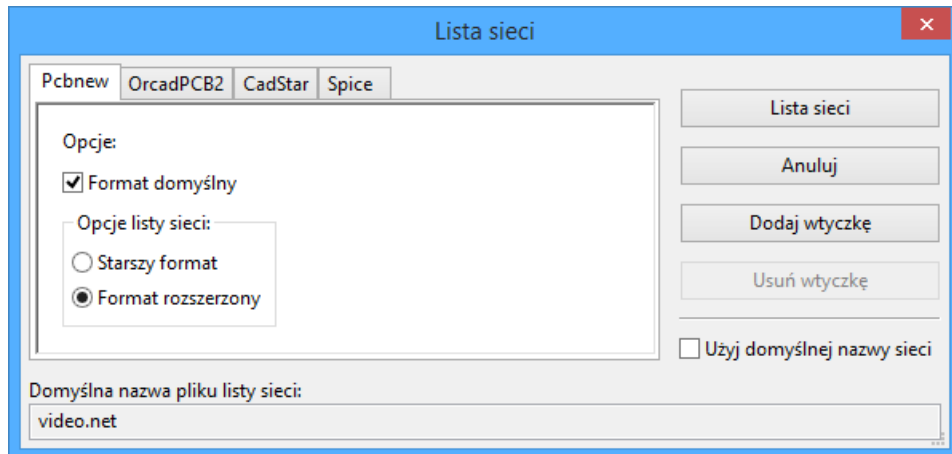
Eeschema wspiera kilka formatów list sieci:

- Format Pcbnew (obwody drukowane).
  - Format ORCAD PCB2 (obwody drukowane).
  - Format CADSTAR (obwody drukowane).
  - Format Spice, używany przez sporą grupę symulatorów nie tylko przez PSpice.
-

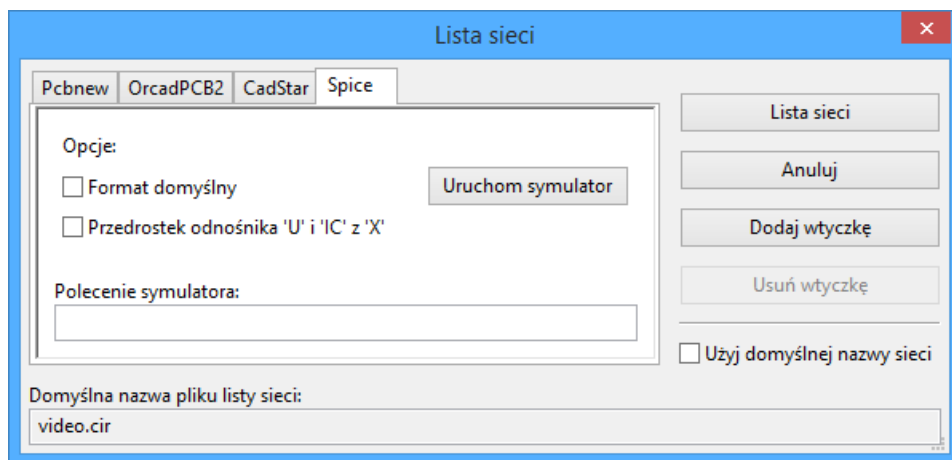
## 10.2 Format listy sieci

Należy wybrać narzędzie dostępne spod ikony  by otworzyć okno dialogowe tworzenia listy sieci.

Wybrany format Pcbnew



Wybrany format Spice



Korzystając z różnych kart, można wybrać żądany format jako format domyślny. W formacie Spice, można wygenerować listę sieci z nazwami sieci zamiast postaci liczbowej co pozwala na lepszą czytelność tych plików. Klikając w przycisk „Lista sieci”, będziemy poproszeni o podanie nazwy pliku z listą sieci.

---

### Notatka

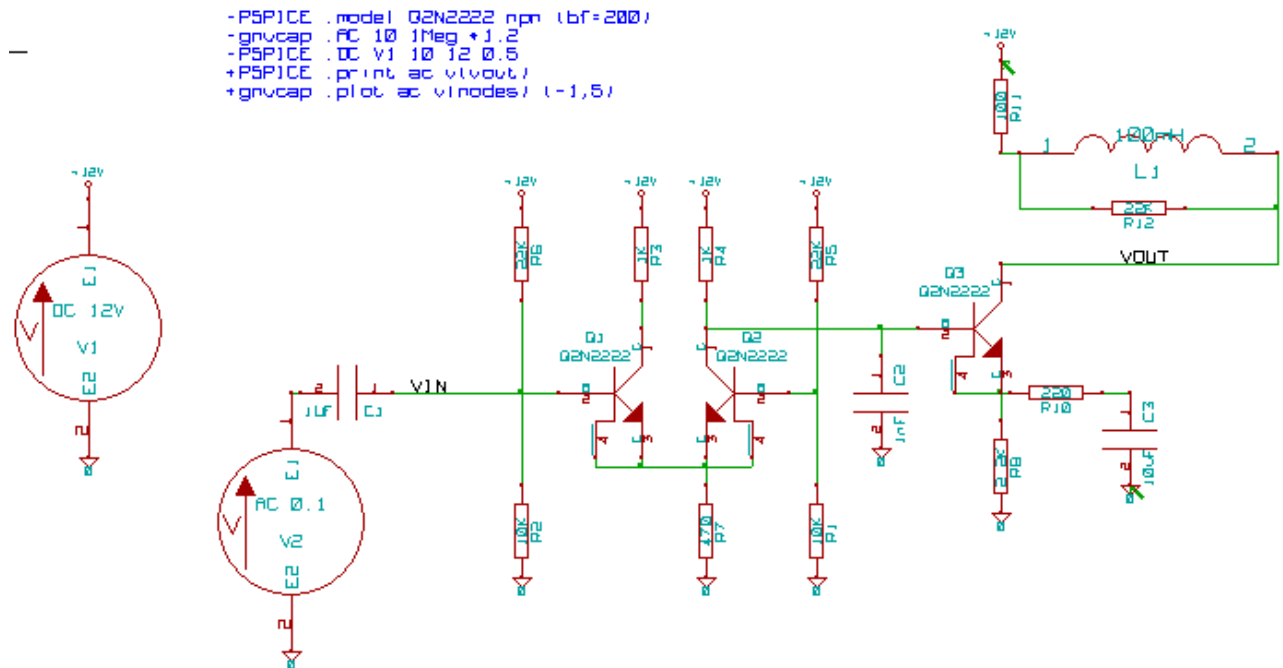
W przypadku dużych projektów, generowanie listy sieci może zająć więcej czasu.

---

## 10.3 Przykłady list sieci

Na poniższym rysunku znajduje się schemat używający biblioteki PSPICE:

---



Struktura listy sieci programu Pcbnew:

```

# Eeschema Netlist Version 1.0 generated le 21/1/1997-16:51:15
(
(32E35B76 $noname C2 1NF {Lib=C}
(1 0)
(2 VOUT_1)
)
(32CFC454 $noname V2 AC_0.1 {Lib=VSOURCE}
(1 N-000003)
(2 0)
)
(32CFC413 $noname C1 1UF {Lib=C}
(1 INPUT_1)
(2 N-000003)
)
(32CFC337 $noname V1 DC_12V {Lib=VSOURCE}
(1 +12V)
(2 0)
)
(32CFC293 $noname R2 10K {Lib=R}
(1 INPUT_1)
(2 0)
)
(32CFC288 $noname R6 22K {Lib=R}
(1 +12V)
(2 INPUT_1)
)
(32CFC27F $noname R5 22K {Lib=R}

```

```
(1 +12V)
(2 N-000008)
)
(32CFC277 $noname R1 10K {Lib=R}
(1 N-000008)
(2 0)
)
(32CFC25A $noname R7 470 {Lib=R}
(1 EMET_1)
(2 0)
)
(32CFC254 $noname R4 1K {Lib=R}
(1 +12V)
(2 VOUT_1)
)
(32CFC24C $noname R3 1K {Lib=R}
(1 +12V)
(2 N-000006)
)
(32CFC230 $noname Q2 Q2N2222 {Lib=NPN}
(1 VOUT_1)
(2 N-000008)
(3 EMET_1)
)
(32CFC227 $noname Q1 Q2N2222 {Lib=NPN}
(1 N-000006)
(2 INPUT_1)
(3 EMET_1)
)
)
# End
```

W formacie PSPICE, lista sieci byłaby następująca:

```
* Eeschema Netlist Version 1.1 (Spice format) creation date: 18/6/2008-08:38:03

.model Q2N2222 npn (bf=200)
.AC 10 1Meg \*1.2
.DC V1 10 12 0.5

R12 /VOUT N-000003 22K
R11 +12V N-000003 100
L1 N-000003 /VOUT 100mH
R10 N-000005 N-000004 220
C3 N-000005 0 10uF
C2 N-000009 0 1nF
R8 N-000004 0 2.2K
```

```
Q3  /VOUT N-000009 N-000004 N-000004 Q2N2222
V2  N-000008 0 AC 0.1
C1  /VIN N-000008 1UF
V1  +12V 0 DC 12V
R2  /VIN 0 10K
R6  +12V /VIN 22K
R5  +12V N-000012 22K
R1  N-000012 0 10K
R7  N-000007 0 470
R4  +12V N-000009 1K
R3  +12V N-000010 1K
Q2  N-000009 N-000012 N-000007 N-000007 Q2N2222
Q1  N-000010 /VIN N-000007 N-000007 Q2N2222

.print ac v(vout)
.plot ac v(nodes) (-1,5)

.end
```

## 10.4 Uwagi odnośnie list sieci

### 10.4.1 Zalecane środki ostrożności

Wiele wersji oprogramowania, które wykorzystują listy sieci nie akceptują spacji w nazwach elementów, wyprowadzeń, nazwach sieci lub innych elementów. Należy zatem unikać spacji w nazwach etykiet lub w nazwach i wartościach elementów, lub też w nazwach ich wyprowadzeń.

W ten sam sposób, niektóre znaki inne niż litery i cyfry mogą również powodować problemy. Należy pamiętać, że ograniczenie to nie jest związane z Eeschema, ale z formatami list sieci, które mogą następnie stać się nieprzetłumaczalne dla oprogramowania, które korzysta z tych list sieci.

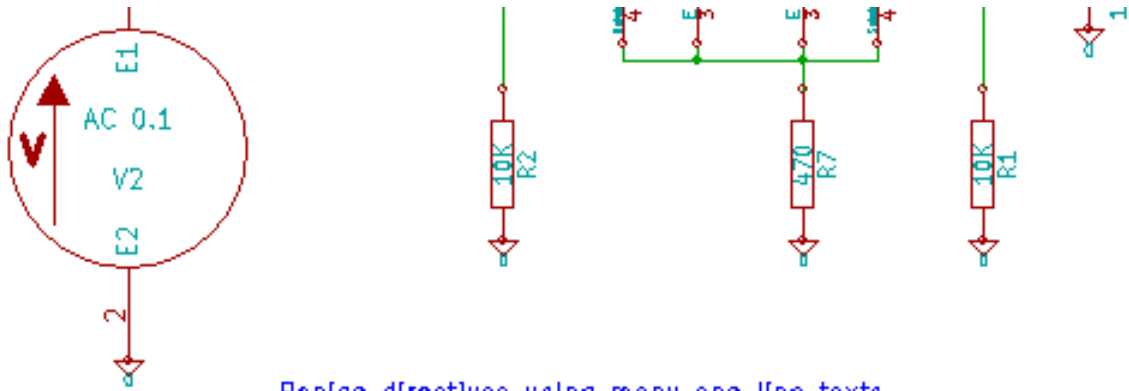
### 10.4.2 Listy sieci PSPICE

Dla symulatora PSpice trzeba do listy sieci dodać kilka linii z poleceniami dla symulatora (.PROBE, .AC, itp.). Można je umieścić bezpośrednio na schemacie.

Każdy wiersz tekstu umieszczonego na schemacie, rozpoczynający się od słów kluczowych: **-pspice** lub **-gnucap** zostanie wstawiony (bez słów kluczowych) na początku listy sieci.

Każdy wiersz tekstu umieszczonego na schemacie rozpoczynający się od słów kluczowych: **+gnucap** lub **+pspice** zostanie dopisany (bez słów kluczowych) na koniec listy sieci.

Poniżej znajduje się przykład, na którym użyto wielu jednoliniowych tekstów poleceń, a także jeden wieloliniowy tekst polecenia:



#### Pspice directives using many one line texts

```
-PSPICE .model Q2N2222 npn (bf=200)
-gnucap .AC dec 10 1Meg *1.2
-PSPICE .DC V1 10 12 0.5
+PSPICE .print ac v(vout)
+gnucap .plot ac v(nodes) (-1.5)
```

#### Pspice directives using one multiline text:

```
+PSPICE .model NPN NPN
.model PNP PNP
.lib C:\Program Files\LTC\LTspiceIV\lib\cmp\standard.bjt
.backanno
```

Przykładowo, jeśli zostanie wpisany następujący tekst (nie może to być etykieta!):

```
-PSPICE .PROBE
```

linia `.PROBE` zostanie wstawiona do listy sieci.

W poprzednim przykładzie dzięki tej technice, trzy linie poleceń zostaną wstawione na początek listy sieci, oraz dwie linie poleceń na końcu.

Jeśli użyty został format wieloliniowy poleceń, **+pspice** lub **+gnucap** są wymagane tylko na początku:

```
+PSPICE .model NPN NPN
.model PNP PNP
.lib C:\Program Files\LTC\LTspiceIV\lib\cmp\standard.bjt
.backanno
```

taki zapis utworzy następujący tekst:

```
.model NPN NPN
.model PNP PNP
.lib C:\Program Files\LTC\LTspiceIV\lib\cmp\standard.bjt
```

`.backanno`

Poza tym, należy również pamiętać, że sieć GND musi dla PSpice być nazwana 0 (zero).

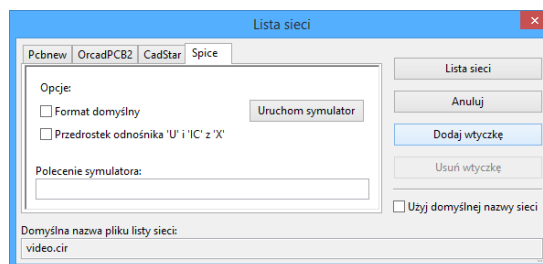
## 10.5 Inne formaty

Dla innych formatów list sieci można dodać odpowiednie konwertery w formie wtyczek. Konwertery te są automatycznie uruchamiane przez Eeschema. W rozdziale 14 znajdują się wyjaśnienia i przykłady takich konwerterów.

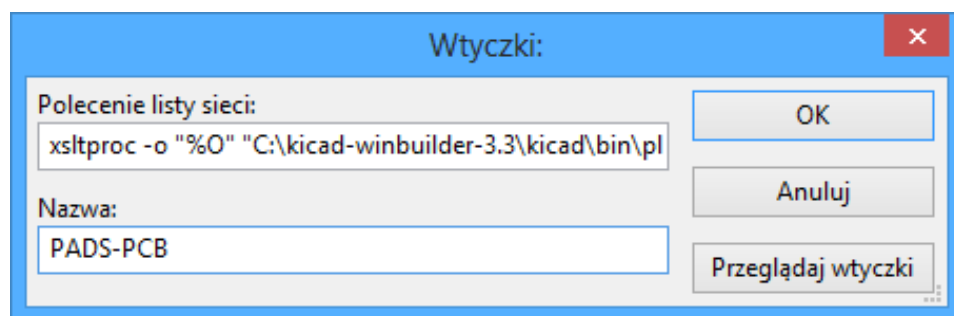
Konwerter to plik tekstowy (w formacie `xsl`), ale można korzystać z innych języków takich jak Python. W przypadku użycia formatu `xsl`, odpowiednie narzędzia (`xsltproc.exe` lub `xsltproc`) odczytuje plik pośredni stworzony przez Eeschema i plik konwertera, w celu stworzenia pliku wyjściowego. W tym przypadku plik konwertera (arkusz stylów) jest bardzo krótki i łatwy do napisania.

### 10.5.1 Inicjowanie okna dialogowego

Można dodać nową wtyczkę do list sieci używając przycisku "Dodaj wtyczkę".



Poniżej znajduje się okno ustawień nowej wtyczki PADS-PCB:



By skonfigurować wtyczkę będzie potrzebny:

- Tytułu zakładki (określająca również nazwę formatu wyjściowego listy sieci).
- Wtyczka którą należy uruchomić.

Gdy lista sieci jest generowana:

1. Eeschema tworzy pośredni plik z listą sieci `*.tmp`, na przykład `test.tmp`.
2. Eeschema uruchamia wtyczkę, która czyta plik `test.tmp` i tworzy plik `test.net`.

### 10.5.2 Format linii poleceń

Poniżej znajduje się przykład użycia `xsltproc.exe` jako konwertera plików `.xsl`, oraz pliku `netlist_form_pads-pcb.xsl` jako arkusza stylów:

```
f:/kicad/bin/xsltproc.exe -o %O.net f:/kicad/bin/plugins/netlist_form_pads-pcb.xsl %I
```

Gdzie:

f:/kicad/bin/xsltproc.exe	A tool to read and convert xsl file
-o %O.net	Output file: %O will define the output file.
f:/kicad/bin/plugins/netlist_form_pads-pcb.xsl	File name converter (a sheet style, xsl format).
%I	Will be replaced by the intermediate file created by Eeschema (*.tmp).

Dla przykładowego schematu nazwanego `test.sch`, właściwa linia poleceń ma postać:

```
f:/kicad/bin/xsltproc.exe -o test.net f:/kicad/bin/plugins/netlist_form_pads-pcb.xsl test.tmp.
```

### 10.5.3 Konwerter i arkusz stylów (wtyczka)

Jest to bardzo proste oprogramowanie, ponieważ jego celem jest tylko konwersja tekstowego pliku wejściowego (pośredni plik tekstowy) do innego pliku tekstowego. Co więcej, z pośredniego pliku tekstowego można również utworzyć listę BOM.

Podczas korzystania `xsltproc` jako konwertera zostanie wygenerowany tylko arkusz stylów.

### 10.5.4 Format pośredniej listy sieci

Rozdział 14 zawiera większy opis `xsltproc`, opisów formatu pliku pośredniego oraz niektóre przykłady arkuszy stylów dla konwerterów.



## Rozdział 11

# Drukowanie i rysowanie schematów na drukarkach lub ploterach

### 11.1 Wprowadzenie

Obie możliwości przenoszenia schematów na papier (bądź inny materiał drukarski) są dostępne z menu **Plik**.



Formatami wyjściowymi mogą być Postscript, HPGL, SVG, DXF lub PDF. Można także drukować bezpośrednio na zwykłej drukarce.

### 11.2 Polecenia wspólne

#### Rysuj bieżącą stronę

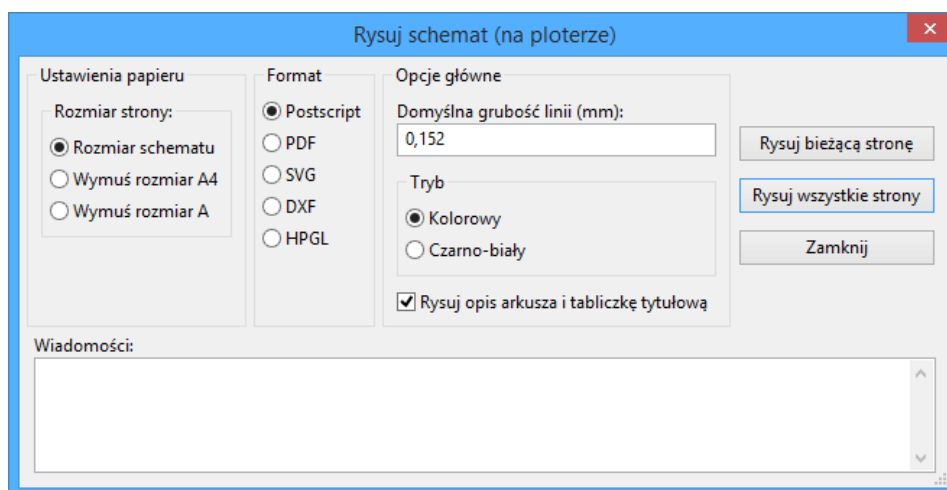
generuje plik wyjściowy wyłącznie dla bieżącego arkusza.

#### Rysuj wszystkie strony

pozwała na narysowanie całej hierarchii (pliki są generowane dla każdego z arkusza).

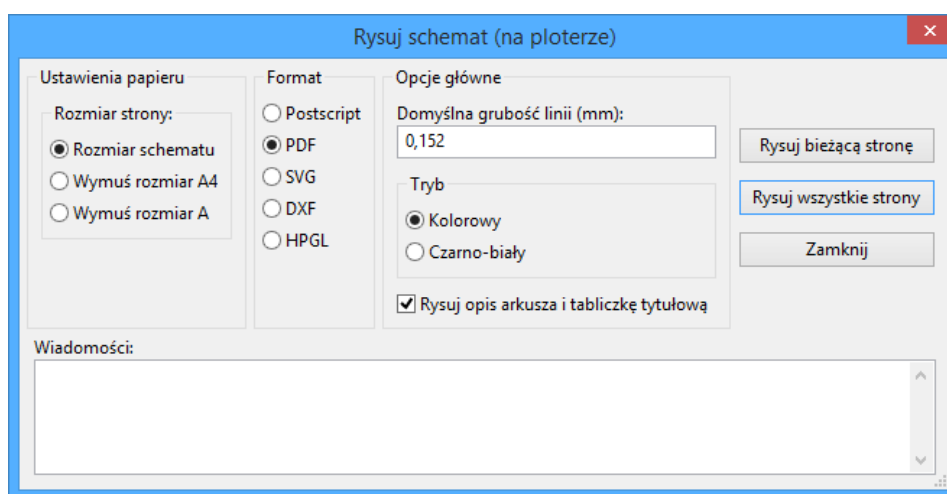
### 11.3 Rysuj w formacie PostScript

To polecenie pozwala na stworzenie rysunku schematu w formacie PostScript.



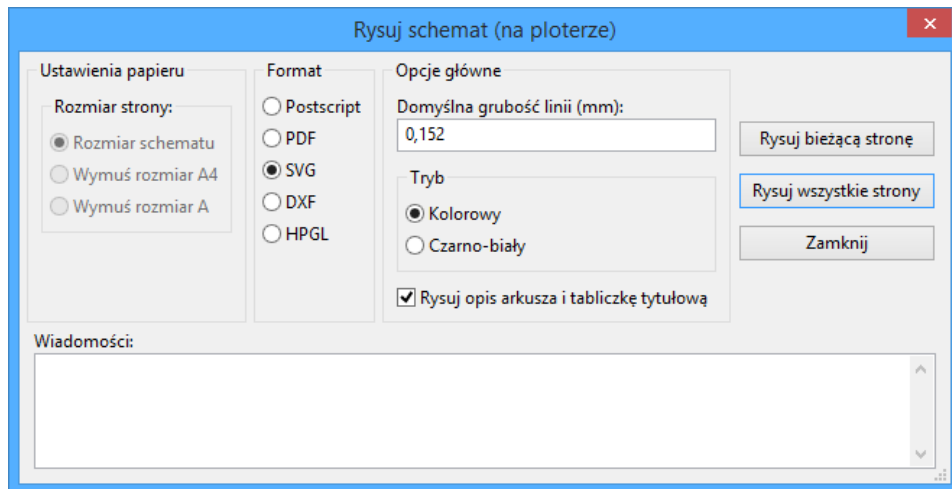
Nazwa pliku wyjściowego składała się będzie z nazwy arkusza i rozszerzenia **.ps**. Można dodatkowo odznaczyć opcję: „Rysuj opis arkusza i tabliczkę tytułową”. Jest to użyteczne w przypadku tworzenia pliku postscriptowego do późniejszej obróbki (format **.eps**), aby umożliwić wstawianie rysunków do procesora tekstu.

## 11.4 Rysuj w formacie PDF



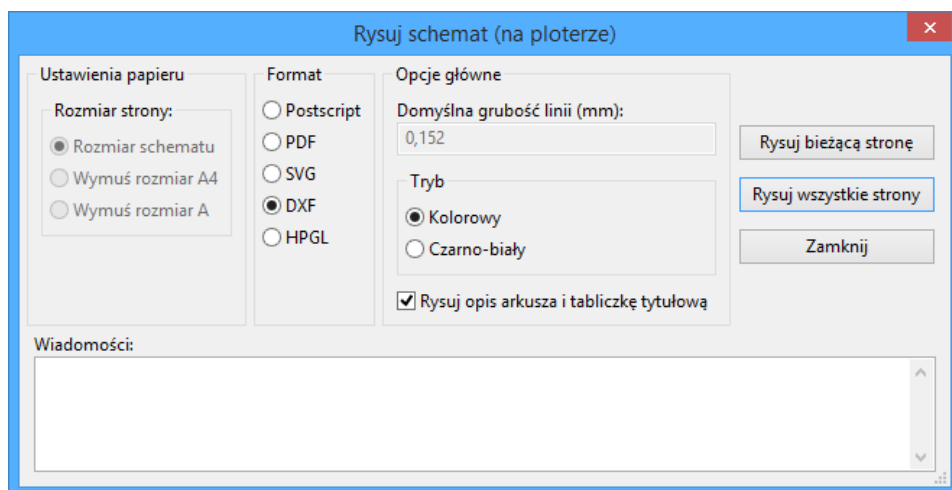
Pozwala na utworzenie rysunku schematu w formacie PDF. Nazwa pliku wyjściowego składała się będzie z nazwy arkusza i rozszerzenia **.pdf**.

## 11.5 Rysuj w formacie SVG



To polecenie pozwala na utworzenie plików, które zawierać będą skalowane rysunki wektorowe - SVG. Nazwa pliku wyjściowego składała się będzie z nazwy arkusza i rozszerzenia `.svg`.

## 11.6 Rysuj w formacie DXF



Pozwala na utworzenie plików z rysunkami CAD używając popularnego formatu DXF. Nazwa pliku wyjściowego składała się będzie z nazwy arkusza i rozszerzenia `.dxf`.

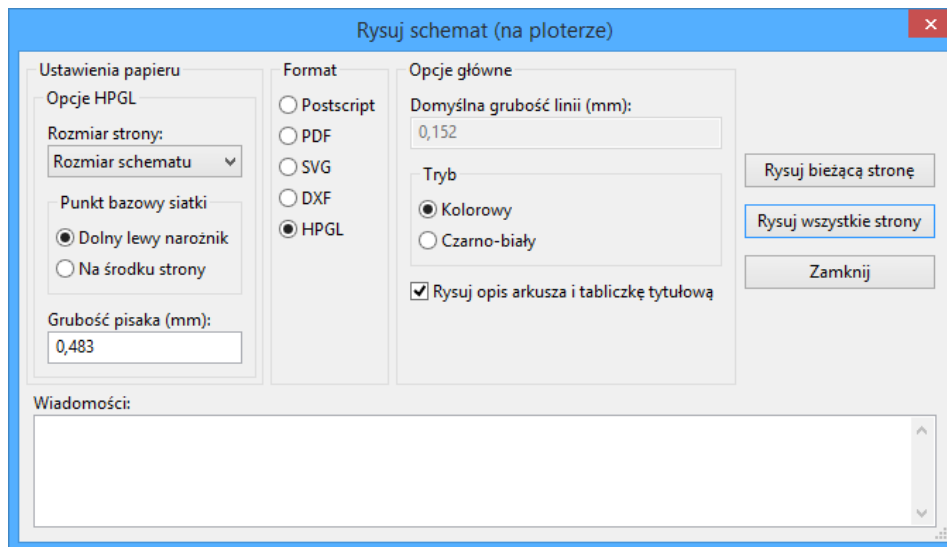
## 11.7 Rysowanie w formacie HPGL

Polecenie pozwala na stworzenie pliku dla plotera obsługującego format HPGL. W tym formacie można zdefiniować kilka parametrów dla plotera:

- Rozmiar arkusza.

- Punkt bazowy.
- Rozmiar pisaka (w mm).

Po wybraniu tego polecenia otworzy się następujące okno:



Nazwa pliku wyjściowego składała się będzie z nazwy arkusza i rozszerzenia `.plt`.

### 11.7.1 Wybór rozmiaru arkusza

Normalnie jest zaznaczona opcja *Rozmiar schematu*. W takim przypadku, rozmiar arkusza plotera będzie taki sam jak rozmiar arkusza określony w Eeschema, a skala będzie wynosić 1. Jeśli wybrano inny rozmiar arkusza docelowego (od A4 do A0, lub A do E), to skala zostanie automatycznie dobrana, tak aby rysunek wypełnił w pełni stronę plotera.

### 11.7.2 Ustawienie przesunięcia strony

Dla wszystkich standardowych rozmiarów, można przenieść punkt zerowy by wyrównać rysunek na środku strony. Niektóre plotery mogą posiadać punkt początkowy w centrum pola roboczego lub w dolnym lewym rogu, dlatego wymagane jest poprawne ustawienie tej opcji, zgodnie z możliwościami plotera.


Mówiąc ogólnie:

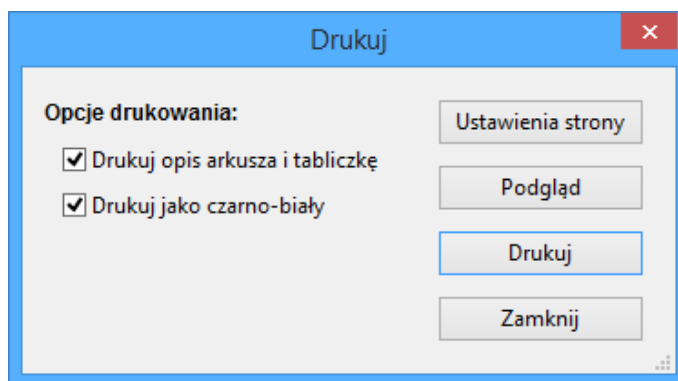
- Dla ploterów posiadających punkt początkowy na środku arkusza, przesunięcie musi być ujemne i ustawione w połowie rozmiaru arkusza.
- Dla ploterów posiadających punkt początkowy w lewym dolnym narożniku, przesunięcie musi być ustawione na 0.

By ustawić przesunięcie należy:

- Wybrać rozmiar arkusza.
- Ustawić przesunięcie X oraz Y.
- Zaakceptować dane o przesunięciu.

## 11.8 Drukowanie

To polecenie, podobne do polecenia  na głównym pasku narzędzi, pozwala na podgląd oraz utworzenie wydruków korzystając z normalnej drukarki.



Pierwsza opcja "Drukuj opis arkusza i tabliczkę" pozwala na wydrukowanie także odnośników arkuszy oraz tabliczki która znajduje się w prawym dolnym rogu.

Opcja "Drukuj jako czarno-biały" wymusza zaś wydruk monochromatyczny. Opcja ta zwykle jest stosowana, gdy do wydruków jest używana laserowa drukarka monochromatyczna, ponieważ większość drukarek dla jasnych kolorów korzysta z dość nieczytelnej symulacji pół-tonalnej. Stąd też połączenia, rysowane kolorem zielonym, mogłyby stać się mało widoczne.

## Rozdział 12

# Edycja bibliotek symboli

### 12.1 Podstawowe informacje na temat bibliotek

Symbol jest elementem na schemacie, który zawiera jego reprezentację graficzną, połączenia elektryczne i pola go opisujące. Symbole stosowane na schemacie są przechowywane w bibliotekach symboli. Eeschema dostarcza narzędzia do edycji takich bibliotek, które pozwalają na ich tworzenie, dodawanie, usuwanie lub przenoszenie pomiędzy bibliotekami, a także eksport i import do/z plików zewnętrznych. Narzędzie do edycji bibliotek pozwala również na zarządzanie plikami biblioteki symboli w dość prosty sposób.

### 12.2 Biblioteki symboli - Przegląd

Biblioteka symboli składa się z jednego bądź wielu komponentów. Generalnie, komponenty są logicznie pogrupowane biorąc pod uwagę np. ich funkcję, typ, bądź producenta.

Symbol znajdujący się w bibliotece jest złożony z:

- Jego postaci graficznej (linie, okręgi, pola tekstowe) które pozwalają na zdefiniowanie symbolu.
- Wyprowadzeń, inaczej pinów (które muszą być narysowane w ściśle określony sposób używając powszechnie przyjętych standardów (zwykły pin, lub wejście zegarowe, lub aktywny niskim poziomem, albo aktywny zboczem.) opisując ich właściwości elektryczne, używane przez ERC.
- Pól (tekstowych) takich jak oznaczenie, wartość, nazwa footprintu potrzebna do wstawienia go na płytkę.
- Symbol może posiadać również aliasy, czyli nazwy alternatywne. Na przykład układ 7400 może także występować jako 74LS00, 74HC00, 7437, ponieważ wszystkie te symbole są identyczne z punktu widzenia schematu.

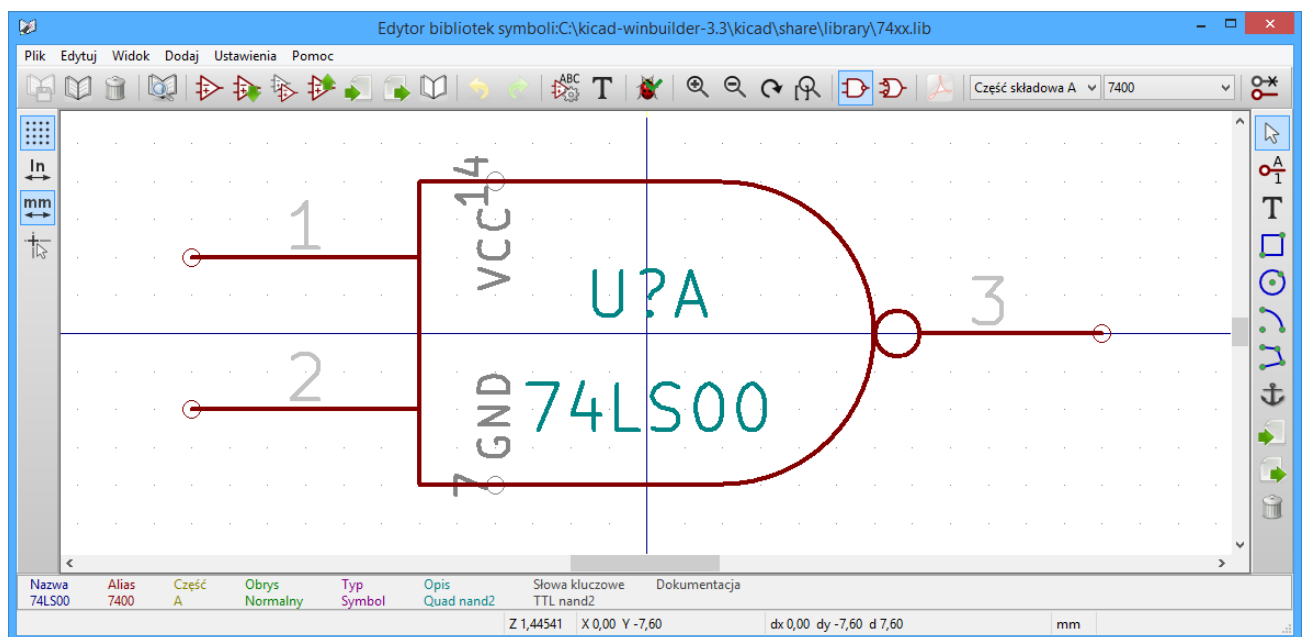
Do poprawnego tworzenia symboli wymagane jest:

- Zdefiniowanie ogólnych właściwości: czy posiada wiele części składowych.
  - Zdefiniowanie czy posiada podwójną reprezentację znaną jako DeMorgan..
-

- Projektowanie wyglądu (z wyjątkiem pinów) z użyciem linii, prostokątów, okręgów, wielokątów i tekstów.
- Dodanie wyprowadzeń, dokładnie określając ich projekt graficzny, nazwę oraz numer pinu, a także ich właściwości elektryczne (wejście, wyjście, trzy-stanowe, port zasilania, itp.).
- Dodanie aliasów, jeśli inne komponenty są tej samej konstrukcji i mają ten sam zestaw wyprowadzeń (lub też usunięcie jednego w przypadku, gdy symbol został stworzony przez skopiowanie innego symbolu).
- Dodanie pól w razie potrzeby (jest to opcjonalne, nazwa modułu jest wykorzystywany przez oprogramowanie PCB) i/lub określenie ich widoczności.
- Dokumentowanie składnika np. poprzez dodanie słów kluczowych i adresu dokumentacji w sieci lub na lokalnym nośniku.
- Zapisanie go do wybranej biblioteki.

## 12.3 Edytor bibliotek symboli - Przegląd























Widok głównego okna edytora bibliotek symboli znajduje się poniżej. Edytor składa się z trzech pasków narzędzi z szybkim dostępem do podstawowych narzędzi i obszaru podglądu/edycji komponentów. Nie wszystkie polecenia są dostępne na paskach narzędzi, ale można uzyskać do nich dostęp za pomocą menu.




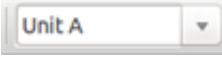
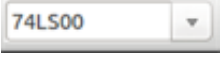


### 12.3.1 Główny pasek menu

Główny pasek narzędzi, typowo umieszczony na górze głównego okna, pokazany poniżej zawiera narzędzia do zarządzania biblioteką, polecenia cofnięcia/powtórzenia edycji, dostosowywania powiększenia obszaru roboczego oraz polecenia dostępu do właściwości symbolu.














	Save the currently selected library. The button will be disabled if no library is currently selected or no changes to the currently selected library have been made.
	Select the library to edit.
	Delete a symbol from the currently selected library or any library defined by the project if no library is currently selected.
	Open the symbol library browser to select the library and symbol to edit.
	Create a new symbol.
	Load symbol from currently selected library for editing.
	Create a new symbol from the currently loaded symbol.
	Save the current symbol changes in memory. The library file is not changed.
	Import one symbol from a file.
	Export the current symbol to a file.
	Create a new library file containing the current symbol. Note: new libraries are not automatically added to the project.
	Undo last edit.
	Redo last undo.
	Edit the current symbol properties.
	Edit the fields of current symbol.
	Test the current symbol for design errors.
	Zoom in.
	Zoom out.
	Refresh display.
	Zoom to fit symbol in display.
	Select the normal body style. The button is disabled if the current symbol does not have an alternate body style.
	Select the alternate body style. The button is disabled if the current symbol does not have an alternate body style.



	Show the associated documentation. The button will be disabled if no documentation is defined for the current symbol.
	Select the unit to display. The drop down control will be disabled if the current symbol is not derived from multiple units.
	Select the alias. The drop down control will be disabled if the current symbol does not have any aliases.
	Pin editing: independent editing for pin shape and position for symbols with multiple units and alternate symbols.
	Show pin table.





### 12.3.2 Pasek narzędzi edycji symbolu

Pasek narzędzi (zazwyczaj pionowy) znajdujący się po prawej stronie okna głównego pozwala na umieszczenie wszystkich elementów wymaganych do zaprojektowania symbolu. Poniższa tabela opisuje każdy z przycisków na tym pasku narzędzi.


	Select tool. Right-clicking with the select tool opens the context menu for the object under the cursor. Left-clicking with the select tool displays the attributes of the object under the cursor in the message panel at the bottom of the main window. Double-left-clicking with the select tool will open the properties dialog for the object under the cursor.
	Pin tool. Left-click to add a new pin.
	Graphical text tool. Left-click to add a new graphical text item.
	Rectangle tool. Left-click to begin drawing the first corner of a graphical rectangle. Left-click again to place the opposite corner of the rectangle.
	Circle tool. Left-click to begin drawing a new graphical circle from the center. Left-click again to define the radius of the circle.
	Arc tool. Left-click to begin drawing a new graphical arc item from the center. Left-click again to define the first arc end point. Left-click again to define the second arc end point.
	Polygon tool. Left-click to begin drawing a new graphical polygon item in the current symbol. Left-click for each addition polygon line. Double-left-click to complete the polygon.
	Anchor tool. Left-click to set the anchor position of the symbol.
	Import a symbol from a file.
	Export the current symbol to a file.
	Delete tool. Left-click to delete an object from the current symbol.

### 12.3.3 Pasek opcji



Pasek narzędzi (zazwyczaj pionowy) znajdujący się po lewej stronie okna głównego pozwala na ustalenie pewnych opcji edycyjnych. Poniższa tabela opisuje każdy z przycisków na tym pasku narzędzi.

	Toggle grid visibility on and off.
	Set units to inches.
	Set units to millimeters.
	Toggle full screen cursor on and off.

## 12.4 Wybór bibliotek i zarządzanie nimi

Wybranie aktywnej biblioteki jest możliwe za pomocą ikony , która otwiera okno z listą dostępnych bibliotek. Gdy element jest ładowany lub zapisywany, to wszystkie te operacje będą przeprowadzane w tej bibliotece.

### Notatka

- Należy wcześniej określić nazwy bibliotek dostępnych dla Eeschema, by mieć do nich dostęp.
- Zawartość bieżącej biblioteki może zostać zapisana po modyfikacji, klikając na  z głównego paska narzędzi.
- Symbol może zostać usunięty z biblioteki klikając w ikonę  .

### 12.4.1 Wybór i zapis symbolu

Podczas edycji symbolu, w rzeczywistości wszelkie zmiany nie są dokonywane bezpośrednio w bibliotece, ale w jej kopii w pamięci RAM. W ten sposób można z łatwością cofnąć wszelkie zmiany od ostatniego zapisu. Symbol można też wczytać do edytora zarówno z biblioteki jak i z istniejącego symbolu.

#### 12.4.1.1 Wybór symbolu

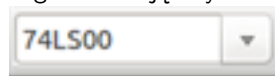
Ikona  na głównym pasku narzędzi pozwala wyświetlić listę dostępnych symboli z których można wybrać jeden i załadować z obecnie wybranej biblioteki.

---

**Notatka**



Jeśli wybrano alias symbolu, nazwa wyświetlana na pasku tytułowym będzie nazwą symbolu, który w rzeczywistości został załadowany nie aliasu. Lista aliasów zawsze zostaje załadowana dla każdego symbolu, wobec czego można ją edytować.

Gdy chcemy edytować jeden alias, musi on zostać wybrany z listy w oknie narzędziowym: Pierwszy element listy jest symbolem głównym.



---


**Notatka**


Alternatywnie, klikając w ikonę  pozwala na wczytanie symbolu, który wcześniej został zapisany poprzez kliknięcie w ikonę .


---

#### 12.4.1.2 Zapisywanie symbolu

Po modyfikacji, symbol może zostać zapisany w bieżącej bibliotece, nowej bibliotece, lub wyeksportowany do pliku kopii zapasowej.

By umieścić symbol w bieżącej bibliotece, należy użyć polecenia . Jednakże aktualizacja symbolu zostanie przeprowadzona tylko do pamięci RAM. W ten sposób można zdecydować się czy symbol pasuje do schematu.


Jeśli zajdzie potrzeba pełnego zapisu symbolu, należy użyć polecenia ukrytego pod ikoną , które zmodyfikuje zawartość biblioteki na dysku twardym trwale zachowując wykonane zmiany.

Jeśli chcemy by aktualny komponent trafił do nowej biblioteki, należy użyć polecenia . W takim przypadku program poprosi o nazwę nowej biblioteki.

---

**Notatka**



Nowe elementy w nowych bibliotekach będą widoczne dopiero po zmianie konfiguracji bibliotek w programie Eeschema. Należy dodać każdą nową bibliotekę, która będzie używana na schemacie do listy bibliotek projektu, korzystając z narzędzia do konfiguracji bibliotek symboli opisanego w rozdziale [Tabele Bibliotek Symboli](#).




Klikając w ikonę  zostanie utworzony plik biblioteki zawierający tylko bieżący symbol. Plik ten będzie miał postać standardowej biblioteki i zawierał tylko jeden symbol. Można go użyć przy imporcie symbolu do innej biblioteki. Utworzenie nowej biblioteki i polecenia eksportu są u podstaw takie same.

---

#### 12.4.1.3 Przenoszenie symbolu do innej biblioteki

Można bardzo łatwo przenosić symbole z jednej biblioteki do drugiej w następujący sposób:

- Wybór biblioteki źródłowej poprzez kliknięcie na ikonę .
- załadować symbol, który ma zostać przeniesiony za pomocą ikony . Symbol pojawi się w polu edycji.


- Następnie wybrać docelową bibliotekę klikając w .
- Zapisać bieżący symbol do nowej biblioteki przechowywanej w pamięci RAM za pomocą ikony .
- Zapisać wybraną bibliotekę roboczą na dysku klikając w ikonę .

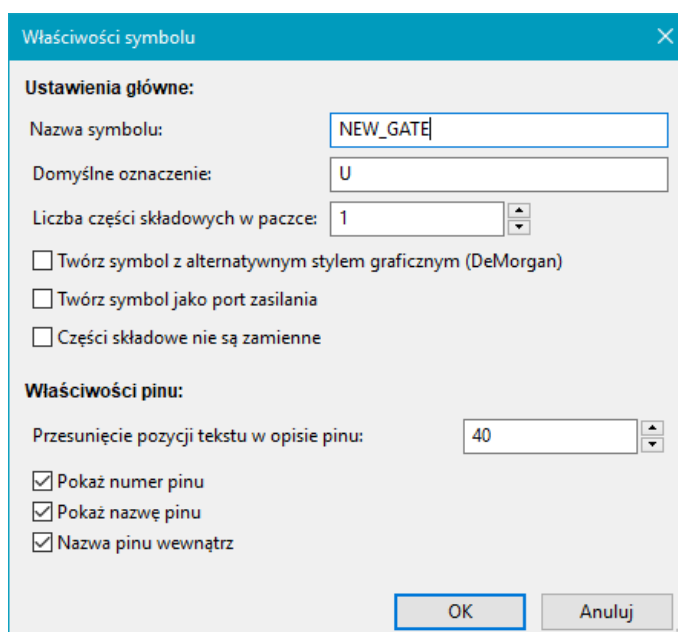
#### 12.4.1.4 Porzucanie zmian w symbolu

Symbol poddawany edycji jest tylko kopią roboczą symbolu, jaki rzeczywiście znajduje się w bibliotece. Tak długo jak nie zostanie on zapisany, można go przywrócić z biblioteki by porzucić zmiany dokonane w tym symbolu. Jeśli symbol jest już zapisany w pamięci RAM, a nie został zapisany w pliku biblioteki na dysku, można zamknąć i ponownie uruchomić Eeschema, a następnie odczytać go z biblioteki ponownie. Eeschema przywróci go do stanu sprzed zmian.

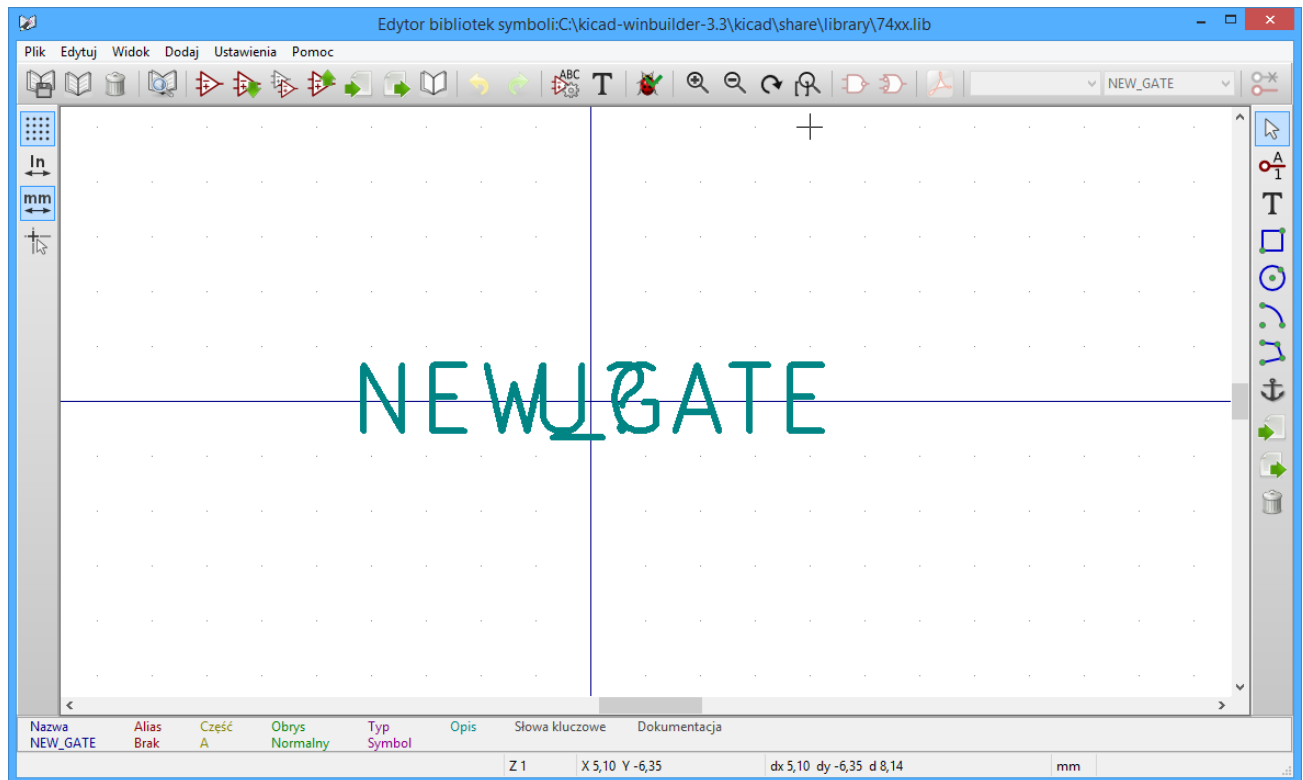
## 12.5 Tworzenie symboli bibliotecznych

### 12.5.1 Tworzenie nowego symbolu

Nowy symbol można utworzyć klikając w . Program poprosi o podanie: nazwy symbolu, aby móc potem załadować go z biblioteki (nazwa ta jest także zawartością pola *Wartość* dla LibEdit i używana jako wartość domyślna dla pola *Wartość* w edytorze schematów), nazwy domyślnego oznaczenia na schemacie (U, IC, R...), liczby elementów w pakiecie (np. standardowy komponent 7400 posiada 4 części w jednej obudowie) i czy istnieje przekształcona reprezentacja tego symbolu (reprezentacja DeMorgan' a). Jeśli nazwa odnośnika będzie pusta, domyślnie zostanie wpisane "U". Wszystkie te dane mogą być ustalone później, ale lepiej jest ustawić je na początku tworzenia symbolu.








Nowy symbol będzie utworzony z użyciem powyższych właściwości i pojawi się w oknie edycyjnym jak pokazano poniżej.




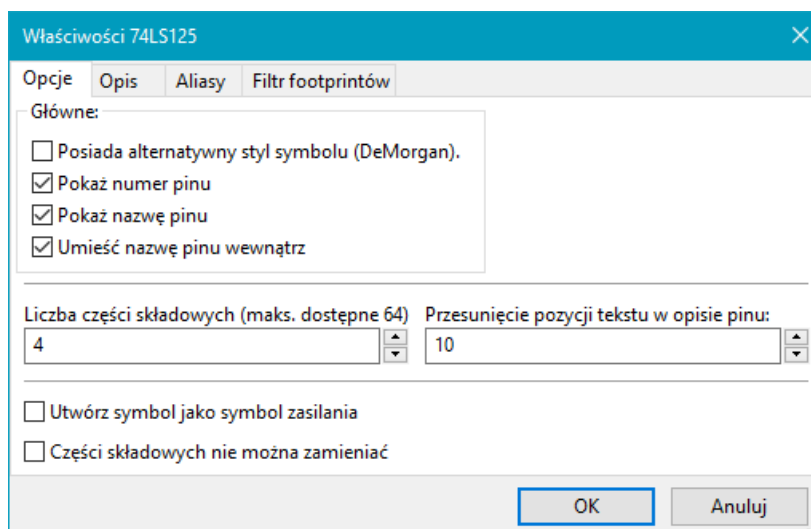
### 12.5.2 Tworzenie nowego symbolu na podstawie innego

Często symbol który chcemy utworzyć bardzo przypomina inny symbol, który znajduje się już w bibliotece. W tym przypadku łatwiej jest zmodyfikować istniejący symbol.

- Załadować symbol który będzie użyty jako wzorcowy.
- Kliknąć polecenie  lub zmodyfikować jego nazwę poprzez kliknięcie prawym klawiszem na nazwie i poddać edycji tekst pola *Wartość*. Jeśli użytkownik będzie chciał zduplikować bieżący symbol, zostanie poproszony o nazwę nowego symbolu.
- Jeśli symbol wzorcowy posiadał aliasy, użytkownik zostanie poproszony o ich usunięcie z nowego symbolu, gdyż pozostawienie ich spowoduje konflikt. Jeśli podczas tego pytania odpowiemy *Nie*, tworzenie nowego symbolu zostanie zaniechane. Biblioteki symboli nie mogą posiadać zdublowanych nazw lub aliasów.
- Wykonać niezbędne edycje.
- Zapisać symbol w załadowanej bibliotece poprzez  lub zapisać go do nowej biblioteki z pomocą polecenia  lub jeśli chcemy zapisać nowy element do innej istniejącej biblioteki wybrać inną bibliotekę klikając w  i zapisać nowy symbol.
- Zapisać bieżącą bibliotekę na dysku klikając w ikonę .

### 12.5.3 Właściwości symbolu

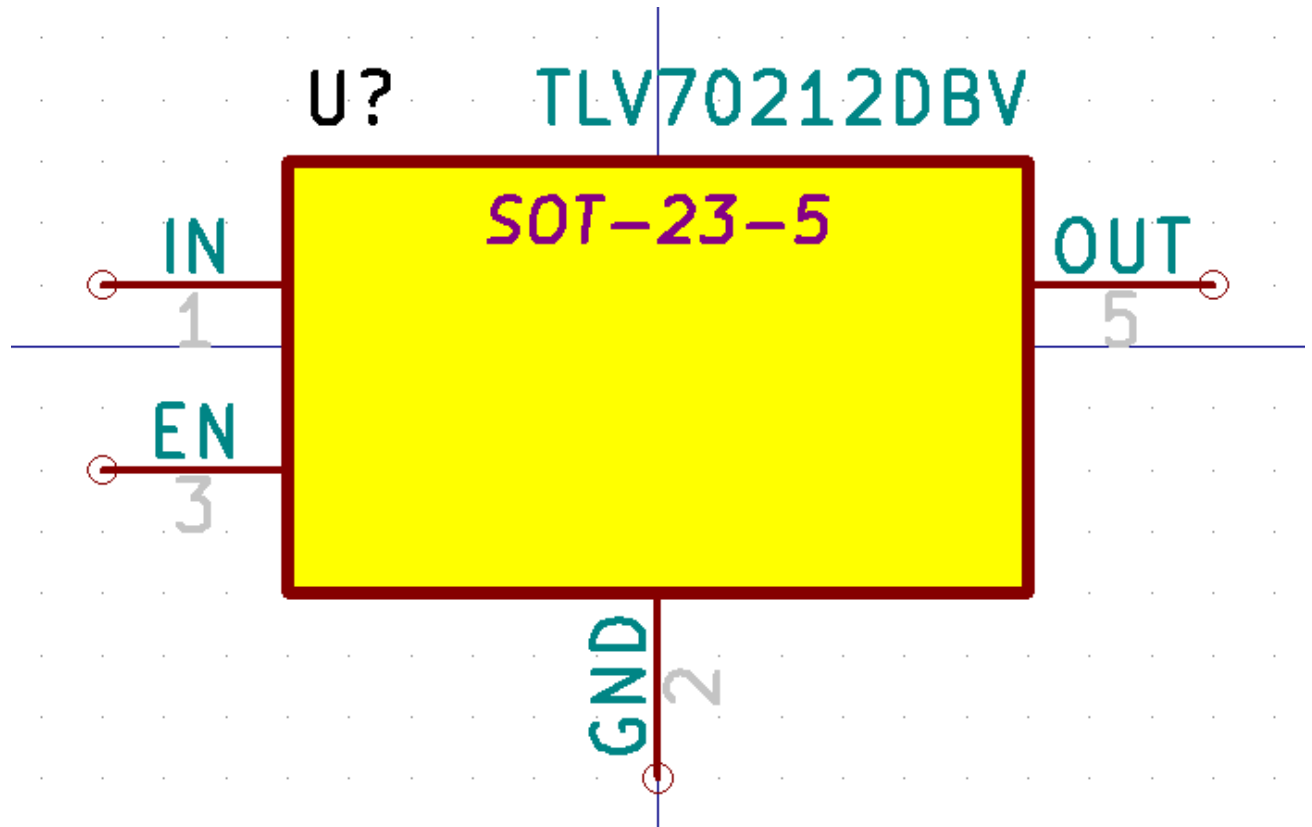
Właściwości symbolu powinny być starannie ustalone podczas jego tworzenia, chyba, że zostały one powielone z innego symbolu podczas jego klonowania. By zmienić właściwości symbolu należy kliknąć na  by otworzyć poniższe okno dialogowe.




Bardzo ważne jest, by właściwie ustawić liczbę części w symbolu, a jeśli symbol posiada alternatywną reprezentację także i ten parametr, ponieważ gdy edytowane lub tworzone są odpowiednie piny zostaną również utworzone odpowiednie piny do każdej z części składowej. Jeśli zmieni się liczbę części w symbolu po stworzeniu pinów i nastąpi ich edycja, będzie trzeba wykonywać dodatkowe prace związane z dodaniem nowych części i symboli. Niemniej jednak, możliwe jest modyfikowanie tych właściwości w dowolnym momencie.


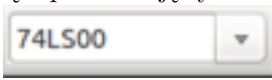
Opcje graficzne "Pokaż numer pinu" i "Pokaż nazwę pinu" określają widoczność numeru pinu i tekstu z nazwą pinu. Tekst ten będzie widoczny, jeśli są zaznaczone odpowiednie opcje. Opcja "Nazwa pinu wewnątrz" określa położenie nazwy pinu względem tego pinu. Ten tekst będzie wyświetlany wewnątrz obrysu symbolu, jeśli opcja ta jest zaznaczona. W tym przypadku właściwość "Przesunięcie nazwy pinu" określa przesunięcie tekstu w stosunku do zakończenia pinu. Wartości z zakresu od 30 do 40 (w 1/1000 cala) są odpowiednie.

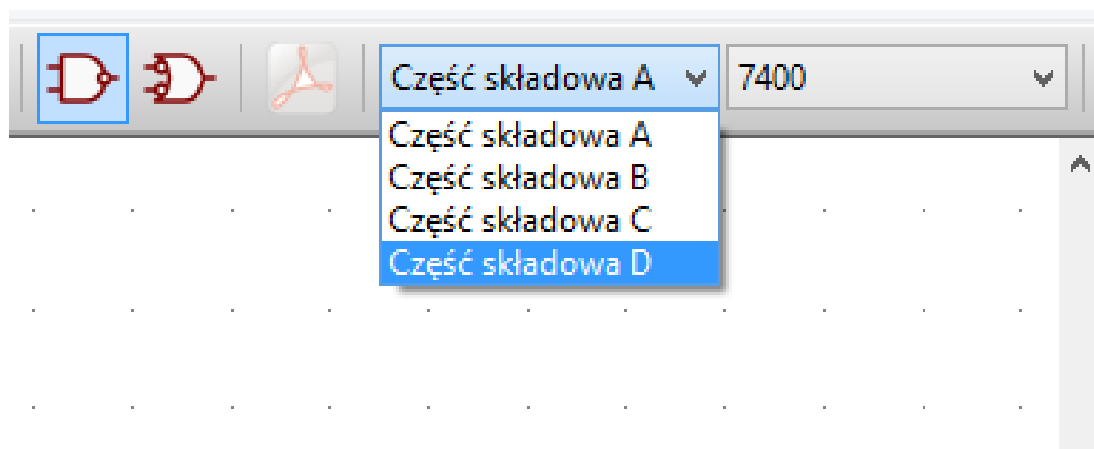
Poniższy przykład pokazuje symbol, w którym opcja "Umieść nazwę pinu wewnątrz" została odznaczona. Należy zwrócić uwagę na położenie nazw i numerów pinów.



#### 12.5.4 Symbole wieloczęściowe i podwójna reprezentacja

Jeśli symbol posiada więcej niż jedną reprezentację, należy przed edycją wybrać odpowiednią reprezentację. By dokonać edycji normalnej postaci symbolu należy kliknąć w .

By poddać edycji alternatywną reprezentację symbolu, należy kliknąć na . By wybrać część składową poddawaną edycji, należy użyć polecenia  pokazanego poniżej.



## 12.6 Elementy graficzne symbolu

Elementy graficzne tworzą reprezentację symbolu na schemacie nie zawierając przy tym żadnych informacji o połączeniach. Przy ich tworzeniu można się posługiwać następującymi narzędziami:

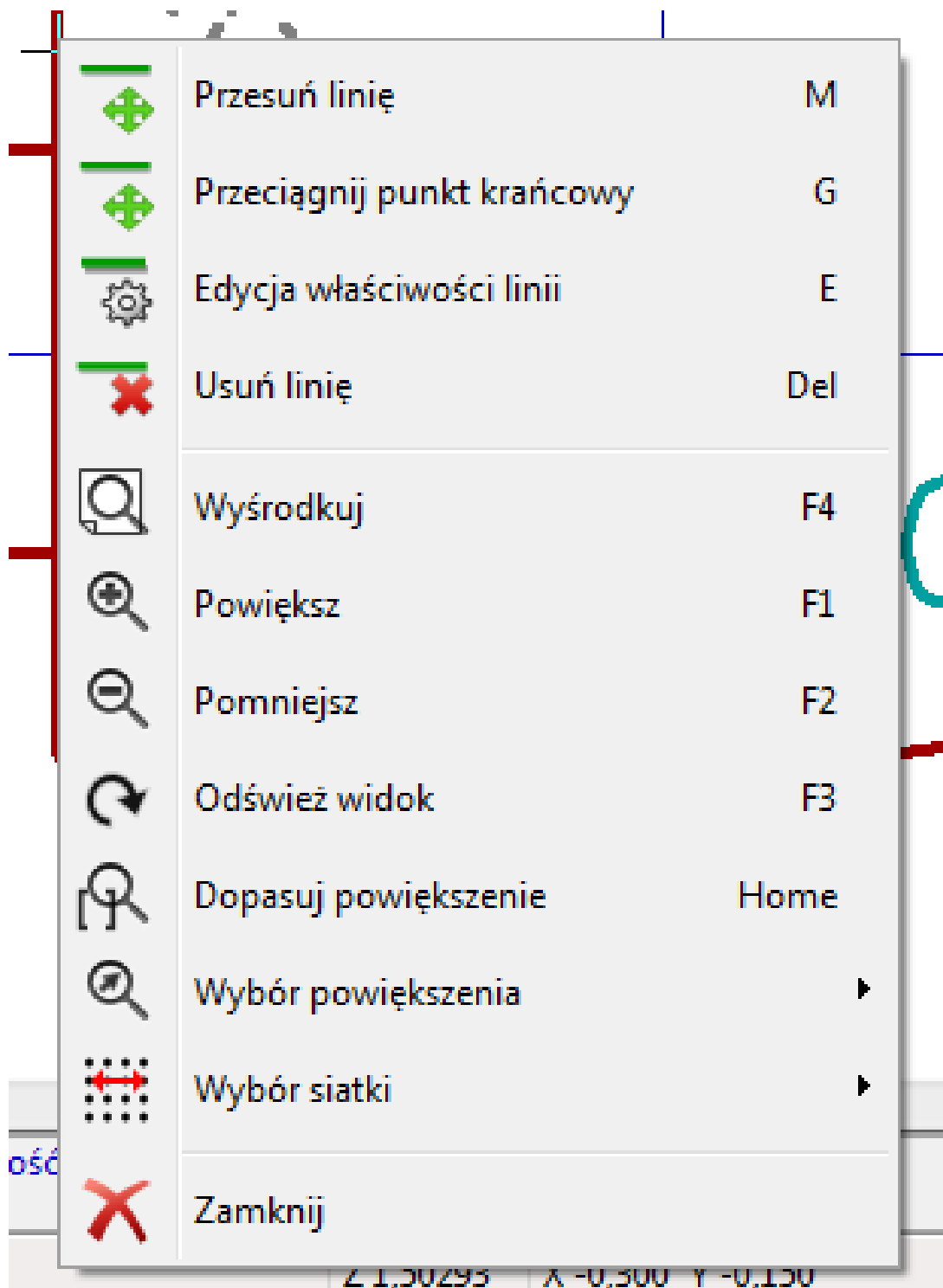
- Linie i linie łamane są definiowane poprzez punkty startowe i końcowe.
- Prostokąty są definiowane przez punkty dwóch przeciwległych narożników.
- Okręgi są definiowane przez punkt centralny i promień.
- Łuki są definiowane przez punkt początkowy i końcowy łuku oraz ich punkt centralny. Kąt rozwarcia łuku może zawierać się w przedziale  $0^\circ$  to  $180^\circ$ .

Pasek narzędzi po prawej stronie głównego okna pozwala na umieszczanie w polu roboczym wszystkich podstawowych elementów graficznych potrzebnych do zaprojektowania symbolu w obu jego postaciach.

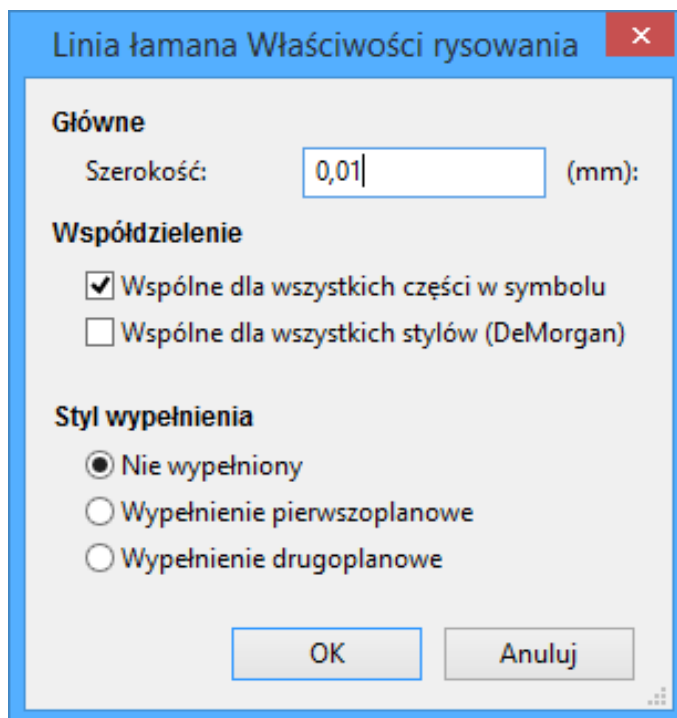
### 12.6.1 Przynależność elementów graficznych

Każdy z elementów graficznych (linia, łuk, okrąg, itd.) może być określona jako część wspólna dla wszystkich części składowych lub stylów, albo specyficzna dla nich. Opcje dotyczące przynależności elementu graficznego można łatwo wyświetlić klikając prawym klawiszem myszy nad wybranym elementem wywołując menu podręczne. Poniżej przykład menu dla elementu typu linia.





Można także kliknąć dwukrotnie na taki element by zmodyfikować jego właściwości. Poniżej przykład dla elementu typu linia łamana.



Głównymi właściwościami dla elementów graficznych są:

- Szerokość linii, która określa szerokość linii symbolu w obecnie wybranych jednostkach miary.
- Opcja "Wspólne dla wszystkich części" określa czy element graficzny ma być rysowany dla każdej części w elementach posiadających więcej niż jedną część lub ma być rysowany gdy wybrano bieżącą część.
- Opcja "Wspólne dla wszystkich stylów (DeMorgan)" określa czy element graficzny ma być rysowany dla każdej reprezentacji w elementach posiadających alternatywną reprezentację lub ma być rysowany tylko gdy wybrano bieżącą reprezentację.
- Styl wypełnienia określa czy graficzna postać symbolu ma być rysowana jako niewypełniona, wypełniona kolorem tła lub wypełniona kolorem.

### 12.6.2 Tekst jako grafika w symbolu

Ikona **T** pozwala na tworzenie tekstów swobodnych. Taki tekst jest zawsze wyświetlany poprawnie, nawet jeśli symbol zostanie odwrócony. Należy także zauważyć, że taki tekst nie jest związany z polami symbolu.

## 12.7 Symbole wieloczęściowe, podwójna reprezentacja symboli

Symbole mogą mieć dwie reprezentacje (zwykły symbol i alternatywny symbol często określany jako "DeMorgan") i/lub posiadać więcej niż jedną część składową w obudowie (np. bramki logiczne). Niektóre symbole mogą posiadać też więcej niż jedną część składową, które różnią się swoją reprezentacją graficzną oraz układem wyprowadzeń.

Na przykład przekaźnik może być reprezentowany przez trzy różne elementy: cewka, pierwszy zestyk, drugi zestyk. Zarządzanie wieloczęściowymi układami scalonymi i komponentami z podwójną reprezentacją jest dość elastyczne.

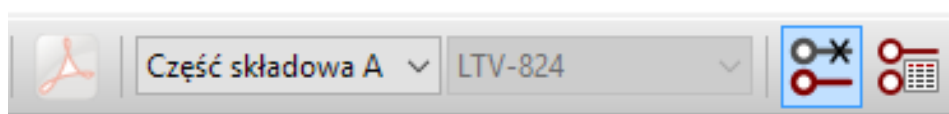
Pin może być: wspólny lub specyficzny dla różnych części, wspólny dla obu reprezentacji lub specyficzny dla każdej reprezentacji z osobna.

Domyślnie, piny są specyficzne dla każdej reprezentacji każdej części, ponieważ ich liczba różni się dla każdej części, a ich konstrukcja jest inna dla każdej reprezentacji. Gdy pin jest wspólny wystarczy wyprowadzić go tylko raz (np. w przypadku pinów zasilania). Również w przypadku projektu, który jest prawie zawsze identyczny dla każdej części (ale różni się pomiędzy normalną a skonwertowaną reprezentacją).

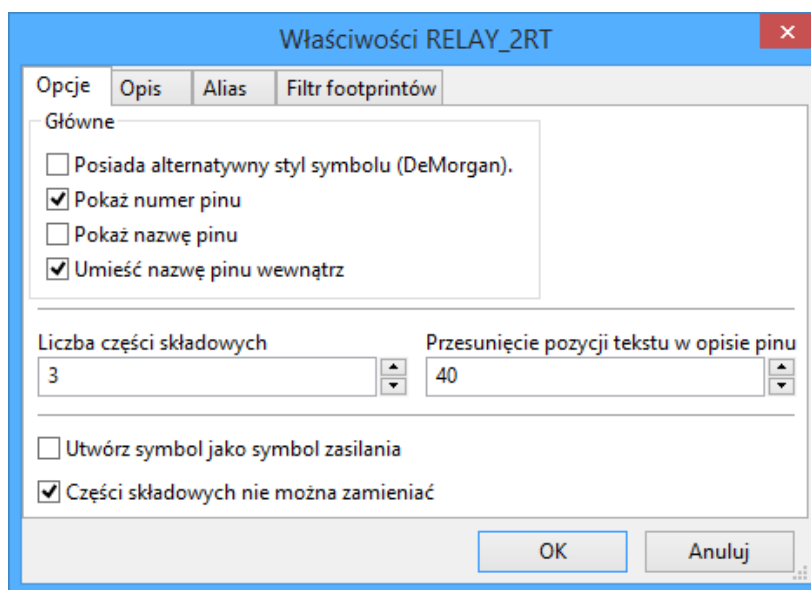
### 12.7.1 Przykład elementu posiadającego kilka części z różną reprezentacją graficzną:

Jest to przypadek przekaźnika mechanicznego, który posiada dwa zestawy styków oraz cewkę (trzy różne części):

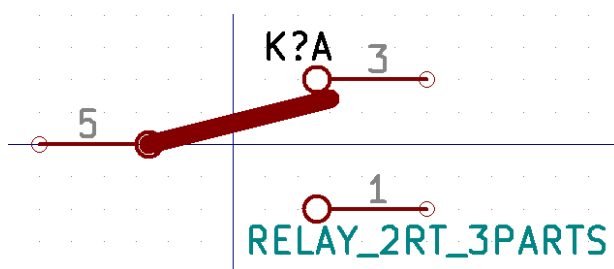
Opcja: piny nie są powiązane. Można dodawać lub edytować piny niezależnie dla każdej z części.



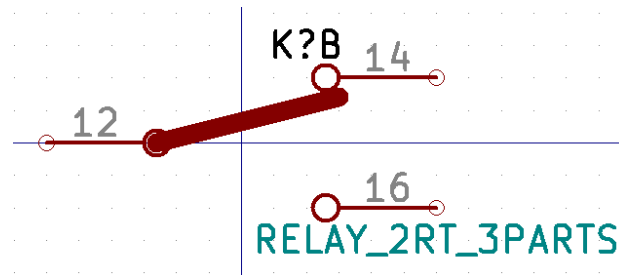
Musi być wybrana opcja 'Części składowe nie są wymienne' między sobą.



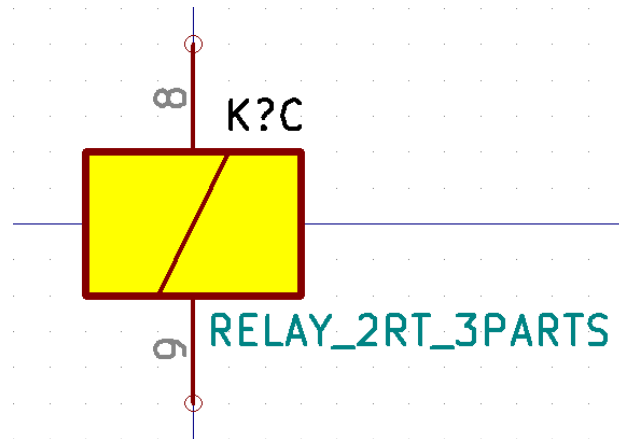
Część 1



Część 2



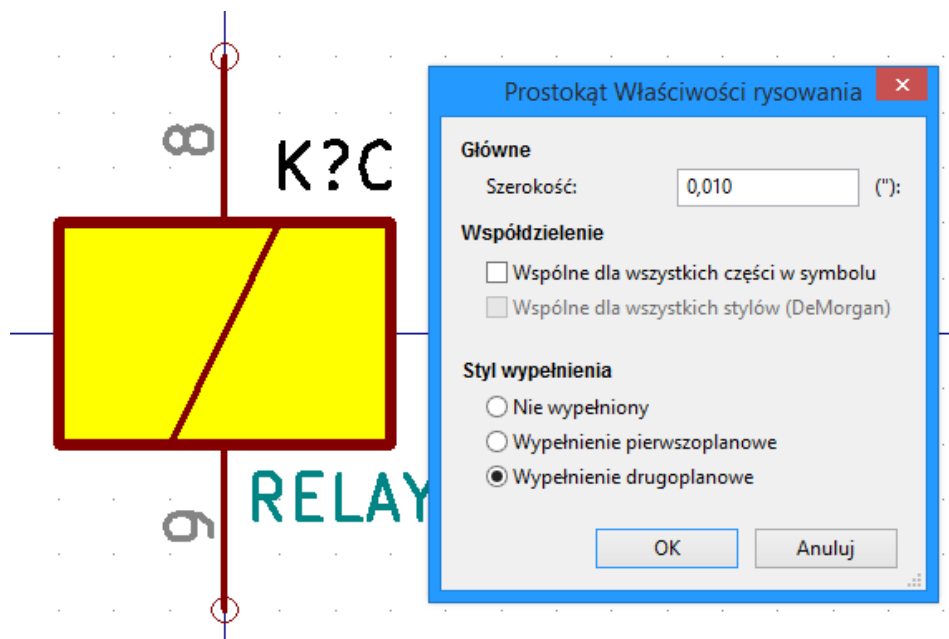
Część 3



Ponieważ symbol nie posiada tej samej postaci graficznej dla wszystkich części, nie ma możliwości zamiany pomiędzy częściami A i C.


#### 12.7.1.1 Elementy geometryczne w symbolach

Poniżej pokazano właściwości dla elementu graficznego. W powyższym przykładzie przekaźnika, trzy części składowe posiadają różne graficzne reprezentacje. Jednakże, każda część została utworzona oddzielnie i elementy graficzne muszą posiadać wyłączoną opcję "Wspólne dla wszystkich części".



## 12.8 Tworzenie i edycja wyprowadzeń (pinów)



Aby utworzyć i wstawić pin należy kliknąć w polecenie . Aby dokonać prostych edycji wyprowadzeń najlepiej jest kliknąć dwukrotnie na wybranym wyprowadzeniu, lub kliknąć prawym klawiszem by skorzystać z menu podręcznego. Piny muszą być tworzone starannie, ponieważ każdy błąd będzie mieć wpływ na projekt PCB. Każdy dodany już pin można ponownie edytować, usunąć, obrócić lub przenieść.

### 12.8.1 Wyprowadzenia - Informacje podstawowe

Pin jest zdefiniowany przez jego graficzną reprezentację, jego nazwę oraz numer”. Numer pinu jest określony przez 4 znaki i/lub cyfry. Dla narzędzia sprawdzania elektrycznych reguł projektowych (ERC) by było skuteczne, ”typ elektryczny”(wejście, wyjście, trójstanowy...) także musi zostać poprawnie określone. Gdyby typ pinu nie został określony poprawnie, wynik testu ERC byłby w gruncie rzeczy nieprawidłowy.

Ważne uwagi:

- Nie należy wstawiać znaków spacji w nazwach pinów i ich numeracji. Wstawienie spacji w nazwie spowoduje, że zostanie ona automatycznie zastąpiona przez znak dolnej kreski ”\_”.
- Nazwa pinu z sygnałem zanegowanym rozpoczyna się od znaku tyldy ”~”. Wtedy nad tekstem zostanie dorysowana pozioma kreska. Znał PCI0”, co w rezultacie da PA0/INT0/PCI0.
- Jeśli nie ma nazwy pinu to w pole nazwa należy wstawić jeden znak tyldy.
- Nazwy pinów rozpoczynające się od znaku ”#”, są zarezerwowane dla symboli zasilania.
- Numer”pinu może składać się z maksymalnie czterech liter lub liczb (również mieszanie). 1, 2,...9999 to prawidłowe nazwy, ale prawidłowymi nazwami będą też: A1, B3 (standardowa notacja w układach PGA/BGA) lub Anod, Gnd, Wire.
- Symbol nie może posiadać zdublowanej numeracji”pinów.

## 12.8.2 Właściwości wyprowadzeń

Właściwości pinu

Nazwa pinu: C1 Rozmiar nazwy: 1,524 Milimetry

Numer pinu: 5 Rozmiar numeru pinu: 1,524 Milimetry

Orientacja: Prawo Długość: 7,620 Milimetry

Typ elektryczny: Pasywny

Styl grafiki: Linia

Współdzielenie

☐ Wspólne dla wszystkich części w symbolu

☐ Wspólne dla wszystkich stylów (DeMorgan)

Właściwości

☒ Widoczny

OK Anuluj

Okno z właściwościami pinu pozwala na zmiany charakterystycznych cech wyprowadzeń. Okno to ukazuje się zawsze podczas tworzenia nowego pinu, albo gdy w pin zostanie kliknięty dwukrotnie myszą. Jego zawartość pozwala na zdefiniowanie lub modyfikację parametrów takich jak:

- Nazwa i rozmiar tekstu nazwy.
- Numer i rozmiar tekstu numeru.
- Długość.
- Typ graficzny i elektryczny wyprowadzenia.
- Przynależność do części i alternatywnej reprezentacji.
- Widoczność.

## 12.8.3 Style graficzne pinów

Na poniższym rysunku w jednym elemencie zastosowano wszystkie rodzaje kształtów wyprowadzeń. Wybór formy ma wyłącznie znaczenie graficzne i nie ma żadnego znaczenia dla narzędzia ERC jak i dla funkcji związanych z tworzeniem list sieci.



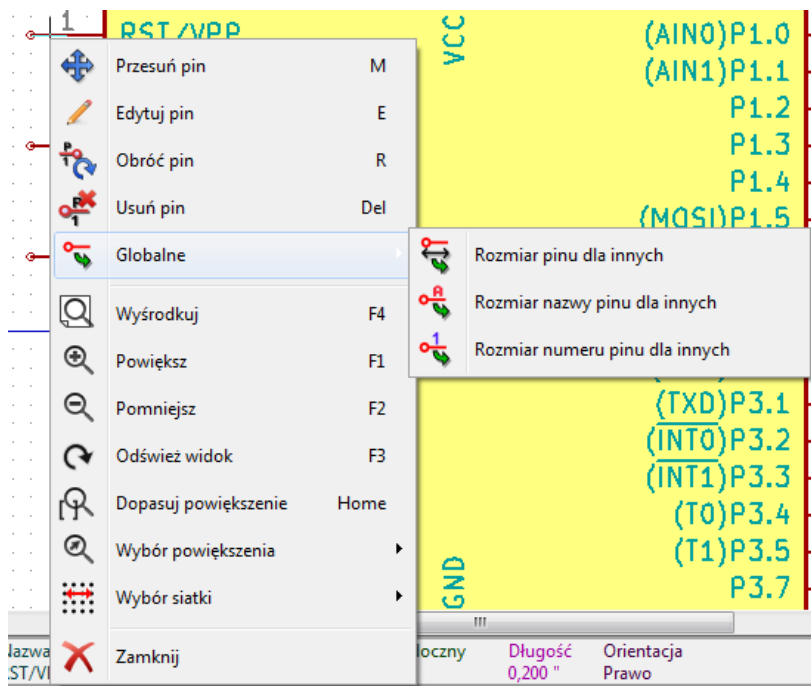
#### 12.8.4 Typy elektryczne

Wybór właściwego typu elektrycznego jest bardzo ważny dla narzędzia ERC. Zwykle typy elektryczne są definiowane jako:

- Dwukierunkowy, który oznacza, że piny mogą pracować jako wejścia lub wyjścia zależnie od konfiguracji (na przykład szyna danych mikroprocesora).
- Trójstanowy, posiadający zwykle trzy aktywne stany.
- Pasywny, używany w elementach pasywnych, takich jak rezystory, złącza, itp.
- Nieokreślony, używany gdy sprawdzenie ERC nie ma znaczenia dla tego pinu.
- Wejście zasilania używane jest dla pinów, które dostarczają napięcie zasilające. Piny zasilania są automatycznie łączone z innymi pinami wejścia zasilania z tą samą nazwą.
- Wyjścia zasilania są używane w przypadku regulatorów napięć.
- Otwarty emiter i otwarty kolektor, które można używać w przypadku wyjść logicznych lub w komparatorach do łączenia ich wyjść (tzw. suma na drucie).
- Nie połączone, używane gdy komponent ma pin, który nie jest wewnętrznie połączony.


### 12.8.5 Masowa zmiana wyprowadzeń

W przypadku wielokrotnych zmian jednego typu z parametrów: rozmiar pinu, rozmiar jego nazwy, czy numeru pinu, można użyć menu podręcznego, a w nim opcji zgrupowanych pod poleceniem "Globalne". Za pomocą tych opcji można jedną z tych cech skopiować do innych pinów na podstawie pinu wskazywanego w danej chwili.



### 12.8.6 Określanie pinów w symbolach wieloczęściowych i podwójna reprezentacja

Symbole z wieloma częściami i/lub reprezentacjami stanowią szczególny problem dla tworzenia pinów i ich edycji. O ile większość z pinów jest specyficzna dla każdej części (bo ich numer pinu jest specyficzny dla każdej części) i do każdej reprezentacji (bo ich forma jest specyficzna dla każdej z reprezentacji), tworzenie i edycja pinów byłaby prawdopodobnie długa i męcząca. Domyślnie, dla symboli z wieloma częściami i/lub reprezentacją podwójną, zmiany te są wykonywane dla wszystkich pinów odpowiadających częściom i reprezentacjom podczas tworzenia lub edycji (z wyjątkiem formy i numeracji), usuwania lub przenoszenia pinu, (tj. dla wszystkich pinów umieszczonych w tej samej lokacji).


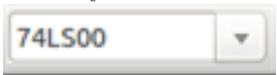
Jedynym wyjątkiem od tego to graficzny typ pinów i nazwa. Ta zależność została wprowadzona by umożliwić łatwiejsze tworzenie pinów i ich edycję w najczęstszych przypadkach. Zależność może być przełączona za pomocą  na głównym pasku narzędzi. Pozwala to na całkowicie niezależne tworzenie pinów dla każdej części i reprezentacji.

Symbol może mieć dwie reprezentacje symboliczne (reprezentacja znana jako "De Morgan") i może się składać z więcej niż jednej części, jak w przypadku układów z bramkami logicznymi. Dla niektórych elementów, może zaistnieć potrzeba kilku różnych elementów graficznych i pinów. Podobnie jak w przypadku [przykładu przekaźnika](#), przekaźnik może być reprezentowany jako trzy odrębne jednostki: cewka, przełącznik 1, przełącznik 2.

Zarządzanie elementami z wieloma częściami i symbolami z alternatywnymi reprezentacjami jest elastyczne. Pin może być wspólny lub specyficzny dla różnych części. Pin może być wspólny dla obu reprezentacji lub specyficzny dla każdej reprezentacji.



Domyślnie piny są specyficzne dla każdej reprezentacji każdej części, ponieważ ich ilość może być różna dla każdej części, a ich konstrukcja jest inna dla każdej reprezentacji. Gdy pin jest wspólny dla wszystkich urządzeń, należy go narysować tylko raz jak w przypadku pinów zasilania.

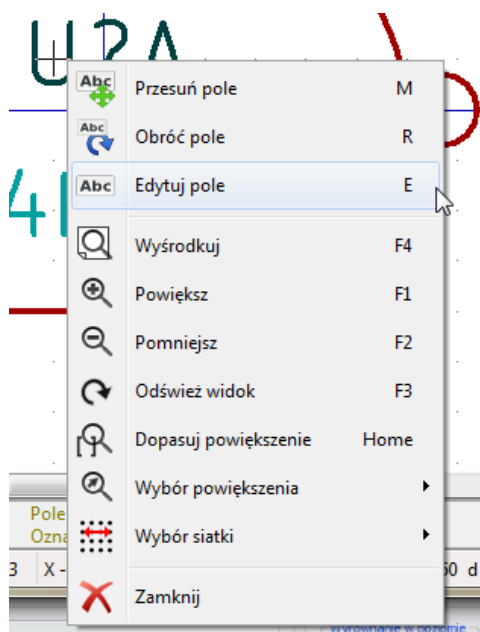
Jako przykład niech posłuży pin wyjściowy czterokrotnej dwuwęściowej bramki NAND 7400. Ponieważ istnieją cztery części i dwie reprezentacje istnieje osiem oddzielnych pinów wyjściowych w jego definicji. Podczas tworzenia nowego symbolu 7400, część A z normalnej reprezentacji będzie wyświetlana w edytorze bibliotek. Aby edytować styl pinu w alternatywnej reprezentacji, to najpierw musi być włączony przycisk  na pasku narzędzi. Aby zmienić numer pinu dla poszczególnych części, należy wybrać odpowiednią część za pomocą listy rozwijanej .


## 12.9 Pola symboli

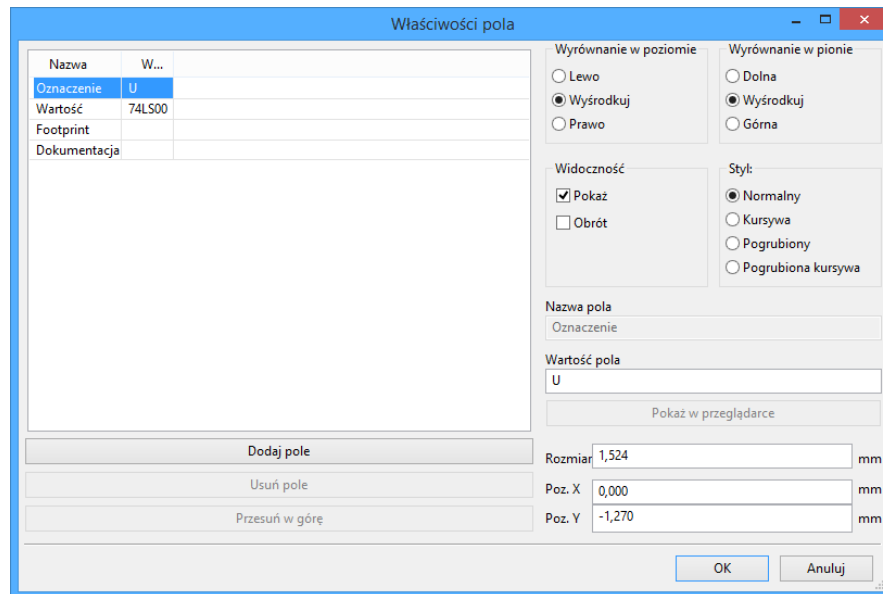
Wszystkie elementy bibliotek mają zdefiniowane cztery pola domyślne. Pola *Odniesienie*, *Wartość*, *Footprint*, *Dokumentacja* są tworzone gdy symbol jest właśnie tworzony lub kopiowany. W zasadzie tylko *Odniesienie* i *Wartość* są polami wymaganymi. Dla istniejących pól, można użyć poleceń z menu kontekstowego klikając prawym klawiszem na wyprowadzeniu. Symbole zdefiniowane w bibliotekach zwykle posiadają domyślnie wypełnione te cztery pola. Dodatkowe pola, takie jak: sprzedawca, numer części, koszt części, itd. mogą być dodane do symboli już na etapie bibliotek ale ogólnie jest to wykonywane podczas pracy nad schematem, gdyż dodatkowe pola mogą być zastosowane do wszystkich składników na schemacie.

### 12.9.1 Edycja pól symboli

By dokonać edycji istniejącego pola symbolu, należy kliknąć prawym klawiszem na polu tekstowym by wywołać menu kontekstowe pokazane poniżej.



By dokonać edycji niezdefiniowanych pól, dodać nowe lub usunąć należy użyć  z głównego paska narzędziowego, by otworzyć okno dialogowe z właściwościami pokazane poniżej.



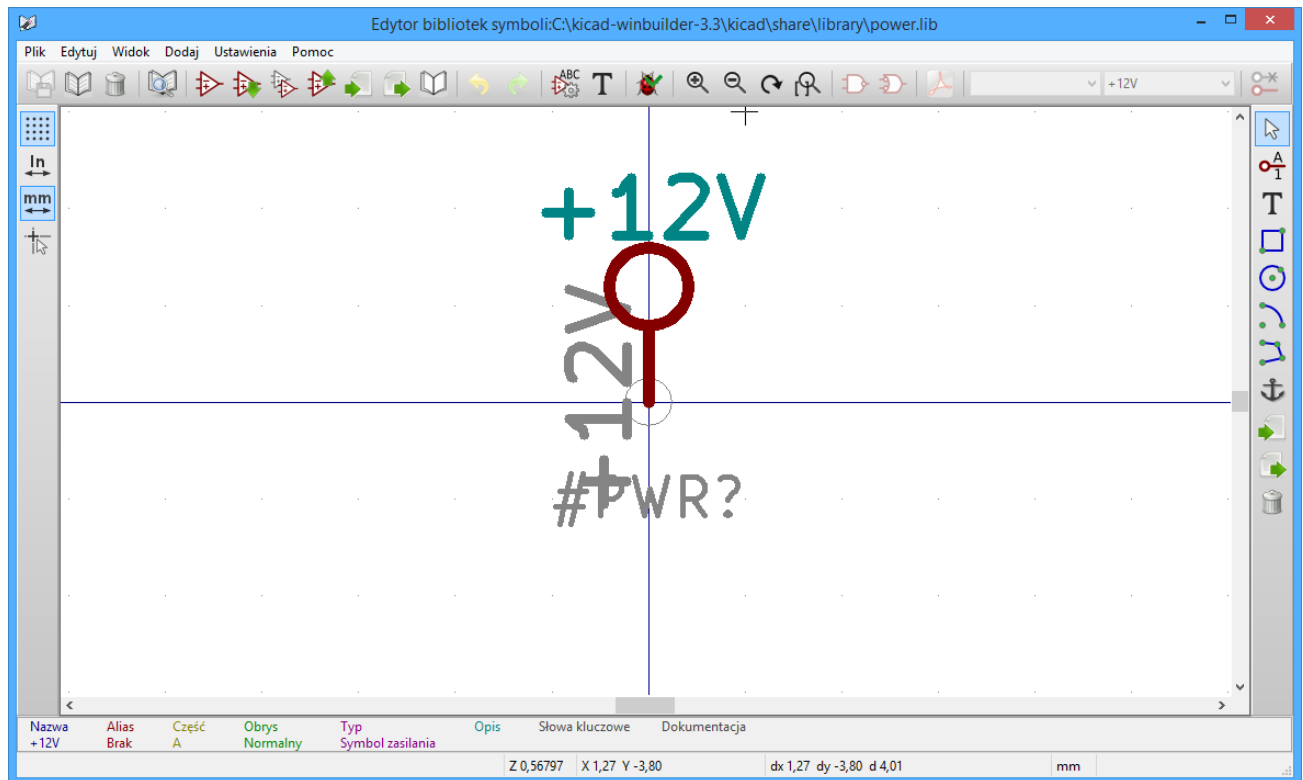
Pola to teksty przypisane do symbolu. Nie należy ich mylić z tekstem graficznym jaki może zostać umieszczony w graficznej reprezentacji symbolu.

Ważne uwagi:

- Modyfikacja tekstu w polu *Wartość*, równa się utworzeniu nowego symbolu na podstawie starego, służącego wtedy za bazę dla nowego symbolu. Ten nowy symbol po zapisaniu go w aktualnie aktywnej bibliotece ma nazwę taką jak zawarta w polu *Wartość*.
- Aby edytować niewidoczne lub puste pola trzeba skorzystać z okna edycji przedstawionego powyżej.
- Pole *Footprint* zawiera bezwzględny odnośnik do footprintu w postaci LIBNAME:FPNAME, gdzie LIBNAME to nazwa biblioteki footprintów zdefiniowana w tabeli bibliotek (zobacz rozdział "Tabele Bibliotek Footprintów" w podręczniku Pcbnew) oraz FPNAME, która jest nazwą footprintu w bibliotece LIBNAME.

## 12.10 Tworzenie symboli zasilania

Symbole portów zasilania są tworzone tak jak zwykłe symbole. Może być to przydatne w celu zebrania ich w specjalnej bibliotece takiej jak `power.lib`. Składają się one z symbolu graficznego i w pinu o typie "Niewidoczne źródło zasilania". Będą one zatem traktowane jak każdy inny symbol reprezentujący element składowy schematu. Jednakże, pewne środki ostrożności będą tu niezbędne. Poniżej mamy symbol zasilania (zasilanie +12V).



By utworzyć port zasilania, należy wykonać następujące kroki:

- Dodać pin typu "Wejście zasilania" nazwany **+12V** (Ważne, ponieważ połączenie pomiędzy poszczególnymi portami odbywa się po nazwie), z numerem pinu 1 (numer nie jest tak istotny), z długością 0 i stylem graficznym **Linia**.
- Umieścić na przykład mały okrąg i wyprowadzić jeden segment od niego jak pokazano powyżej.
- Ustawić punkt zaczepienia w miejscu pinu.
- Wpisać w pole *Wartość* **+12V**.
- Pole *Oznaczenie* musi mieć postać **\#+12V**. Sam tekst nie jest tak istotny, ale pierwszy znak musi być znakiem kratki by zaznaczyć, że jest to symbol zasilania. Z użytej konwencji wynika, że każdy element którego oznaczenie rozpoczyna się od **#** nie pojawia się na liście sieci i jego oznaczenie nie jest pokazywane.

Łatwiejszą metodą tworzenia nowego portu zasilania jest użycie innego portu jako wzorca:

- Załadować istniejący symbol zasilania.
- Zmienić nazwę pinu razem z nazwą nowego symbolu zasilania.
- Dokonać edycji pola *Wartość* by jego zawartość była zgodna z nazwą pinu, jeśli chcemy by była ona wyświetlana.
- Zapisać nowy symbol.

## Rozdział 13

# Edytor bibliotek LibEdit - Symbole

### 13.1 Przegląd zagadnień

Symbol składa się z następujących elementów

- Jego postaci graficznej (kształty geometryczne, teksty).
- Wyprowadzeń (pinów).
- Pola lub teksty powiązane, wykorzystywane przez post-procesory: tworzące listy sieci, listy materiałowe...

Dwa pola są inicjowane zawsze: *Oznaczenie* i *Wartość*. Nazwa projektu powiązana ze składnikiem, nazwa powiązanego z nim modułu, albo inne pola pozostałe są dowolne i mogą pozostać ogólnie puste, albo mogą być wypełnione podczas rysowania schematu.

Jednakże, zarządzanie dokumentacją załączoną do symbolu już na etapie jego projektowania pozwala na lepsze wyszukiwanie, użycie i zarządzanie bibliotekami. Powiązana dokumentacja zawiera m.in.:

- Linie komentarza.
- Linie ze słowami kluczowymi takimi jak np.: TTL CMOS NAND2, oddzielonymi spacjami.
- Linie z nazwą pliku zewnętrznej dokumentacji (np. notę aplikacyjną, notę katalogową.).

Domyślnie pliki te są wyszukiwane w następujących katalogach:

kicad/share/library/doc

Jeśli nie znaleziono:

kicad/library/doc

W systemie Linux:

/usr/local/kicad/share/library/doc

/usr/share/kicad/library/doc

/usr/local/share/kicad/library/doc

Słowa kluczowe pozwalają na selektywne wyszukiwanie symboli według różnych kryteriów wyboru. Komentarze i słowa kluczowe są wyświetlane w różnych miejscach, szczególnie jednak po wybraniu elementu w bibliotece.

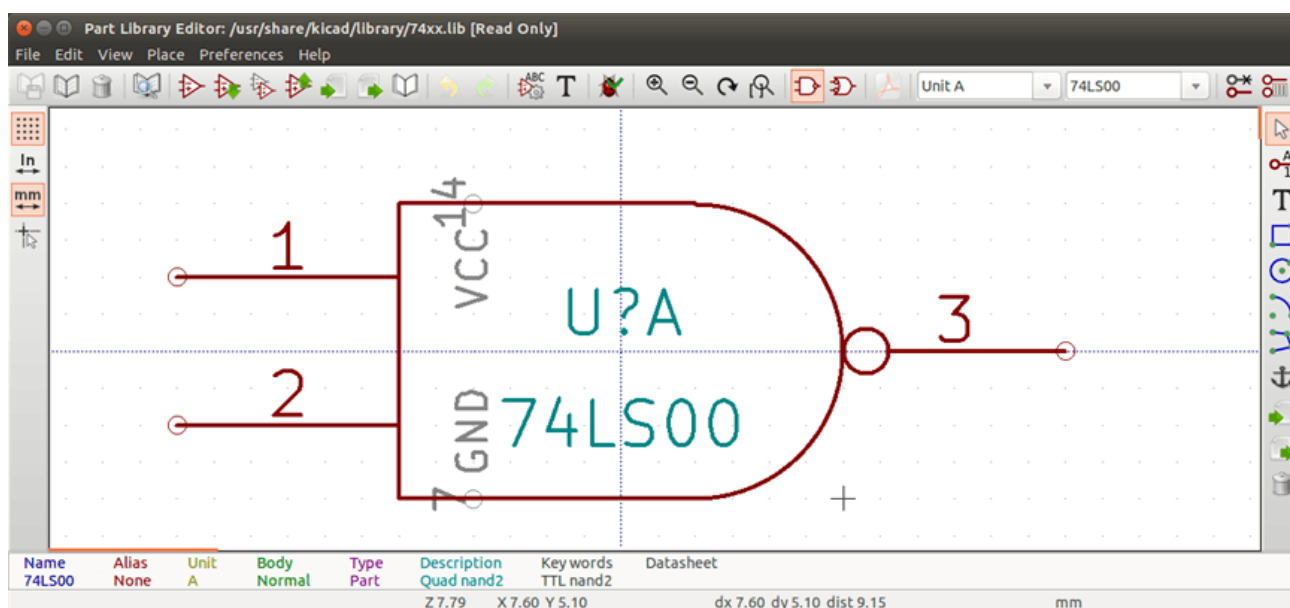
Symbol posiada także punkt zaczeplenia. Obrót albo odbicie jest wykonywane w stosunku do tego punktu, a także podczas umieszczania symbolu ten punkt stosuje się jako punkt odniesienia. Zatem użyteczne staje się położenie tego punktu w odpowiednim miejscu.


Symbol może posiadać również aliasy, czyli nazwy alternatywne. Pozwala to na znaczne zmniejszenie liczby elementów składowych bibliotek, które muszą być tworzone (np. 74LS00 może posiadać aliasy takie jak 7400, 74HC00, 74HCT00 ...).

Na koniec, symbole są zwykle umieszczane w kilku bibliotekach (klasyfikowanych według tematów, lub producentów ...), w celu ułatwienia zarządzania nimi.

## 13.2 Pozycja punktu zaczeplenia

Domyślnie punkt zaczeplenia znajduje się na pozycji (0, 0) i jest pokazywany jako dwie krzyżujące się osie.



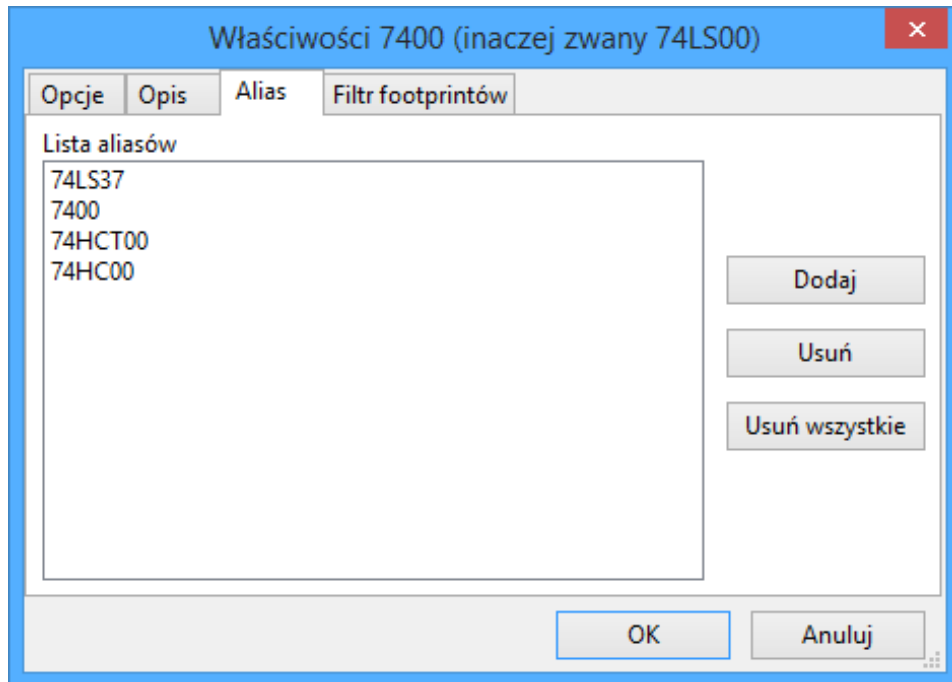
Punkt zaczeplenia może być przeniesiony wybierając polecenie  i klikając w jego nowym punkcie położenia. Rysunek zostanie automatycznie wycelowany wobec nowego punktu zaczeplenia.

## 13.3 Aliasy

Alias jest nazwą alternatywną odpowiadającą temu samemu symbolowi w bibliotece. Symbole o podobnym rozkładzie pinów i podobnej reprezentacji mogą być reprezentowane przez jeden wspólny symbol o kilku aliasach (np.: 74LS00 może posiadać aliasy takie jak 7400, 74HC00, 74HCT00).

Korzystanie z aliasów pozwala na tworzenie kompletnych bibliotek symboli znacznie szybciej. Oprócz tego biblioteki takie są znacznie bardziej zwarte i są ładowane szybciej.


Aby zmodyfikować listę aliasów, należy wybrać w głównym oknie edycji narzędzie  i wybrać zakładkę *Alias*.



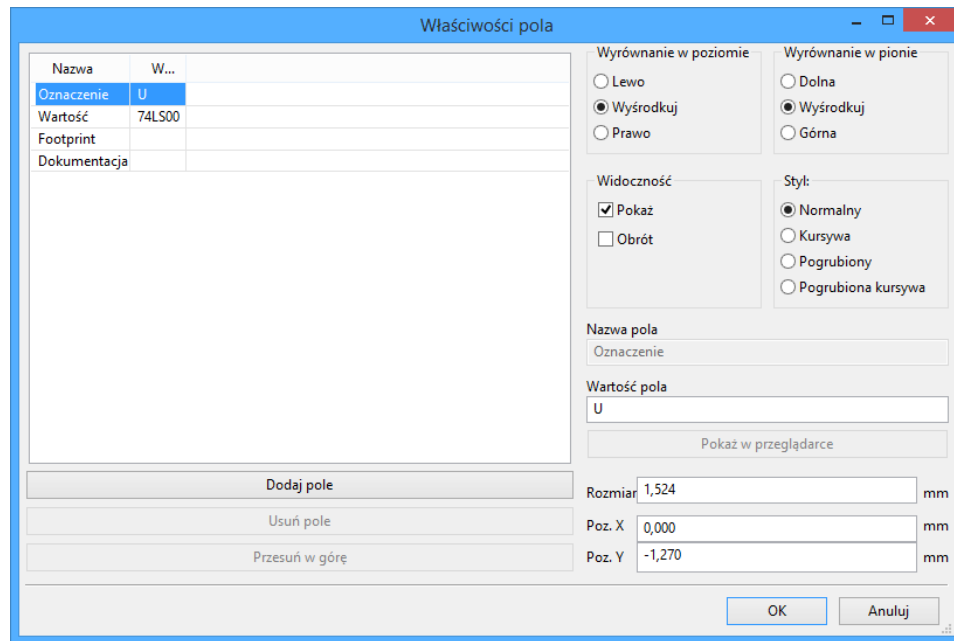
Za pomocą klawiszy obok listy można dodawać lub usuwać aliasy. Bieżący alias nie może być oczywiście zmieniony ponieważ jest edytowany.

By usunąć wszystkie aliasy należy najpierw wybrać symbol główny by pojawił się w oknie edycji. Jest to pierwszy z listy aliasów na górnym pasku narzędzi edytora bibliotek.

## 13.4 Pola specjalne

Edytor pól jest wywoływany za pomocą ikony .


Istnieją cztery specjalne pola (tekst przypisany do symbolu) oraz pola użytkownika, które może dodawać za pomocą poleceń znajdujących się pod tabelą zawartości pól

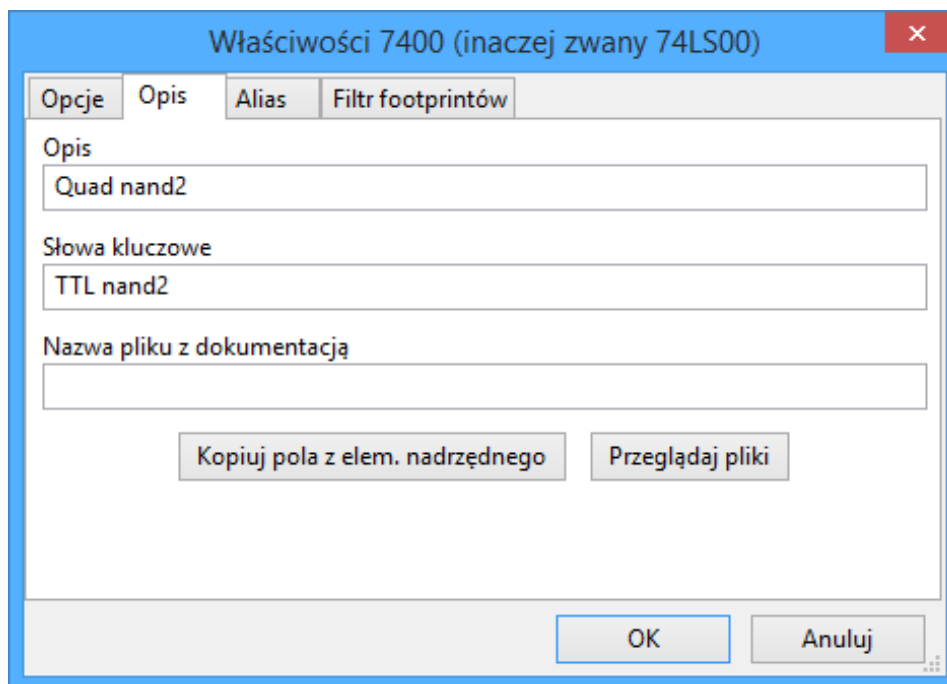


Pola specjalne to:

- *Odnosińnik*.
- *Wartość*: Jest to nazwa symbolu w bibliotece, oraz domyślna wartość jaka zostanie umieszczona na schemacie.
- *Footprint*: nazwa modułu używanego na PCB. Nie jest zbyt potrzebna jeśli używamy CvPcb do ustalania listy footprintów.
- *Dokumentacja*: zarezerwowane (tutaj nie używane).

## 13.5 Dokumentowanie symboli

Aby dokonać edycji opcji związanych z informacjami dokumentującymi symboli, należy wywołać główne okno właściwości symbolu za pomocą ikony  oraz przełączyć się na zakładkę *Opis*.



Należy pamiętać, aby wybrać odpowiedni alias lub symbol główny, ponieważ opcje dokumentacyjne są jedyną cechą, którą różnią się poszczególne aliasy. Polecenie "Kopiuj pola z elem. nadrzędnego" pozwala na skopiowanie tych informacji z dokumentacji symbolu głównego do aktualnie edytowanego aliasu.

### 13.5.1 Słowa kluczowe symbolu

**Słowa kluczowe** pozwalają na wyszukiwanie symboli w sposób selektywny według określonych kryteriów wyboru (funkcja, rodzina, technologia, itp.).

Wielkość liter nie jest istotna, bo narzędzie zawarte w Eeschema nie rozróżnia wielkość liter. Najbardziej popularne słowa kluczowe użyte w bibliotekach to:

- CMOS TTL dla rodzin układów logicznych
- AND2 NOR3 XOR2 INV... dla bramek (AND2 = 2 wejściowa bramka AND, NOR3 = 3 wejściowa bramka NOR).
- JKFF, DFF... dla przerzutników typu JK lub D.
- ADC, DAC, MUX...
- OpenCol dla bramek posiadających wyjścia typu otwarty kolektor. Tak więc, jeśli w oprogramowaniu do edycji schematów będziemy szukać symboli za pomocą słów kluczowych NAND2 OpenCol, Eeschema wyświetli listę symboli pasujących do tych 2 słów kluczowych.

### 13.5.2 Dokumentacja symbolu

Linia oznaczenie (i słowa kluczowe) jest wyświetlana w różnych menu, w szczególności po wybraniu elementu na wyświetlonej liście komponentów biblioteki i w menu ViewLib.

Jeśli plik dokumentacji istnieje (jest wpisany w to pole), jest on również dostępny z poziomu oprogramowania do tworzenia schematów w menu wyświetlanym przy kliknięciu prawym przyciskiem myszy na komponentcie.

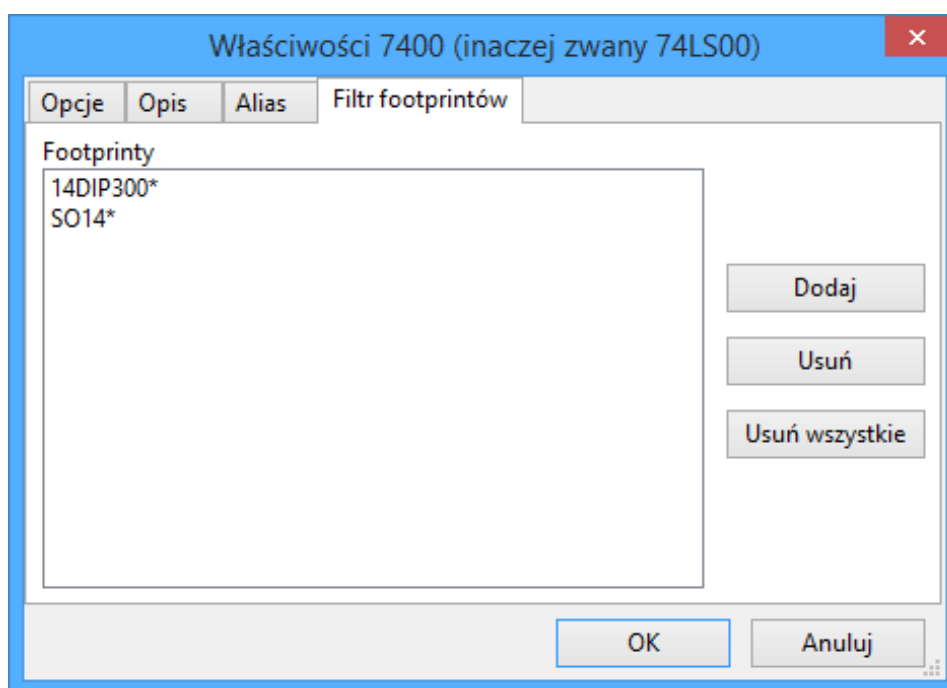


### 13.5.3 Dołączony plik dokumentacji (Nazwa pliku z dokumentacją)

Wskazuje na dostępny plik z dokumentacją symbolu lub jego schematem aplikacyjnym. Może to być plik w formacie PDF (zwykle stosowany w takim przypadku) dostępny lokalnie na dysku twardym, ale można stosować również ścieżki URL by umożliwić dostęp do zasobów zdanych (np. na stronie WWW producenta).

### 13.5.4 Filtrowanie footprintów dla CvPcb

Za pomocą listy znajdującej się na zakładce *Filtr footprintów* można określić jakie obudowy byłyby odpowiednie dla obecnie projektowanego symbolu. Listę tą wykorzystuje CvPcb by podczas przypisywania obudów można było odfiltrować listę dostępnych modułów tylko do tych najbardziej odpowiednich. Jeśli nie chcemy korzystać z tych możliwości można albo opcję filtracji w CvPcb wyłączyć, albo pozostawić tą listę pustą.



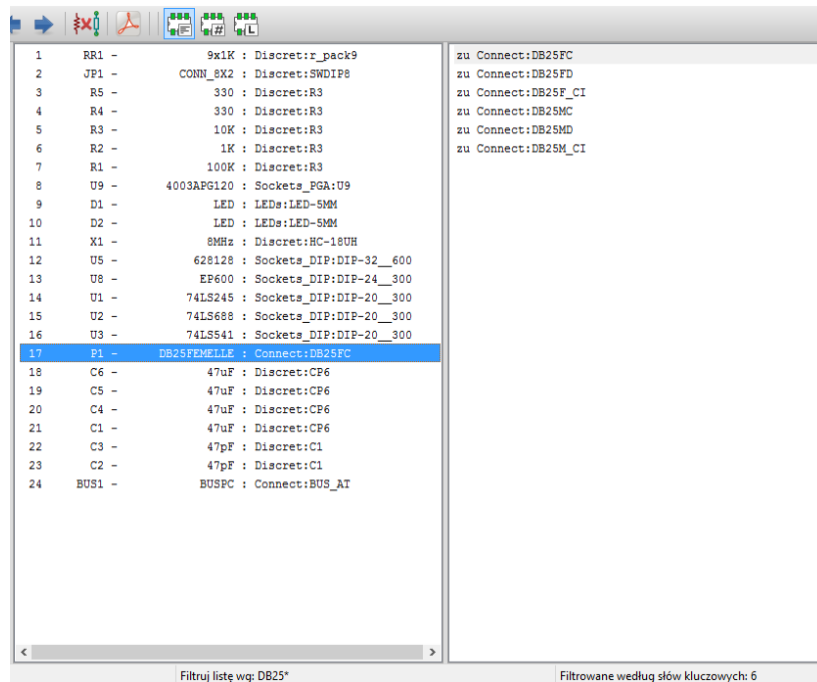
Na liście można stosować szeroko stosowane znaki maskujące.

S014\* pozwala CvPcb na wyświetlenie wszystkich footprintów, których nazwa rozpoczyna się znakami SO14.

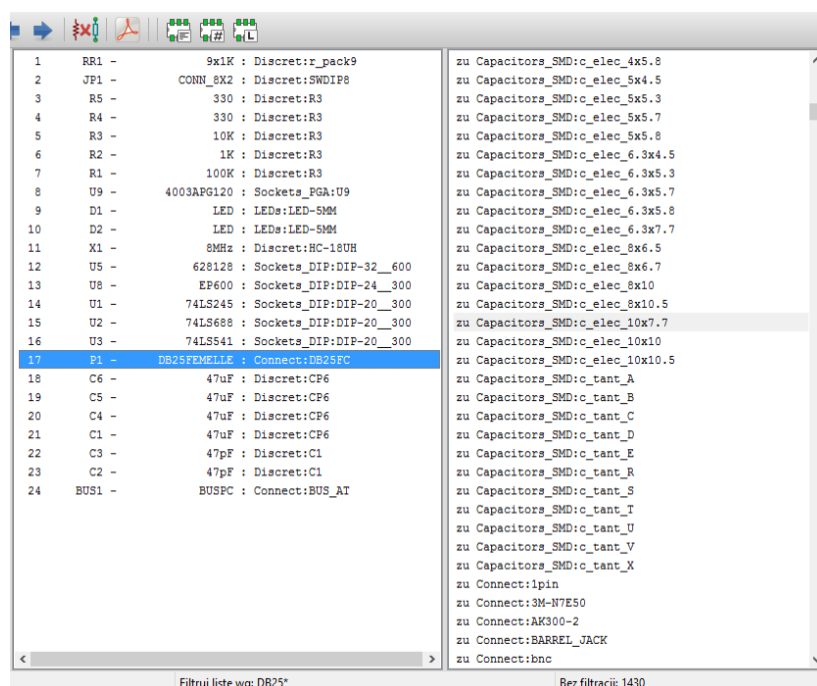
Żaś R? Pozwala na wyświetlenie tylko tych footprintów, których nazwa będzie składać się z dwóch znaków, przy czym nazwa taka będzie musiała się rozpoczynać znakiem R.

Poniżej przedstawiono widok okna CvPcb z włączoną jak i wyłączoną filtracją

Z filtrowaniem



Bez filtracji




## 13.6 Biblioteka wzorców


W łatwy sposób można skompilować podręczną biblioteczkę z rysunkami, zawierającą często używane grafiki. Można to wykorzystywać do tworzenia podstawowych komponentów składowych symboli (np. trójkąty, prostokąty, kształty bramek AND, OR, XOR, itp.) w celu ich późniejszego ponownego użycia.

Pliki te są przechowywane domyślnie w katalogu biblioteki jako poszczególne pliki z rozszerzeniem **.sym**. Wzorce te nie są zbierane w jednym pliku bibliotecznym jak symbole, ponieważ zazwyczaj nie są zbyt liczne.

### 13.6.1 Eksport/Tworzenie wzorca

Symbol może być łatwo wyeksportowany jako wzorzec graficzny za pomocą narzędzia eksportu  znajdującego się na prawym pasku narzędzi. Generalnie przy tworzeniu wzorców głównie chodzi o samą grafikę, zatem dobrym pomysłem jest by przed eksportem, usunąć istniejące piny.


### 13.6.2 Importowanie wzorca

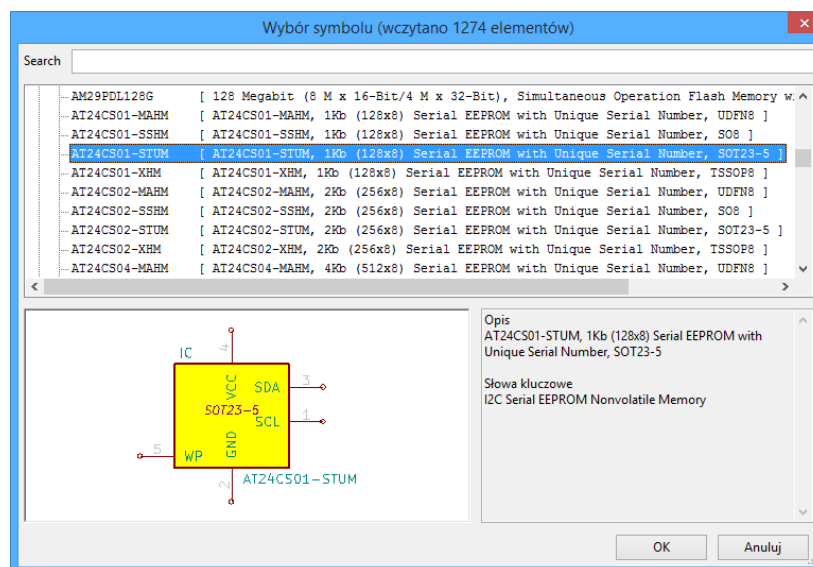
Podczas edycji symbolu można za pomocą narzędzia "Importuj" istniejące rysunki  dodać zapisany wcześniej wzorzec. Zaimportowana grafika zostanie dodana tak jakby została ona właśnie narysowana.

## Rozdział 14

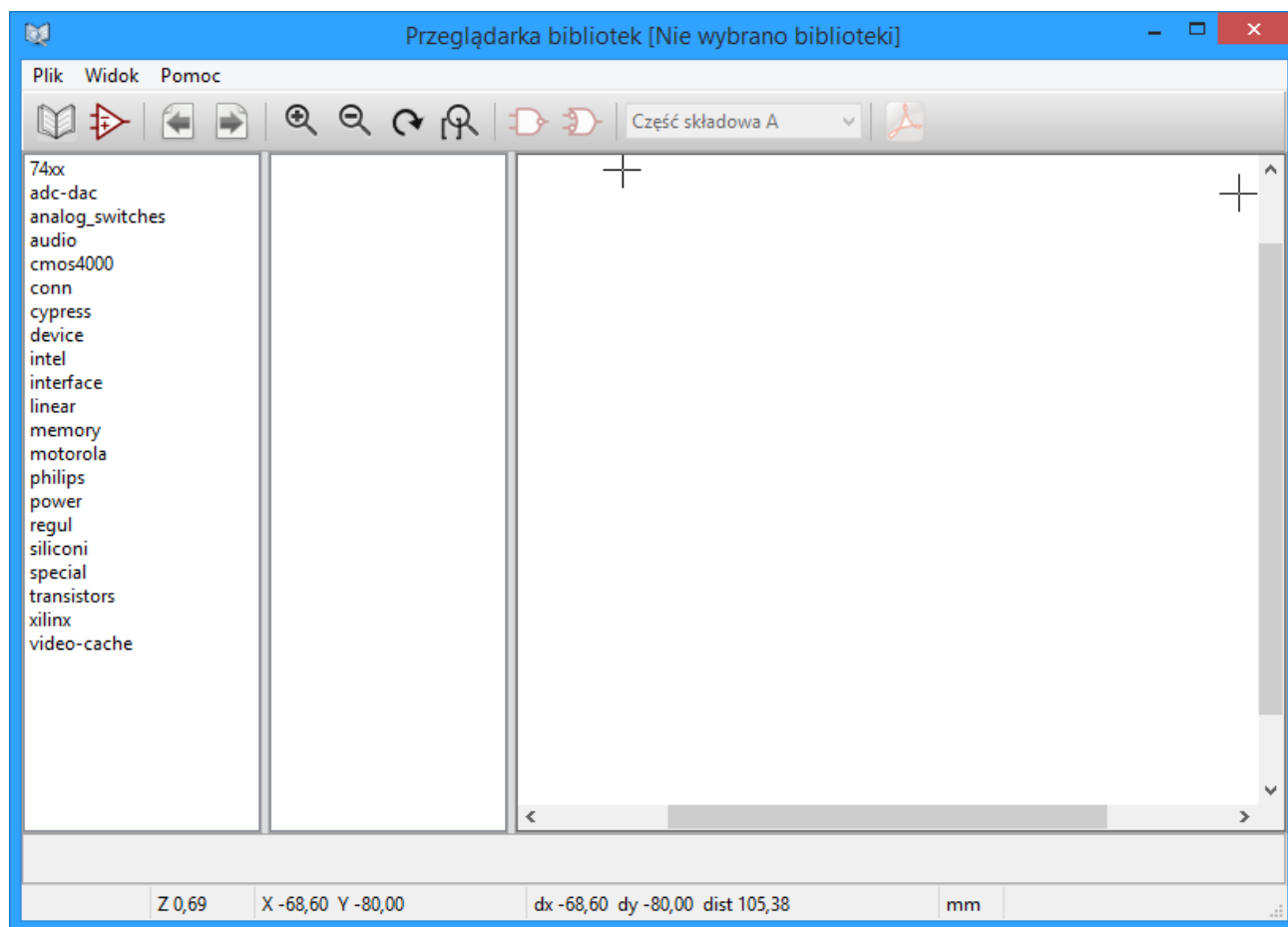
# Przeglądanie bibliotek symboli

### 14.1 Wprowadzenie

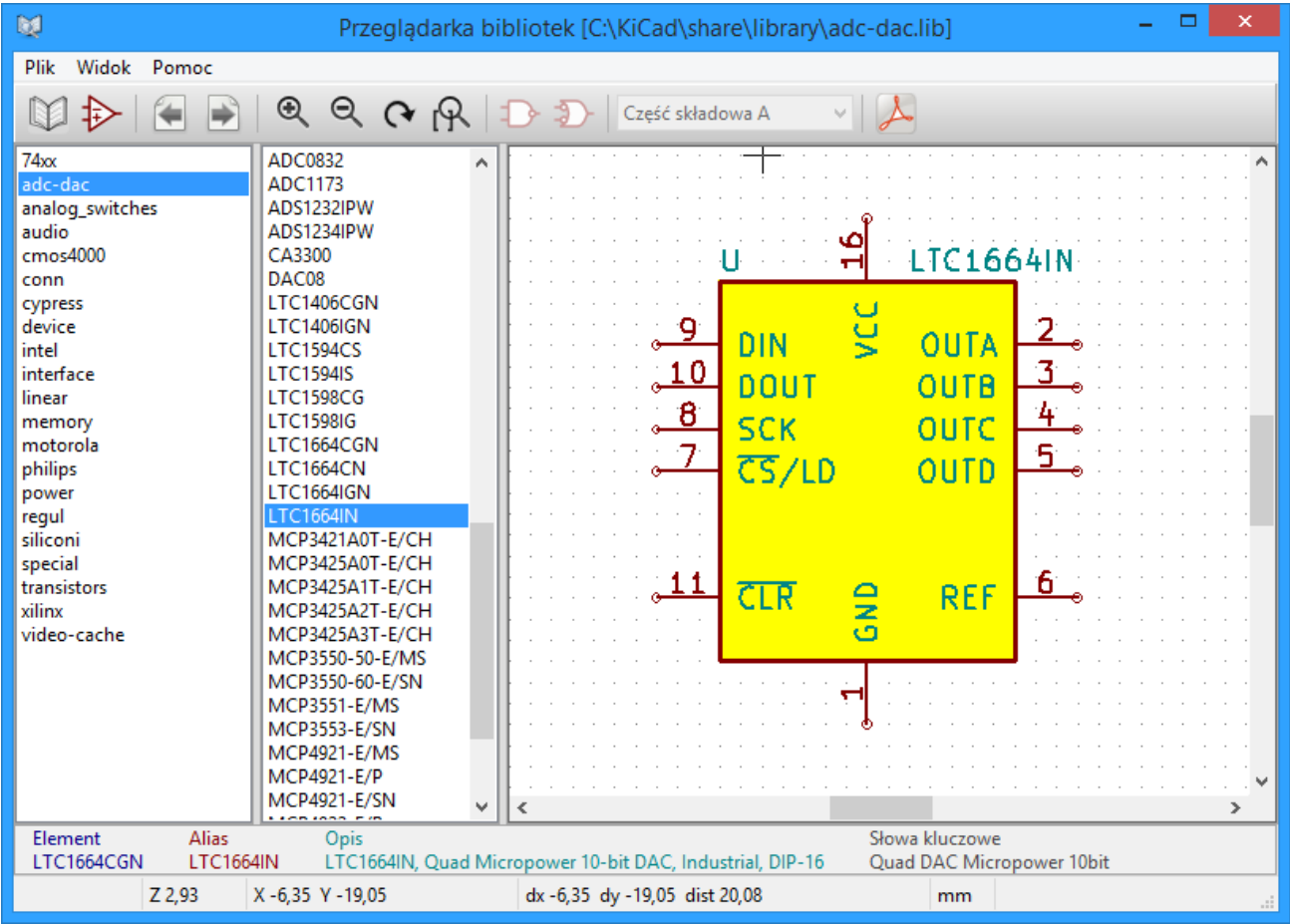
Przeglądarka Bibliotek Symboli pozwala na szybkie sprawdzenie zawartości aktywnych bibliotek. Przeglądarkę można wywołać klikając w ikonę  lub przez pozycję "Przeglądarka Bibliotek" dostępną w menu "Widok".



## 14.2 Ekran główny



By sprawdzić zawartość biblioteki należy wybrać ją z listy znajdującej się po lewej stronie okna. Wszystkie symbole zostaną pokazane na drugiej liście. Należy wybrać nazwę symbolu by móc go podejrzeć w panelu po prawej stronie.





### 14.3 Pasek narzędzi Przeglądarki Bibliotek Symboli

Podstawowy pasek narzędzi wygląda następująco.



Dostępne polecenia to:

	Selection of the desired library which can be also selected in the displayed list.
	Selection of the symbol which can be also selected in the displayed list.
	Display previous symbol.
	Display next symbol.
	Zoom tools.
	Selection of the representation (normal or converted) if exist.
	Selection of the unit for symbols that contain multiple units.

	If it exist, display the associated documents. Exists only when called by the place symbol dialog frame from Eeschema.
	Close the browser and place the selected symbol in Eeschema. This icon is only displayed when browser has been called from Eeschema (double click on a symbol in the component chooser).





### 15.1.2 Przykład pośredniej listy sieci

Odpowiednia dla przedstawionego schematu pośrednia lista sieci (używając składni XML) jest pokazana poniżej.

```
<?xml version="1.0" encoding="utf-8"?>
<export version="D">
  <design>
    <source>F:\kicad_aux\netlist_test\netlist_test.sch</source>
    <date>29/08/2010 20:35:21</date>
    <tool>eeschema (2010-08-28 BZR 2458)-unstable</tool>
  </design>
  <components>
    <comp ref="P1">
      <value>CONN_4</value>
      <libsource lib="conn" part="CONN_4"/>
      <sheetpath names="/" tstamps="/" />
      <tstamp>4C6E2141</tstamp>
    </comp>
    <comp ref="U2">
      <value>74LS74</value>
      <libsource lib="74xx" part="74LS74"/>
      <sheetpath names="/" tstamps="/" />
      <tstamp>4C6E20BA</tstamp>
    </comp>
    <comp ref="U1">
      <value>74LS04</value>
      <libsource lib="74xx" part="74LS04"/>
      <sheetpath names="/" tstamps="/" />
      <tstamp>4C6E20A6</tstamp>
    </comp>
    <comp ref="C1">
      <value>CP</value>
      <libsource lib="device" part="CP"/>
      <sheetpath names="/" tstamps="/" />
      <tstamp>4C6E2094</tstamp>
    </comp>
    <comp ref="R1">
      <value>R</value>
      <libsource lib="device" part="R"/>
      <sheetpath names="/" tstamps="/" />
      <tstamp>4C6E208A</tstamp>
    </comp>
  </components>
  <libparts>
    <libpart lib="device" part="C">
      <description>Condensateur non polarise</description>
      <footprints>
        <fp>SM*</fp>
      </footprints>
    </libpart>
  </libparts>
</export>
```

```
<fp>C?</fp>
<fp>C1-1</fp>
</footprints>
<fields>
  <field name="Reference">C</field>
  <field name="Value">C</field>
</fields>
<pins>
  <pin num="1" name="~" type="passive"/>
  <pin num="2" name="~" type="passive"/>
</pins>
</libpart>
<libpart lib="device" part="R">
  <description>Resistance</description>
  <footprints>
    <fp>R?</fp>
    <fp>SM0603</fp>
    <fp>SM0805</fp>
    <fp>R?-*</fp>
    <fp>SM1206</fp>
  </footprints>
  <fields>
    <field name="Reference">R</field>
    <field name="Value">R</field>
  </fields>
  <pins>
    <pin num="1" name="~" type="passive"/>
    <pin num="2" name="~" type="passive"/>
  </pins>
</libpart>
<libpart lib="conn" part="CONN_4">
  <description>Symbole general de connecteur</description>
  <fields>
    <field name="Reference">P</field>
    <field name="Value">CONN_4</field>
  </fields>
  <pins>
    <pin num="1" name="P1" type="passive"/>
    <pin num="2" name="P2" type="passive"/>
    <pin num="3" name="P3" type="passive"/>
    <pin num="4" name="P4" type="passive"/>
  </pins>
</libpart>
<libpart lib="74xx" part="74LS04">
  <description>Hex Inverseur</description>
  <fields>
    <field name="Reference">U</field>
    <field name="Value">74LS04</field>
```

```
</fields>
<pins>
  <pin num="1" name="~" type="input"/>
  <pin num="2" name="~" type="output"/>
  <pin num="3" name="~" type="input"/>
  <pin num="4" name="~" type="output"/>
  <pin num="5" name="~" type="input"/>
  <pin num="6" name="~" type="output"/>
  <pin num="7" name="GND" type="power_in"/>
  <pin num="8" name="~" type="output"/>
  <pin num="9" name="~" type="input"/>
  <pin num="10" name="~" type="output"/>
  <pin num="11" name="~" type="input"/>
  <pin num="12" name="~" type="output"/>
  <pin num="13" name="~" type="input"/>
  <pin num="14" name="VCC" type="power_in"/>
</pins>
</libpart>
<libpart lib="74xx" part="74LS74">
  <description>Dual D FlipFlop, Set & Reset</description>
  <docs>74xx/74hc_hct74.pdf</docs>
  <fields>
    <field name="Reference">U</field>
    <field name="Value">74LS74</field>
  </fields>
  <pins>
    <pin num="1" name="Cd" type="input"/>
    <pin num="2" name="D" type="input"/>
    <pin num="3" name="Cp" type="input"/>
    <pin num="4" name="Sd" type="input"/>
    <pin num="5" name="Q" type="output"/>
    <pin num="6" name="~Q" type="output"/>
    <pin num="7" name="GND" type="power_in"/>
    <pin num="8" name="~Q" type="output"/>
    <pin num="9" name="Q" type="output"/>
    <pin num="10" name="Sd" type="input"/>
    <pin num="11" name="Cp" type="input"/>
    <pin num="12" name="D" type="input"/>
    <pin num="13" name="Cd" type="input"/>
    <pin num="14" name="VCC" type="power_in"/>
  </pins>
</libpart>
</libparts>
<libraries>
  <library logical="device">
    <uri>F:\kicad\share\library\device.lib</uri>
  </library>
  <library logical="conn">
```

```
<uri>F:\kicad\share\library\conn.lib</uri>
</library>
<library logical="74xx">
  <uri>F:\kicad\share\library\74xx.lib</uri>
</library>
</libraries>
<nets>
  <net code="1" name="GND">
    <node ref="U1" pin="7"/>
    <node ref="C1" pin="2"/>
    <node ref="U2" pin="7"/>
    <node ref="P1" pin="4"/>
  </net>
  <net code="2" name="VCC">
    <node ref="R1" pin="1"/>
    <node ref="U1" pin="14"/>
    <node ref="U2" pin="4"/>
    <node ref="U2" pin="1"/>
    <node ref="U2" pin="14"/>
    <node ref="P1" pin="1"/>
  </net>
  <net code="3" name="">
    <node ref="U2" pin="6"/>
  </net>
  <net code="4" name="">
    <node ref="U1" pin="2"/>
    <node ref="U2" pin="3"/>
  </net>
  <net code="5" name="/SIG_OUT">
    <node ref="P1" pin="2"/>
    <node ref="U2" pin="5"/>
    <node ref="U2" pin="2"/>
  </net>
  <net code="6" name="/CLOCK_IN">
    <node ref="R1" pin="2"/>
    <node ref="C1" pin="1"/>
    <node ref="U1" pin="1"/>
    <node ref="P1" pin="3"/>
  </net>
</nets>
</export>
```

## 15.2 Konwersja na nowy format listy sieci

Poprzez zastosowanie filtra dla tego pliku pośredniego z listą sieci, można wygenerować listę sieci w wielu innych formatach oraz listę materiałową BOM. Ponieważ jest to tylko transformacja jednej postaci tekstu na drugą postać,

filtr ten można łatwo napisać w języku PYTHON lub XSLT.

XSLT sam w sobie jest językiem XML przeznaczonym do definiowania transformacji dla XML. W przypadku użycia XSLT, można użyć programu `xsltproc.exe` do odczytu pliku XML z zastosowaniem przy tym arkusza stylu (tzw. "filtr") i zapisaniu danych wynikowych. Dlatego użytkownik musi wcześniej utworzyć odpowiedni arkusz stylu pliku wyjściowego używając konwencji przyjętych w XSLT. Cały proces konwersji jest przejrzysty i obsługiwany przez Eeschema zaraz jak tylko zostanie skonfigurowany.

## 15.3 Konwerter XSLT

Dokumentacja XSL Transformations (XSLT) znajduje się pod adresem:

<http://www.w3.org/TR/xslt>

### 15.3.1 Przykład tworzenia pliku z listą sieci PADS-PCB

Format PADS-PCB posiada dwie sekcje pliku listy sieci.

- Listę footprint-ów.
- Listę sieci (zgrupowane wyprowadzenia według sieci).

Poniżej znajduje się przykład arkusza stylów, na podstawie którego można skonwertować plik pośredni listy do jej odpowiednika w formacie akceptowanym przez PADS-PCB:

```
<?xml version="1.0" encoding="ISO-8859-1"?>
<!--XSL style sheet to Eeschema Generic Netlist Format to PADS netlist format
      Copyright (C) 2010, SoftPLC Corporation.
      GPL v2.

      How to use:
      https://lists.launchpad.net/kicad-developers/msg05157.html
-->

<!DOCTYPE xsl:stylesheet [
  <!ENTITY nl "&#xd;&#xa;"> <!--new line CR, LF -->
]>

<xsl:stylesheet version="1.0" xmlns:xsl="http://www.w3.org/1999/XSL/Transform">
<xsl:output method="text" omit-xml-declaration="yes" indent="no"/>

<xsl:template match="/export">
  <xsl:text>*PADS-PCB*&nl;*PART*&nl;</xsl:text>
  <xsl:apply-templates select="components/comp"/>
  <xsl:text>&nl;*NET*&nl;</xsl:text>
  <xsl:apply-templates select="nets/net"/>
  <xsl:text>*END*&nl;</xsl:text>
```

```
</xsl:template>

<!-- for each component -->
<xsl:template match="comp">
  <xsl:text> </xsl:text>
  <xsl:value-of select="@ref"/>
  <xsl:text> </xsl:text>
  <xsl:choose>
    <xsl:when test = "footprint != '' ">
      <xsl:apply-templates select="footprint"/>
    </xsl:when>
    <xsl:otherwise>
      <xsl:text>unknown</xsl:text>
    </xsl:otherwise>
  </xsl:choose>
  <xsl:text>&nl;</xsl:text>
</xsl:template>

<!-- for each net -->
<xsl:template match="net">
  <!-- nets are output only if there is more than one pin in net -->
  <xsl:if test="count(node)>1">
    <xsl:text>*SIGNAL* </xsl:text>
    <xsl:choose>
      <xsl:when test = "@name != '' ">
        <xsl:value-of select="@name"/>
      </xsl:when>
      <xsl:otherwise>
        <xsl:text>N-</xsl:text>
        <xsl:value-of select="@code"/>
      </xsl:otherwise>
    </xsl:choose>
    <xsl:text>&nl;</xsl:text>
    <xsl:apply-templates select="node"/>
  </xsl:if>
</xsl:template>

<!-- for each node -->
<xsl:template match="node">
  <xsl:text> </xsl:text>
  <xsl:value-of select="@ref"/>
  <xsl:text>.</xsl:text>
  <xsl:value-of select="@pin"/>
  <xsl:text>&nl;</xsl:text>
</xsl:template>

</xsl:stylesheet>
```

Finalny plik wyjściowy po zastosowaniu tego arkusza jako filtra dla xsltproc:

```
*PADS-PCB*
*PART*
P1 unknown
U2 unknown
U1 unknown
C1 unknown
R1 unknown
*NET*
*SIGNAL* GND
U1.7
C1.2
U2.7
P1.4
*SIGNAL* VCC
R1.1
U1.14
U2.4
U2.1
U2.14
P1.1
*SIGNAL* N-4
U1.2
U2.3
*SIGNAL* /SIG_OUT
P1.2
U2.5
U2.2
*SIGNAL* /CLOCK_IN
R1.2
C1.1
U1.1
P1.3

*END*
```

Polecenie które dokonało takiej konwersji wygląda następująco:

```
kicad\\bin\\xsltproc.exe -o test.net kicad\\bin\\plugins\\netlist_form_pads-pcb.xsl test. ↵
tmp
```

### 15.3.2 Przykład tworzenia listy sieci programu Cadstar

Format Cadstar składa się z dwóch sekcji.

- Listę footprint-ów.

- Listę sieci (zgrupowane wyprowadzenia według sieci).

Tutaj znajduje się przykład pliku z arkuszem stylu do przeprowadzenie tej konwersji:

```
<?xml version="1.0" encoding="ISO-8859-1"?>
<!--XSL style sheet to Eeschema Generic Netlist Format to CADSTAR netlist format
    Copyright (C) 2010, Jean-Pierre Charras.
    Copyright (C) 2010, SoftPLC Corporation.
    GPL v2.

<!DOCTYPE xsl:stylesheet [
    <!ENTITY nl    "&#xd;&#xa;"> <!--new line CR, LF -->
]>

<xsl:stylesheet version="1.0" xmlns:xsl="http://www.w3.org/1999/XSL/Transform">
<xsl:output method="text" omit-xml-declaration="yes" indent="no"/>

<!-- Netlist header -->
<xsl:template match="/export">
    <xsl:text>.HEA&nl;</xsl:text>
    <xsl:apply-templates select="design/date"/>    <!-- Generate line .TIM <time> -->
    <xsl:apply-templates select="design/tool"/>    <!-- Generate line .APP <eeschema version> ←
    -->
    <xsl:apply-templates select="components/comp"/>    <!-- Generate list of components -->
    <xsl:text>&nl;&nl;</xsl:text>
    <xsl:apply-templates select="nets/net"/>          <!-- Generate list of nets and ←
    connections -->
    <xsl:text>&nl;.END&nl;</xsl:text>
</xsl:template>

    <!-- Generate line .TIM 20/08/2010 10:45:33 -->
<xsl:template match="tool">
    <xsl:text>.APP "</xsl:text>
    <xsl:apply-templates/>
    <xsl:text>"&nl;</xsl:text>
</xsl:template>

    <!-- Generate line .APP "eeschema (2010-08-17 BZR 2450)-unstable" -->
<xsl:template match="date">
    <xsl:text>.TIM </xsl:text>
    <xsl:apply-templates/>
    <xsl:text>&nl;</xsl:text>
</xsl:template>

<!-- for each component -->
<xsl:template match="comp">
    <xsl:text>.ADD_COM </xsl:text>
    <xsl:value-of select="@ref"/>
    <xsl:text> </xsl:text>
```



```

    <xsl:choose>
      <xsl:when test = "value != '' ">
        <xsl:text>"</xsl:text> <xsl:apply-templates select="value"/> <xsl:text>"</xsl:
          text>
      </xsl:when>
      <xsl:otherwise>
        <xsl:text>"</xsl:text>
      </xsl:otherwise>
    </xsl:choose>
    <xsl:text>&nl;</xsl:text>
  </xsl:template>

<!-- for each net -->
<xsl:template match="net">
  <!-- nets are output only if there is more than one pin in net -->
  <xsl:if test="count(node)>1">
    <xsl:variable name="netname">
      <xsl:text>"</xsl:text>
      <xsl:choose>
        <xsl:when test = "@name != '' ">
          <xsl:value-of select="@name"/>
        </xsl:when>
        <xsl:otherwise>
          <xsl:text>N-</xsl:text>
          <xsl:value-of select="@code"/>
        </xsl:otherwise>
      </xsl:choose>
      <xsl:text>"&nl;</xsl:text>
    </xsl:variable>
    <xsl:apply-templates select="node" mode="first"/>
    <xsl:value-of select="$netname"/>
    <xsl:apply-templates select="node" mode="others"/>
  </xsl:if>
</xsl:template>

<!-- for each node -->
<xsl:template match="node" mode="first">
  <xsl:if test="position()=1">
    <xsl:text>.ADD_TER </xsl:text>
    <xsl:value-of select="@ref"/>
    <xsl:text>.</xsl:text>
    <xsl:value-of select="@pin"/>
    <xsl:text> </xsl:text>
  </xsl:if>
</xsl:template>

<xsl:template match="node" mode="others">
  <xsl:choose>

```

```
<xsl:when test='position()=1'>
</xsl:when>
<xsl:when test='position()=2'>
    <xsl:text>.TER    </xsl:text>
</xsl:when>
<xsl:otherwise>
    <xsl:text>        </xsl:text>
</xsl:otherwise>
</xsl:choose>
<xsl:if test="position()>1">
    <xsl:value-of select="@ref"/>
    <xsl:text>.</xsl:text>
    <xsl:value-of select="@pin"/>
    <xsl:text>&nl;</xsl:text>
</xsl:if>
</xsl:template>

</xsl:stylesheet>
```

Poniżej znajduje się plik wyjściowy dla programu Cadstar.

```
.HEA
.TIM 21/08/2010 08:12:08
.APP "eeschema (2010-08-09 BZR 2439)-unstable"
.ADD_COM P1 "CONN_4"
.ADD_COM U2 "74LS74"
.ADD_COM U1 "74LS04"
.ADD_COM C1 "CP"
.ADD_COM R1 "R"

.ADD_TER U1.7 "GND"
.TER     C1.2
        U2.7
        P1.4
.ADD_TER R1.1 "VCC"
.TER     U1.14
        U2.4
        U2.1
        U2.14
        P1.1
.ADD_TER U1.2 "N-4"
.TER     U2.3
.ADD_TER P1.2 "/SIG_OUT"
.TER     U2.5
        U2.2
.ADD_TER R1.2 "/CLOCK_IN"
.TER     C1.1
```

```
U1.1
P1.3
```

```
.END
```

### 15.3.3 Tworzenie listy sieci programu OrcadPCB2

Ten format posiada tylko jedną sekcję - listę footprintów. Każdy z footprintów zawiera swoją listę wyprowadzeń z odnośnikami do właściwych sieci.

Arkusz stylów wymagany do przeprowadzenia tej konwersji:

```
<?xml version="1.0" encoding="ISO-8859-1"?>
<!--XSL style sheet to Eeschema Generic Netlist Format to CADSTAR netlist format
      Copyright (C) 2010, SoftPLC Corporation.
      GPL v2.

      How to use:
          https://lists.launchpad.net/kicad-developers/msg05157.html
-->

<!DOCTYPE xsl:stylesheet [
  <!ENTITY nl "&#xd;&#xa;"> <!--new line CR, LF -->
]>

<xsl:stylesheet version="1.0" xmlns:xsl="http://www.w3.org/1999/XSL/Transform">
<xsl:output method="text" omit-xml-declaration="yes" indent="no"/>

<!--
      Netlist header
      Creates the entire netlist
      (can be seen as equivalent to main function in C
-->
<xsl:template match="/export">
  <xsl:text>( { Eeschema Netlist Version 1.1 </xsl:text>
  <!-- Generate line .TIM <time> -->
<xsl:apply-templates select="design/date"/>
<!-- Generate line eeschema version ... -->
<xsl:apply-templates select="design/tool"/>
<xsl:text>}&nl;</xsl:text>

<!-- Generate the list of components -->
<xsl:apply-templates select="components/comp"/> <!-- Generate list of components -->

<!-- end of file -->
<xsl:text>)&nl;*&nl;</xsl:text>
</xsl:template>
```

```
<!--
    Generate id in header like "eeschema (2010-08-17 BZR 2450)-unstable"
-->
<xsl:template match="tool">
    <xsl:apply-templates/>
</xsl:template>

<!--
    Generate date in header like "20/08/2010 10:45:33"
-->
<xsl:template match="date">
    <xsl:apply-templates/>
    <xsl:text>&nl;</xsl:text>
</xsl:template>

<!--
    This template read each component
    (path = /export/components/comp)
    creates lines:
    ( 3EBF7DBD $noname U1 74LS125
      ... pin list ...
    )
    and calls "create_pin_list" template to build the pin list
-->
<xsl:template match="comp">
    <xsl:text> ( </xsl:text>
    <xsl:choose>
        <xsl:when test = "tstamp != '' ">
            <xsl:apply-templates select="tstamp"/>
        </xsl:when>
        <xsl:otherwise>
            <xsl:text>00000000</xsl:text>
        </xsl:otherwise>
    </xsl:choose>
    <xsl:text> </xsl:text>
    <xsl:choose>
        <xsl:when test = "footprint != '' ">
            <xsl:apply-templates select="footprint"/>
        </xsl:when>
        <xsl:otherwise>
            <xsl:text>$noname</xsl:text>
        </xsl:otherwise>
    </xsl:choose>
    <xsl:text> </xsl:text>
    <xsl:value-of select="@ref"/>
    <xsl:text> </xsl:text>
    <xsl:choose>
        <xsl:when test = "value != '' ">
```

```

        <xsl:apply-templates select="value"/>
    </xsl:when>
    <xsl:otherwise>
        <xsl:text>"~"</xsl:text>
    </xsl:otherwise>
</xsl:choose>
<xsl:text>&nl;</xsl:text>
<xsl:call-template name="Search_pin_list" >
    <xsl:with-param name="cmplib_id" select="libsource/@part"/>
    <xsl:with-param name="cmp_ref" select="@ref"/>
</xsl:call-template>
<xsl:text> )&nl;</xsl:text>
</xsl:template>

<!--
    This template search for a given lib component description in list
    lib component descriptions are in /export/libparts,
    and each description start at ./libpart
    We search here for the list of pins of the given component
    This template has 2 parameters:
        "cmplib_id" (reference in libparts)
        "cmp_ref" (schematic reference of the given component)
-->
<xsl:template name="Search_pin_list" >
    <xsl:param name="cmplib_id" select="0" />
    <xsl:param name="cmp_ref" select="0" />
    <xsl:for-each select="/export/libparts/libpart">
        <xsl:if test = "@part = $cmplib_id ">
            <xsl:apply-templates name="build_pin_list" select="pins/pin">
                <xsl:with-param name="cmp_ref" select="$cmp_ref"/>
            </xsl:apply-templates>
        </xsl:if>
    </xsl:for-each>
</xsl:template>

<!--
    This template writes the pin list of a component
    from the pin list of the library description
    The pin list from library description is something like
        <pins>
            <pin num="1" type="passive"/>
            <pin num="2" type="passive"/>
        </pins>
    Output pin list is ( <pin num> <net name> )
    something like
        ( 1 VCC )
        ( 2 GND )

```

```

-->
<xsl:template name="build_pin_list" match="pin">
    <xsl:param name="cmp_ref" select="0" />

    <!-- write pin numner and separator -->
    <xsl:text> ( </xsl:text>
    <xsl:value-of select="@num"/>
    <xsl:text> </xsl:text>

    <!-- search net name in nets section and write it: -->
    <xsl:variable name="pinNum" select="@num" />
    <xsl:for-each select="/export/nets/net">
        <!-- net name is output only if there is more than one pin in net
            else use "?" as net name, so count items in this net
        -->
        <xsl:variable name="pinCnt" select="count(node)" />
        <xsl:apply-templates name="Search_pin_netname" select="node">
            <xsl:with-param name="cmp_ref" select="$cmp_ref"/>
            <xsl:with-param name="pin_cnt_in_net" select="$pinCnt"/>
            <xsl:with-param name="pin_num"> <xsl:value-of select="$pinNum"/>
            </xsl:with-param>
        </xsl:apply-templates>
    </xsl:for-each>

    <!-- close line -->
    <xsl:text> )&nl;</xsl:text>
</xsl:template>

<!--
    This template writes the pin netname of a given pin of a given component
    from the nets list
    The nets list description is something like
    <nets>
        <net code="1" name="GND">
            <node ref="J1" pin="20"/>
            <node ref="C2" pin="2"/>
        </net>
        <net code="2" name="">
            <node ref="U2" pin="11"/>
        </net>
    </nets>
    This template has 2 parameters:
        "cmp_ref"    (schematic reference of the given component)
        "pin_num"    (pin number)
-->

<xsl:template name="Search_pin_netname" match="node">
    <xsl:param name="cmp_ref" select="0" />

```

```

<xsl:param name="pin_num" select="0" />
<xsl:param name="pin_cnt_in_net" select="0" />

<xsl:if test = "@ref = $cmp_ref ">
  <xsl:if test = "@pin = $pin_num">
    <!-- net name is output only if there is more than one pin in net
      else use "?" as net name
    -->
    <xsl:if test = "$pin_cnt_in_net>1">
      <xsl:choose>
        <!-- if a net has a name, use it,
          else build a name from its net code
        -->
        <xsl:when test = "../@name != '' ">
          <xsl:value-of select="../@name"/>
        </xsl:when>
        <xsl:otherwise>
          <xsl:text>$N-0</xsl:text><xsl:value-of select="../@code"/>
        </xsl:otherwise>
      </xsl:choose>
    </xsl:if>
    <xsl:if test = "$pin_cnt_in_net <2">
      <xsl:text>?</xsl:text>
    </xsl:if>
  </xsl:if>
</xsl:if>

</xsl:template>

</xsl:stylesheet>

```

Poniżej znajduje się plik wyjściowy programu OrcadPCB2.

```

( { Eeschema Netlist Version 1.1  29/08/2010 21:07:51
eeschema (2010-08-28 BZR 2458)-unstable}
( 4C6E2141 $noname P1 CONN_4
( 1 VCC )
( 2 /SIG_OUT )
( 3 /CLOCK_IN )
( 4 GND )
)
( 4C6E20BA $noname U2 74LS74
( 1 VCC )
( 2 /SIG_OUT )
( 3 N-04 )
( 4 VCC )
( 5 /SIG_OUT )
( 6 ? )

```

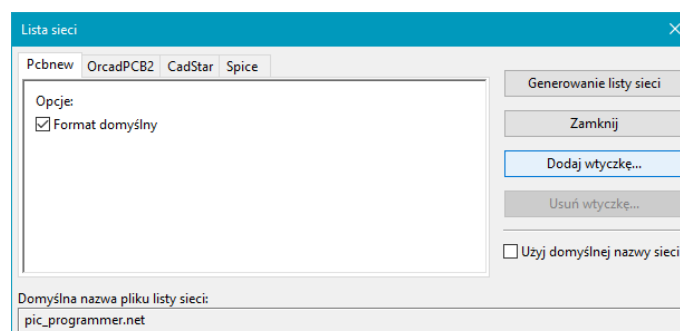
```
( 7 GND )
( 14 VCC )
)
( 4C6E20A6 $noname U1 74LS04
( 1 /CLOCK_IN )
( 2 N-04 )
( 7 GND )
( 14 VCC )
)
( 4C6E2094 $noname C1 CP
( 1 /CLOCK_IN )
( 2 GND )
)
( 4C6E208A $noname R1 R
( 1 VCC )
( 2 /CLOCK_IN )
)
)
*
```

### 15.3.4 Używanie systemu wtyczek Eeschema

Konwertery pośrednich list sieci mogą być wywoływane bezpośrednio z Eeschema. Wystarczy tylko odpowiednio skonfigurować narzędzie do tworzenia list sieci.

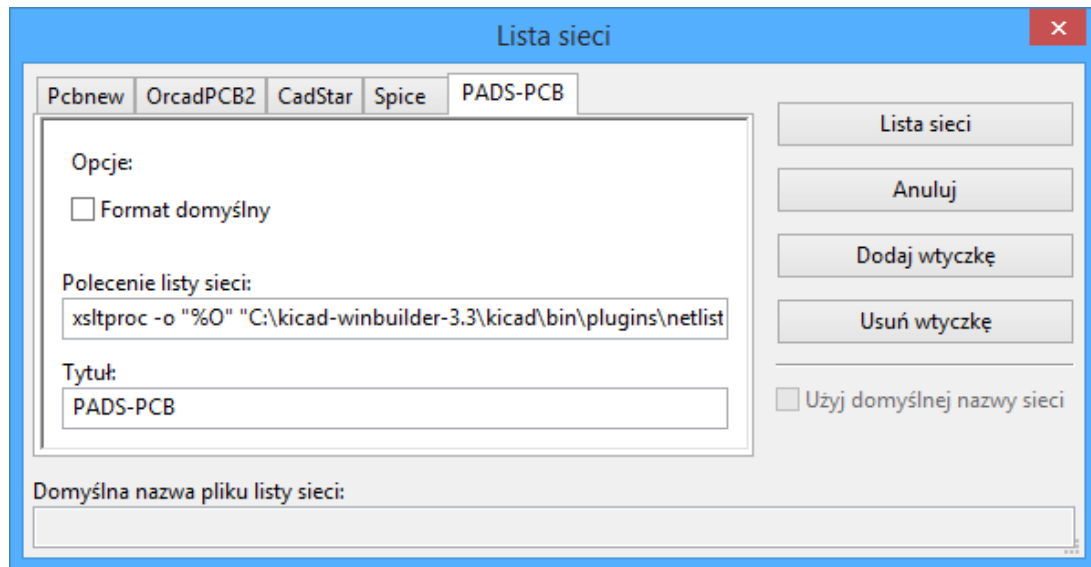
#### 15.3.4.1 Inicjowanie okna dialogowego

Jeśli uruchomimy narzędzie do tworzenia list sieci, to z prawej strony znajdziemy przycisk "Dodaj wtyczkę", służący do konfigurowania i inicjowania nowych zakładek w tym oknie dialogowym.



Poniższy obrazek ukazuje skonfigurowaną wtyczkę PADS-PCB:





#### 15.3.4.2 Ustawienia nowych wtyczek

Zakładka z ustawieniami wymaga następujących informacji:

- Tytułu zakładki (określająca również nazwę formatu wyjściowego listy sieci).
- Lini poleceń, której przekazanie do systemu operacyjnego uruchomi konwersję.

Przy aktywacji klawisza Lista sieci na takiej zakładce:

1. Eeschema tworzy pośredni plik z listą sieci \*.xml, na przykład test.xml.
2. Eeschema uruchamia wtyczkę, która czyta plik test.xml i tworzy plik test.net.

#### 15.3.4.3 Generowanie list sieci za pomocą linii poleceń

Zakładając, że zostanie użyty program `xsltproc.exe` by zastosować filtr z arkusza stylów na pliku pośrednim listy sieci, `xsltproc.exe` będzie potrzebował odpowiednio skonstruowaną listę parametrów, zgodnie ze wzorcem:

`xsltproc.exe -o <plik wyjściowy> <plik arkusza stylów> <plik wejściowy XML do konwersji>`

Tak więc, używając systemu Windows linia poleceń przekazana do systemu będzie miała postać:

`f:/kicad/bin/xsltproc.exe -o "%O" f:/kicad/bin/plugins/netlist_form_pads-pcb.xsl "%I"`

Używając systemu Linux polecenie będzie miało postać:

`xsltproc -o "%O" /usr/local/kicad/bin/plugins/netlist_form_pads-pcb.xsl "%I"`

Plik `netlist_form_pads-pcb.xsl` jest w tym przypadku arkuszem stylu. Należy pamiętać by nazwy plików zawierające (lub mogące zawierać) znaki spacji zamknąć w cudzysłowach.

Linia poleceń akceptuje parametry dla nazw plików:

Jako parametry obsługiwane są sekwencje:

- %B nazwa bazowa pliku oraz ścieżka do wybranego pliku wyjściowego, pozbawiona ścieżki oraz rozszerzenia.
- %I kompletna nazwa pliku oraz ścieżka do tymczasowego pliku wejściowego.
- %O kompletna nazwa pliku oraz ścieżka do wybranego przez użytkownika pliku wyjściowego.

%I zostanie zastąpione przez nazwę aktywnego w danej chwili pliku pośredniego.

%O zostanie zastąpiony przez nazwę aktywnego w danej chwili pliku wyjściowego (końcowy plik z listą sieci).

#### 15.3.4.4 Format linii poleceń: przykład z xsltproc

Format linii poleceń dla xsltproc jest następujący:

```
<ścieżka do xsltproc> xsltproc <parametry>
```

w systemie Windows:

```
f:/kicad/bin/xsltproc.exe -o "%O" f:/kicad/bin/plugins/netlist_form_pads-pcb.xml "%I"
```

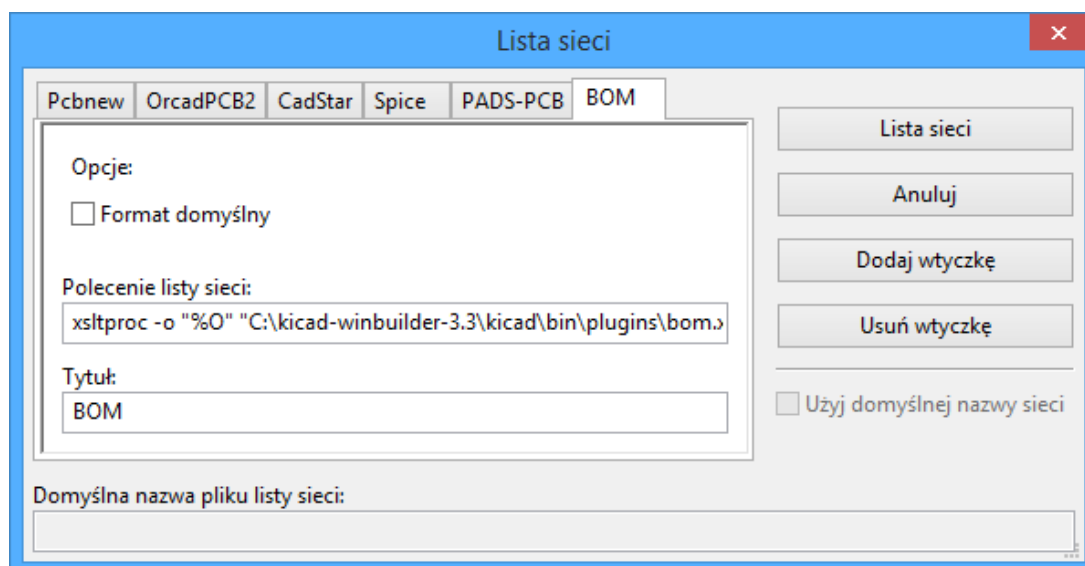
w systemie Linux:

```
xsltproc -o "%O" /usr/local/kicad/bin/plugins/netlist_form_pads-pcb.xml "%I"
```

Zakładając, że xsltproc został zainstalowany na komputerze (w systemie Windows, wszystkie pliki są w kicad/bin).

#### 15.3.5 Generowanie list materiałowych (BOM)

Ponieważ lista pośrednia sieci zawiera wszystkie informacje o zastosowanych komponentach, można na jej podstawie utworzyć listę materiałową (BOM). Poniżej znajduje się okno z ustawieniami (w systemie Linux) pozwalające utworzyć własny plik BOM:



Ścieżka do arkusza stylu bom2csv.xml jest zależna od systemu operacyjnego. Obecnie najlepszym arkuszem stylu XSLT do generowania plików BOM jest bom2csv.xml. Można go zmodyfikować do własnych potrzeb, a jeśli będzie on użyteczny można zaproponować by stał się częścią projektu KiCad.

## 15.4 Format polecenia: Przykład skryptu Python

Linia poleceń dla Python-a wygląda następująco:

```
python <plik_skryptu> <nazwa_pliku_wejściowego> <nazwa_pliku_wyjściowego>
```

w systemie Windows:

```
python *.exe f:/kicad/python/my_python_script.py "%I%O"
```

w systemie Linux:

```
python /usr/local/kicad/python/my_python_script.py "%I%O"
```

Zakładając, że Python jest zainstalowany w systemie.

## 15.5 Plik pośredni listy sieci

Poniższy przykład ukazuje ideę samego pliku pośredniego.

```
<?xml version="1.0" encoding="utf-8"?>
<export version="D">
  <design>
    <source>F:\kicad_aux\netlist_test\netlist_test.sch</source>
    <date>29/08/2010 21:07:51</date>
    <tool>eeschema (2010-08-28 BZR 2458)-unstable</tool>
  </design>
  <components>
    <comp ref="P1">
      <value>CONN_4</value>
      <libsource lib="conn" part="CONN_4"/>
      <sheetpath names="/" tstamps="/" />
      <tstamp>4C6E2141</tstamp>
    </comp>
    <comp ref="U2">
      <value>74LS74</value>
      <libsource lib="74xx" part="74LS74"/>
      <sheetpath names="/" tstamps="/" />
      <tstamp>4C6E20BA</tstamp>
    </comp>
    <comp ref="U1">
      <value>74LS04</value>
      <libsource lib="74xx" part="74LS04"/>
      <sheetpath names="/" tstamps="/" />
      <tstamp>4C6E20A6</tstamp>
    </comp>
    <comp ref="C1">
      <value>CP</value>
      <libsource lib="device" part="CP"/>
      <sheetpath names="/" tstamps="/" />
    </comp>
  </components>
</export>
```

```
<tstamp>4C6E2094</tstamp>
<comp ref="R1">
  <value>R</value>
  <libsource lib="device" part="R"/>
  <sheetpath names="/" tstamps="/" />
  <tstamp>4C6E208A</tstamp>
</comp>
</components>
<libparts/>
<libraries/>
<nets>
  <net code="1" name="GND">
    <node ref="U1" pin="7"/>
    <node ref="C1" pin="2"/>
    <node ref="U2" pin="7"/>
    <node ref="P1" pin="4"/>
  </net>
  <net code="2" name="VCC">
    <node ref="R1" pin="1"/>
    <node ref="U1" pin="14"/>
    <node ref="U2" pin="4"/>
    <node ref="U2" pin="1"/>
    <node ref="U2" pin="14"/>
    <node ref="P1" pin="1"/>
  </net>
  <net code="3" name="">
    <node ref="U2" pin="6"/>
  </net>
  <net code="4" name="">
    <node ref="U1" pin="2"/>
    <node ref="U2" pin="3"/>
  </net>
  <net code="5" name="/SIG_OUT">
    <node ref="P1" pin="2"/>
    <node ref="U2" pin="5"/>
    <node ref="U2" pin="2"/>
  </net>
  <net code="6" name="/CLOCK_IN">
    <node ref="R1" pin="2"/>
    <node ref="C1" pin="1"/>
    <node ref="U1" pin="1"/>
    <node ref="P1" pin="3"/>
  </net>
</nets>
</export>
```

### 15.5.1 Struktura ogólna

Plik pośredni listy sieci posiada 5 sekcji:

- Sekcja nagłówka.
- Sekcja komponentów.
- Sekcja elementów bibliotecznych.
- Sekcja bibliotek.
- Sekcja sieci połączeń.

Cały plik został objęty w tag <export>

```
<export version="D">  
...  
</export>
```

### 15.5.2 Sekcja nagłówka

Nagłówek znajduje się w tagu <design>

```
<design>  
<source>F:\kicad_aux\netlist_test\netlist_test.sch</source>  
<date>21/08/2010 08:12:08</date>  
<tool>eeschema (2010-08-09 BZR 2439)-unstable</tool>  
</design>
```

Sekcja ta może być widoczna jako komentarze.

### 15.5.3 Sekcja komponentów

Sekcja komponentów zawiera się w tagu <components>

```
<components>  
<comp ref="P1">  
<value>CONN_4</value>  
<libsource lib="conn" part="CONN_4"/>  
<sheetpath names="/" tstamps="/" />  
<tstamp>4C6E2141</tstamp>  
</comp>  
</components>
```

Jest to lista na której znajdują się poszczególne komponenty schematu. Każdy komponent jest opisany w następujący sposób:

```

<comp ref="P1">
<value>CONN_4</value>
<libsource lib="conn" part="CONN_4"/>
<sheetpath names="/" tstamps="/">
<tstamp>4C6E2141</tstamp>
</comp>

```

<b>libsource</b>	name of the lib where this component was found.
<b>part</b>	component name inside this library.
<b>sheetpath</b>	path of the sheet inside the hierarchy: identify the sheet within the full schematic hierarchy.
<b>tstamps (time stamps)</b>	time stamp of the schematic file.
<b>tstamp (time stamp)</b>	time stamp of the component.

### 15.5.3.1 Uwagi na temat odcisków czasowych dla komponentów

Aby zidentyfikować składnik listy sieci (a także na płytce), jest używane jego oznaczenie i jest ono unikalne dla każdego z komponentów. Jednak KiCad udostępnia pomocniczą informację by jednoznacznie zidentyfikować komponent i odpowiadający mu moduł na płytce. Pozwala to na ponowną numerację symboli na schemacie w taki sposób by nie utracić powiązań pomiędzy komponentem i jego modulem.

Znacznik czasowy jest unikalnym identyfikatorem dla każdego składnika lub arkusza schematu w projekcie. Jednak w złożonych hierarchiach, w tym samym arkuszu składnik może być używany więcej niż raz, a zatem arkusz ten zawiera elementy o tym samym znaczniku czasowym.

Dany arkusz (wewnątrz złożonej hierarchii) ma jednak unikalny identyfikator: jego ścieżka wewnętrzna. Dany składnik zaś (wewnątrz złożonej hierarchii) ma unikalny identyfikator: ścieżka wewnętrzna + jego odcisk czasowy.

### 15.5.4 Sekcja elementów bibliotecznych

Sekcja elementów bibliotecznych znajduje się w tagu <libparts>, a dane w tej sekcji są zdefiniowane w bibliotekach schematu. Dla każdego komponentu sekcja ta zawiera dane:

- The allowed footprints names (names use wildcards) delimiter <fp>.
- Pola zdefiniowane w bibliotece, zawarte w tagu <fields>.
- Lista pinów, zawarte w tagu <pins>.

```

<libparts>
<libpart lib="device" part="CP">
  <description>Condensateur polarise</description>
  <footprints>
    <fp>CP*</fp>
    <fp>SM*</fp>
  </footprints>

```

```

<fields>
  <field name="Reference">C</field>
  <field name="Valeur">CP</field>
</fields>
<pins>
  <pin num="1" name="1" type="passive"/>
  <pin num="2" name="2" type="passive"/>
</pins>
</libpart>
</libparts>

```

Linie jak `<pin num="1" type="passive"/>` określają również typ elektryczny pinów. Dostępne są typy:

Input	Zwykły pin wejściowy
Output	Zwykły pin wyjściowy
Bidirectional	Wejście lub wyjście
Tri-state	Wejście lub wyjście trójstanowe
Passive	Pasywny, zwykle w komponentach biernych
Unspecified	Nieznany
Power input	Wejście zasilania dla komponentu
Power output	Wyjście zasilania z komponentu
Open collector	Otwarty kolektor
Open emitter	Otwarty emiter
Not connected	Musi być pozostawiony niepodłączony

### 15.5.5 Sekcja bibliotek

Sekcja bibliotek znajduje się w tagu `<libraries>`. Dostarcza ona listę bibliotek używanych w danym projekcie schematu.

```

<libraries>
  <library logical="device">
    <uri>F:\kicad\share\library\device.lib</uri>
  </library>
  <library logical="conn">
    <uri>F:\kicad\share\library\conn.lib</uri>
  </library>
</libraries>

```

### 15.5.6 Sekcja sieci

Sekcja sieci znajduje się w tagu `<nets>`. Zawiera ona listę wszystkich połączeń na schemacie.

```

<nets>
  <net code="1" name="GND">
    <node ref="U1" pin="7"/>
    <node ref="C1" pin="2"/>
  </net>

```

```

    <node ref="U2" pin="7"/>
    <node ref="P1" pin="4"/>
</net>
<net code="2" name="VCC">
    <node ref="R1" pin="1"/>
    <node ref="U1" pin="14"/>
    <node ref="U2" pin="4"/>
    <node ref="U2" pin="1"/>
    <node ref="U2" pin="14"/>
    <node ref="P1" pin="1"/>
</net>
</nets>

```

Sekcja ta zawiera wszystkie sieci na schemacie.

Poszczególne sieci są pogrupowane wewnątrz tagu `<net>`:

```

<net code="1" name="GND">
    <node ref="U1" pin="7"/>
    <node ref="C1" pin="2"/>
    <node ref="U2" pin="7"/>
    <node ref="P1" pin="4"/>
</net>

```

net code	Jest to wewnętrzny identyfikator danej sieci
name	Jest to nazwa danej sieci
node	Zawiera odnośniki do poszczególnych pinów w danej sieci

## 15.6 Więcej informacji na temat xsltproc

Aby uzyskać więcej informacji na temat programu, polecamy zajrzeć na stronę <http://xmlsoft.org/XSLT/xsltproc.html>

### 15.6.1 Wprowadzenie

xsltproc jest narzędziem uruchamianym z linii poleceń do filtrowania za pomocą arkuszy stylów XSLT dokumentów XML. Jest on częścią *libxslt*, biblioteki XSLT C Library przeznaczonej dla GNOME. Chociaż powstała ona jako część projektu GNOME, może również działać niezależnie od GNOME.

xsltproc jest wywoływany z linii poleceń z podaną nazwą arkusza stylów do wykorzystania, a następnie z nazwą pliku lub plików, do którego arkusz stylów ma być zastosowany. Jeśli nazwa pliku wejściowego nie będzie podana, czyli parametr *-i* nie zostanie użyty, będzie wykorzystane standardowe wejście.

Jeśli arkusz stylów jest wbudowany w dokument XML z instrukcjami Style-sheet Processing Instruction, nie będzie trzeba dodatkowo podawać nazwy arkusza stylów w linii poleceń. xsltproc automatycznie wykryje i użyje zawartych stylów. Domyślnie dane wyjściowe zostaną skierowane na *stdout*. Można jednak określić plik wyjściowy przy użyciu opcji *-o*.



## 15.6.2 Synopsis

```
xsltproc [[-V] | [-v] | [-o *file* ] | [--timing] | [--repeat] |  
[--debug] | [--novalid] | [--noout] | [--maxdepth *val* ] | [--html] |  
[--param *name* *value* ] | [--stringparam *name* *value* ] | [--nonet] |  
[--path *paths* ] | [--load-trace] | [--catalogs] | [--xinclude] |  
[--profile] | [--dumpextensions] | [--nowrite] | [--nomkdir] |  
[--writesubtree] | [--nodtdattr]] [ *stylesheet* ] [ *file1* ] [ *file2* ]  
[ *....* ]
```

## 15.6.3 Opcje linii poleceń

*-V* lub *--version*

Pokazuje używaną wersję libxml i libxslt.

*-v* lub *--verbose*

Pokazuje każdy krok wykonany przez xsltproc podczas przetwarzania arkusza stylów i dokumentów.

*-o* lub *--output file*

Przekierowuje wyjście do pliku o nazwie *plik*. Dla wyjść wielokrotnych, zwanych także jako „chunking”, *-o* folder/ przekierowuje pliki wyjściowe do określonego katalogu. Katalog ten musi być wcześniej utworzony.

*--timing*

Pokazuje czas zużyty na przetworzenie arkusza stylów, przetworzenia dokumentu oraz zastosowania arkusza stylów, a także czas zapisu danych wynikowych. Wartości pokazywane są milisekundach.

*--repeat*

Uruchamia transformację 20 razy. Używane przy testach czasowych.

*--debug*

Pokazuje drzewo XML transformowanego dokumentu w celu usuwania usterek w oprogramowaniu.

*--novalid*

Opuszcza ładowanie dokumentów DTD.

*--noout*

Nie generuje danych wyjściowych.

*--maxdepth value*

Określa maksymalną głębokość stosu wzorców, przed stwierdzeniem o wejściu libxslt do nieskończonej pętli. Domyślnie jest to 500.

*--html*

Dokument wejściowy jest plikiem HTML.

*--param name value*

Przekazuje parametr *nazwa* i wartość *wartość* do arkusza stylów. Można przekazać wiele par *nazwa/wartość*, jednak nie więcej niż 32. Jeśli wartość przekazywana jest łańcuchem a nie identyfikatorem węzła, należy użyć `--stringparam` zamiast tej opcji.

`--stringparam name value`

Przekazuje parametr *nazwa* i wartość *wartość* gdzie *wartość* jest łańcuchem znaków a nie identyfikatorem węzła. (Uwaga : Ciąg musi posiadać znaki kodowane w UTF-8.)

`--nonet`

Zabrania użycia sieci Internet w celu pobrania DTD, podmiotów lub dokumentów.

`--path paths`

Używa listy (separowanej za pomocą spacji lub przecinków) ścieżek systemu plików określonych przez *paths* w celu załadowania DTD, podmiotów lub dokumentów.

`--load-trace`

Wysyła na *stderr* wszystkie dokumenty ładowane podczas przetwarzania.

`--catalogs`

Używa katalogu SGML określonego w `SGML_CATALOG_FILES` by określić lokalizację zewnętrznych podmiotów. Domyślnie, `xsltproc` zagląda do katalogu określonego w `XML_CATALOG_FILES`. Jeśli nie jest to określone, używa `etc/xml/catalog`.

`--xinclude`

Przetwarza dokumenty wejściowe używając specyfikacji Xinclude. Więcej szczegółów na ten temat można znaleźć na stronie Web specyfikacji Xinclude: <http://www.w3.org/TR/xinclude/>

`--profile --norman`

Zwraca sprofilowane informacje na temat czasu spędzonego w każdej części arkusza stylów. Jest to przydatne w optymalizacji wydajności arkuszy stylów.

`--dumpextensions`

Zwraca listę wszystkich zarejestrowanych rozszerzeń na *stdout*.

`--nowrite`

Odrzuca polecenia tworzenia plików lub zasobów.

`--nomkdir`

Odrzuca polecenia utworzenia katalogów.

`--writesubtree path`

Pozwala na zapis tylko do wybranej podgałęzi *path*.

`--nodtdattr`

Nie stosuje domyślnych atrybutów pochodzących z dokumentów DTD.

---

### 15.6.4 Zwracane wartości

xsltproc zwraca także kody błędów, których można użyć w przypadku wywołań programu wewnątrz skryptów:

0 : normalne zakończenie

1 : brak argumentu

2 : za dużo parametrów

3 : opcja nieznana

4 : niepowodzenie przy parsowaniu arkusza stylów

5 : błąd arkusza stylu

6 : błąd w jednym z dokumentów

7 : nieobsługiwana metoda xsl:output

8 : parametry w postaci ciągów zawierają zarówno znaki apostrofów jak i cudzysłowów

9 : błąd wewnętrzny

10 : przetwarzanie zostało zatrzymane przez komunikat o przerwaniu

11 : nie można zapisać danych wyjściowych do pliku wyjściowego

### 15.6.5 Więcej informacji na temat xsltproc

Strona WEB libxml: <http://www.xmlsoft.org/>

Strona WEB W3C XSLT: <http://www.w3.org/TR/xslt>

## Rozdział 16

# Symulator

Eschema posiada wbudowany symulator obwodu elektrycznego wykorzystujący **ngspice** jako silnik symulacyjny.

Podczas pracy z symulatorem przydatna może być oficjalna biblioteka *pspice*. Zawiera ona popularne symbole używane do symulacji, takie jak źródła napięcia/prądu lub tranzystory z pinami ponumerowanymi tak, aby pasowały do specyfikacji węzłów ngspice.

Istnieje również kilka projektów demonstracyjnych ilustrujących możliwości symulatora. Znajdziesz je w katalogu *demos/simulation*.

### 16.1 Przypisywanie modeli

Przed uruchomieniem symulacji komponenty muszą mieć przypisany modele Spice.

Każdy komponent może mieć przypisany tylko jeden model, nawet jeśli komponent składa się z wielu jednostek. W takim przypadku pierwsza jednostka powinna mieć określony model.

Komponenty pasywne z referencją pasującą do typu urządzenia w zapisie Spice ( $R^*$  dla rezystorów,  $C^*$  dla kondensatorów,  $L^*$  dla cewek indukcyjnych) będą miały przypisane modele niejawnie i będą używać pola *Wartość* do określania ich właściwości.

---

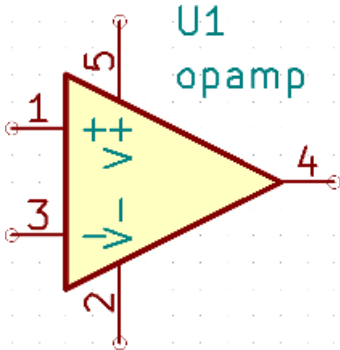
#### Notatka

Należy pamiętać, że w Spice zapis *M* oznacza mili, a *Meg* odpowiada Mega. Jeśli wolisz użyć *M* do wskazania prefiksu Mega, możesz o tym zdecydować w [ustawieniach symulatora](#).

---

Informacje o modelu Spice są zapisywane jako tekst w polach symboli, dlatego możesz je zdefiniować w edytorze symboli lub edytorze schematów. Otwórz okno dialogowe właściwości symbolu i kliknij przycisk „Edytuj model Spice”, aby otworzyć okno dialogowe Edytora Modeli Spice”.

Okno dialogowe Edytor Modelu Spice” ma trzy zakładki odpowiadające różnym typom modeli. Istnieją dwie opcje wspólne dla wszystkich typów modeli:

Disable symbol for simulation	When checked the component is excluded from simulation.
Alternate node sequence	<p>Allows one to override symbol pin to model node mapping. To define a different mapping, specify pin numbers in order expected by the model.</p> <p><i>Example:</i></p> <pre>* connections: * 1: non-inverting input * 2: inverting input * 3: positive power supply * 4: negative power supply * 5: output .subckt tl071 1 2 3 4 5</pre>  <p>To match the symbol pins to the Spice model nodes shown above, one needs to use an alternate node sequence option with value: "1 3 5 2 4". It is a list of pin numbers corresponding to the Spice model nodes order.</p>

16.1.1 Pasywne

Zakładka *Pasywne* pozwala użytkownikowi przypisać pasywny model (rezystor, kondensator lub cewka) do komponentu. Jest to rzadko używana opcja, ponieważ zwykle elementy pasywne mają [niejawnie przypisane modele](#), chyba że odniesienie do komponentu nie jest zgodne z rzeczywistym typem urządzenia.

Notatka

Jawnie zdefiniowane model pasywne mają pierwszeństwo przed tymi, które są domyślnie przypisane. Oznacza to, że po przypisaniu pasywnego modelu, pola *Odnosnik* i *Wartość* nie są brane pod uwagę podczas symulacji. Może to prowadzić do niejasnej sytuacji, gdy przypisana wartość modelu nie jest zgodna z tą wyświetlaną na schemacie.

Edytor modelu Spice

Pasywny

Model

Źródło

Typ:

Rezystor

Typ pasywny

Wartość:

1k

Wartość Spice w symulacji

W wartościach Spice, separatorem dziesiętnym jest kropka.  
Wartości mogą używać symboli jednostek Spice.

Jednostki Spice w wartościach symboli (wielkość liter nie ma znaczenia):

f	femto	1e-15
p	pico	1e-12
n	nano	1e-9
u	micro	1e-6
m	milli	1e-3
k	kilo	1e3
meg	mega	1e6
g	giga	1e9
t	tera	1e12

☐ Wyłącz symbol z symulacji

☐ Sekwencja zmienna węzła:

OK

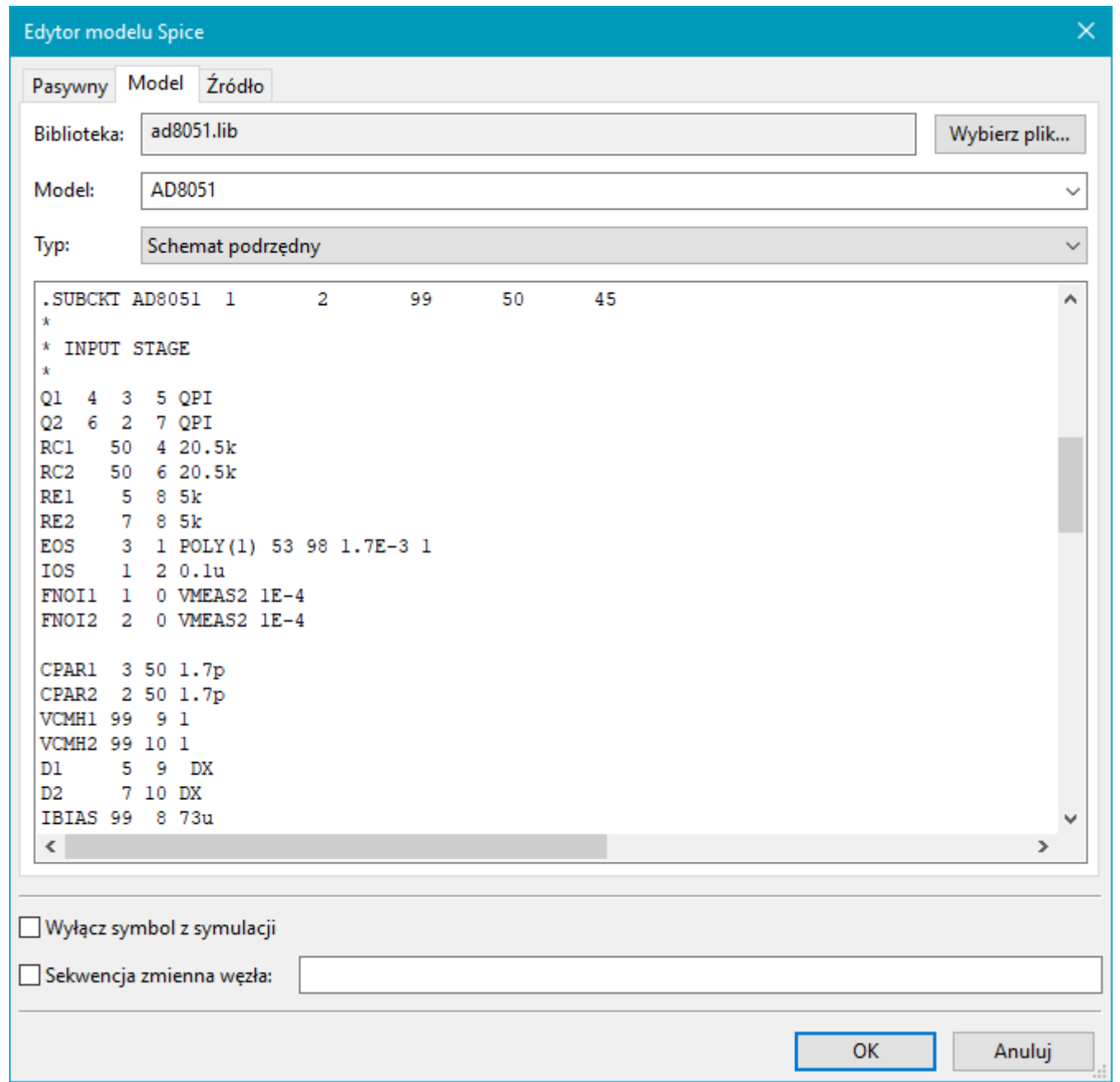
Anuluj

Typ	Wybór typu elementu (rezystor, kondensator lub cewka).
Wartość	Definiuje właściwości komponentu (rezystancja, pojemność lub indukcyjność). Wartość może używać popularnych przedrostków jednostek Spice (wymienionych poniżej pola wprowadzania tekstu) i powinien używać kropki jako separatora dziesiętnego. Zauważ, że interpreter Spice nie działa poprawnie gdy przedrostki przeplatają się w wartości (np. 1k5).

16.1.2 Model

Zakładka *Model* służy do przypisania półprzewodnika lub złożonego modelu zdefiniowanego w zewnętrznym pliku biblioteki. Biblioteki modeli Spice są często oferowane przez producentów urządzeń.

Główny widżet tekstowy wyświetla wybraną zawartość z pliku bibliotecznego. Powszechną praktyką jest umieszczanie opisu modeli w plikach biblioteki, w tym kolejności węzłów.



Plik	Ścieżka do pliku bibliotecznego Spice. Ten plik będzie używany przez symulator, tak jak jest dodawany za pomocą dyrektywy <i>.include</i> .
------	---

Model	Wybrany model komponentu. Po wybraniu pliku lista jest wypełniana modelami do wyboru.
Typ	Wybór typu modelu (inny układ, BJT, MOSFET lub dioda). Zwykle jest ustawiony automatycznie po wybraniu modelu.

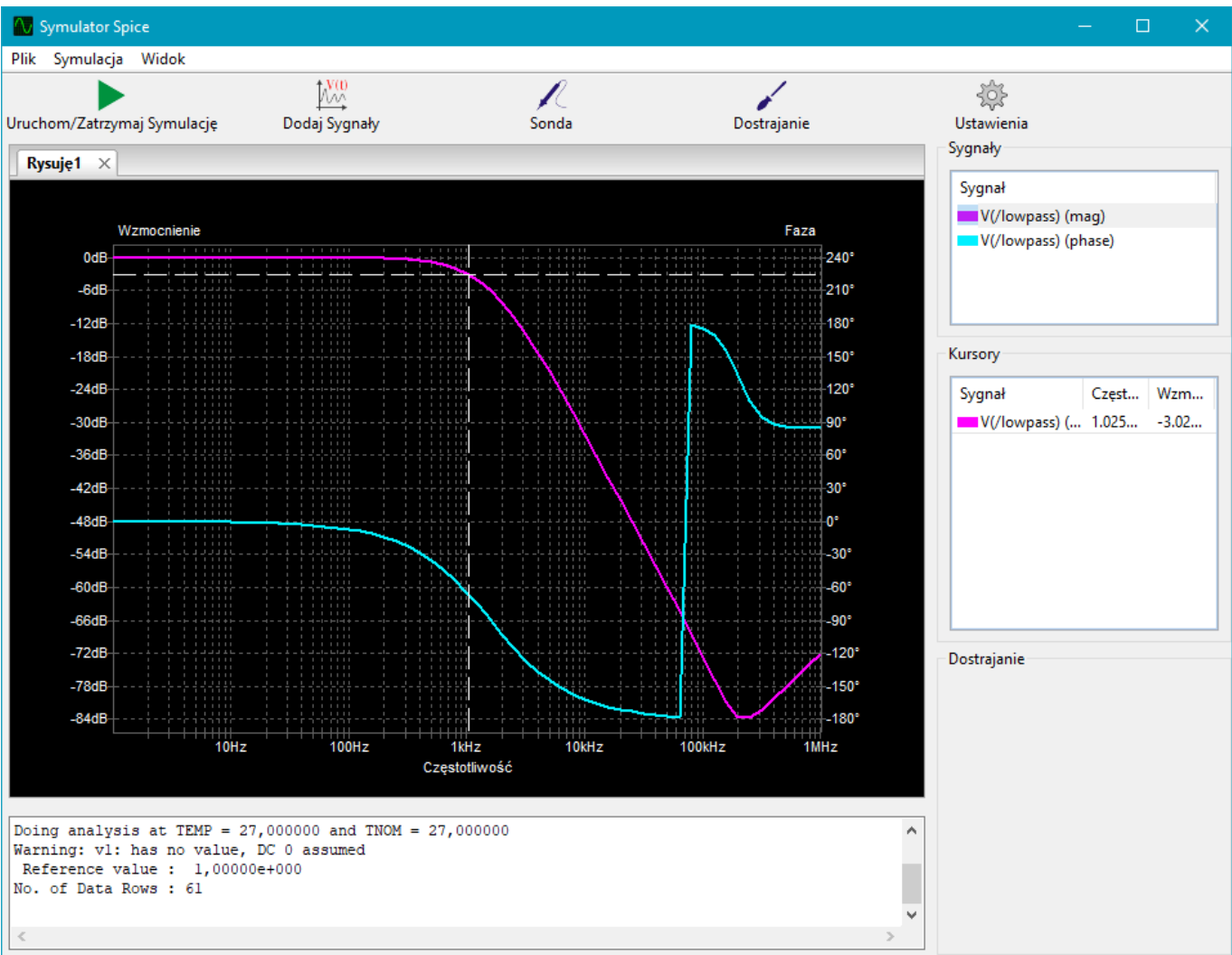
16.1.3 Źródła

16.2 Dyrektywy Spice

Dyrektywy Spice można dodawać umieszczając je w polach tekstowych na schemacie. Takie podejście jest wygodne przy definiowaniu domyślnego typu symulacji. Funkcjonalność ta jest ograniczona do dyrektyw Spice rozpoczynających się od kropki (np. ".tran 10n 1m"), nie można umieścić dodatkowych komponentów za pomocą pól tekstowych.

16.3 Symulacja

Aby uruchomić symulację, otwórz okno dialogowe *Symulator Spice* wybierając menu **Narzędzia** → **Symulator** w oknie edytora schematów.





Okno dialogowe posiada kilka sekcji:

- [Pasek narzędzi](#)
- [Panel wykresu](#)
- [Konsola](#)
- [Lista sygnałów](#)
- [Lista znaczników kursora](#)
- [Panel strojenia](#)

### 16.3.1 Menu

#### 16.3.1.1 Menu Plik

Nowy wykres	Tworzy nową kartę w panelu wykresów.
Otwórz skoroszyt	Otwiera listę kreślonych sygnałów.
Zapisz skoroszyt	Zapisuje listę kreślonych sygnałów.
Zapisz jako obraz	Eksportuje aktywny wykres do pliku <code>.png</code> .
Zapisz jako plik <code>.csv</code>	Eksportuje aktywne punkty danych surowych wykresu do pliku <code>.csv</code> .
Wyjdź z symulacji	Zamyka okno dialogowe.

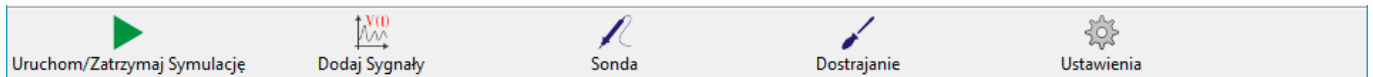
#### 16.3.1.2 Symulacja

Uruchom symulację	Wykonuje symulację przy użyciu bieżących ustawień.
Dodaj sygnały...	Otwiera okno dialogowe wyboru sygnałów do kreślenia.
Sondy ze schematu	Uruchamia <a href="#">narzędzie typu Sonda</a> .
Dostroj wartość komponentu	Uruchom narzędzie <a href="#">Tuner</a> .
Pokaż listę sieci SPICE...	Otwiera okno dialogowe pokazujące wygenerowaną listę sieci symulowanego obwodu.
Ustawienia...	Otwiera <a href="#">okno dialogowe ustawień symulacji</a> .

#### 16.3.1.3 Menu Widok

Powiększ	Powiększa aktywny wykres.
Pomniejsz	Zmniejsza aktywny wykres.
Dopasuj do ekranu	Dostosuj ustawienie powiększenia, aby wyświetlić wszystkie wykresy.
Pokaż siatkę	Włącza widoczność siatki.
Pokaż legendę	Przełącza widoczność legendy wykresu.

### 16.3.2 Pasek narzędziowy



Ten pasek umożliwia dostęp do głównych funkcji symulatora.

Uruchom/Zatrzymaj symulację	Uruchamia lub zatrzymuje symulację.
Dodaj sygnały	Otwiera okno dialogowe wyboru sygnałów do wykreślenia.
Sonda	Uruchamia <a href="#">narzędzie Sonda</a> .
Dostrajanie	Uruchamia narzędzie <a href="#">do dostrajania</a> .
Ustawienia	Otwiera <a href="#">okno dialogowe ustawień symulacji</a> .

### 16.3.3 Panel wykresu

Pokazuje wyniki symulacji w formie wykresów. W oddzielnych zakładkach można otworzyć wiele wykresów, ale tylko aktywny jest aktualizowany podczas przeprowadzania symulacji. W ten sposób można porównać wyniki symulacji dla różnych przebiegów.

Wykresy można dostosowywać, zmieniając widoczność siatki i legendy za pomocą menu [menu Widok](#). Kiedy legenda jest widoczna, można ją przeciągnąć, aby zmienić jej położenie.

Interakcje w panelu wykresu:

- kółko myszy służy do przybliżania/oddalania
- kliknięcie prawym przyciskiem myszy otwiera menu kontekstowe w celu dostosowania widoku
- zaznaczenie prostokątnego wyboru pozwala powiększyć wybrany obszar
- przeciągnięcie kursora zmienia jego położenie

### 16.3.4 Konsola wyjściowa

Konsola wyjścia wyświetla komunikaty z symulatora. Zaleca się sprawdzanie konsoli, aby mieć pewność że nie ma błędów ani ostrzeżeń.

### 16.3.5 Lista sygnałów

Pokazuje listę sygnałów pokazywanych w aktywnym wykresie.

Interakcje na liście sygnałów:

- kliknięcie prawym przyciskiem myszy otwiera menu kontekstowe w celu ukrycia sygnału lub przełączenia kursora
- podwójne kliknięcie ukrywa sygnał

### 16.3.6 Lista kursorów

Wyświetla listę kursorów i ich współrzędne. Każdy sygnał może mieć wyświetlany jeden kursor. Widoczność kursorów ustawiana jest za pomocą listy [sygnałów](#).

### 16.3.7 Panel dostrajania

Wyświetla komponenty pobrane za pomocą narzędzia [Dostrajanie](#). Panel dostrajania pozwala użytkownikowi szybko modyfikować wartości komponentów i obserwować ich wpływ na wyniki symulacji - za każdym razem, gdy wartość składnika jest zmieniana, symulacja jest ponownie uruchamiana, a wykresy są aktualizowane.

Z każdym komponentem jest powiązane kilka kontrolek:

- Górne pole tekstowe określa maksymalną wartość komponentu.
- Środkowe pole tekstowe określa aktualną wartość komponentu.
- Dolne pole tekstowe określa minimalną wartość komponentu.
- Suwak pozwala użytkownikowi modyfikować wartość komponentu w sposób płynny.
- Przycisk *Zapisz* modyfikuje wartość komponentu na schemacie do tej wybranej za pomocą suwaka.
- Przycisk *X* usuwa komponent z panelu Dostrajanie i przywraca jego oryginalną wartość.

Trzy pola tekstowe rozpoznają przedrostki jednostek używanych przez Spice.

### 16.3.8 Narzędzie Dostrajanie

Narzędzie dostrajania pozwala użytkownikowi na wybór komponentu, którego wartość chce dostroić.

Aby wybrać komponent by go dostroić, należy kliknąć go w edytorze schematów gdy narzędzie Dostrajanie jest aktywne. Wybrane komponenty pojawiają się w panelu [Dostrajanie](#). Tylko pasywne komponenty mogą być dostrajane.

### 16.3.9 Narzędzie Sonda

Narzędzie Sonda zapewnia przyjazny dla użytkownika sposób wyboru sygnałów w celu umieszczenia ich na wykresie.

Aby dodać sygnał do wykresu, kliknij odpowiednie połączenie w edytorze schematów gdy narzędzie jest aktywne.

---

### 16.3.10 Ustawienia symulacji

Ustawienia symulacji

AC Przenoszenie DC Zniekształcenie Szum Punkt pracy Pole-Zero Czułość Funkcja przenoszenia

Liczba punktów: 1000

Częstotliwość początkowa: 100 Herców

Częstotliwość końcowa: 10000 Herców

☐ Dostrajaj wartości elementów pasywnych (np. M -> Meg; 100nF -> 100n)

☒ Dodaj pełną ścieżkę do dyrektyw .include wprowadzających dodatkowe biblioteki

OK Anuluj

Okno ustawień symulacji pozwala użytkownikowi ustawić typ symulacji i jej parametry. Dostępne są cztery zakładki:

- AC
- Przenoszenie DC
- Analiza czasowa
- Własne

Pierwsze trzy zakładki zawierają formularze w których można określić parametry symulacji. Ostatnia zakładka umożliwia użytkownikowi wpisanie również niestandardowych dyrektyw Spice. Więcej informacji o typach i parametrach symulacji można znaleźć w [dokumentacji ngspice](#), rozdział 1.2.

Alternatywnym sposobem konfigurowania symulacji jest wpisanie [dyrektyw Spice](#) w pola tekstowe na schemacie. Wszystkie dyrektywy pochodzące z pól tekstowych związane z typem symulacji są zastępowane przez ustawienia wybrane w oknie dialogowym. Oznacza to, że gdy rozpoczniemy korzystać z okna dialogowego symulacji, wartości te zastąpią dyrektywy na schemacie do czasu, aż symulator nie zostanie ponownie otwarty.

Istnieją dwie opcje wspólne dla wszystkich typów symulacji:

Dostosuj wartości symboli pasywnych	Zastąp wartości symboli pasywnych by dokonać często wykonywanej konwersji wartości do ich notacji w Spice.
Dodaj pełną ścieżkę do dyrektyw <i>.include</i> wprowadzające nowe biblioteki	Łączy nazwy plików bibliotek modeli Spice z pełną ścieżką dostępu. Normalnie, pełna ścieżka jest wymagana przez ngspice by mógł uzyskać dostęp do pliku biblioteki.